特許協力条約に基づいて公開された国際出願



(51) 国際特許分類7

G06F 13/10, 3/06, H04N 5/85, G11B 20/10

'A1

(11) 国際公開番号

WO00/42515

(43) 国際公開日

2000年7月20日(20.07.00)

(21) 国際出願番号

PCT/JP99/05679

JP

(81) 指定国 JP, US, 欧州特許 (DE, FR, GB)

(22) 国際出願日

1999年10月14日(14.10.99)

添付公開書類

(30) 優先権データ 特願平11/4979

1999年1月12日(12.01.99)

国際調査報告書

(71) 出願人 (米国を除くすべての指定国について) 富士通株式会社(FUJITSU LIMITED)[JP/JP]

〒211-8588 神奈川県川崎市中原区上小田中4丁目1番1号

Kanagawa, (JP)

(72) 発明者;および

(75) 発明者/出願人(米国についてのみ)

岡田佳之(OKADA, Yoshiyuki)[JP/JP]

〒211-8588 神奈川県川崎市中原区上小田中4丁目1番1号

富士通株式会社内 Kanagawa, (JP)

(74) 代理人

大菅義之(OSUGA, Yoshiyuki)

〒102-0084 東京都千代田区二番町8番地20

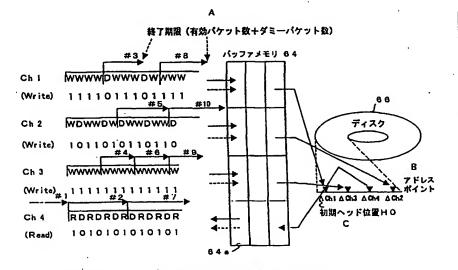
二番町ビル3F Tokyo, (JP)

(54)Title: ACCESS CONTROL DEVICE AND METHOD FOR CONTROLLING ACCESS TO RECORDING MEDIUM

(54)発明の名称 記録媒体へのアクセスを制御するアクセス制御装置および方法

(57) Abstract

During a write processing for channels (Ch1, Ch2, Ch3), the end limit of each channel is set according to the transfer rate varying with the ratio of the number of effective packets to that of dummy packets, and end limit information is written on a disk along with write data. In a read processing for the channel (Ch4), the end limit is set according to the end limit information which is read out of the disk along with read data. Processings of earlier end limits are carried out in order. Considering the difference between the transfer rates at the outer and inner peripheries of the disk, a write zone is determined. When simultaneous recording for the channels (Ch1, Ch2) on an ASMO of groove/land recording system is carried out, data through the channel (Ch1) are recorded along grooves and data through the channel (Ch2) are recorded along lands, sequentially.



A ... END LIMIT (NUMBER OF EFFECTIVE PACKETS + NUMBER
OF DUMMY PACKETS)

B ... ADDRESS POINT

C ... INITIAL HEAD POSITION HO

64 ... BUFFER MEMORY

66 ... DISK

チャネルCh1、Ch2、Ch3のWrite処理においては、有 効パケットとダミー・パケットの割合により変化する転送レートに基 づいて各チャネルの終了期限が設定され、終了期限情報が書き込みデ ータとともにディスクに書き込まれる。また、チャネルCh4のRe a d 処理においては、読み出しデータとともにディスクから読み出さ れた終了期限情報に基づいて、終了期限が設定される。そして、終了 期限の速い処理から順に実行される。また、ディスクの外周と内周の 転送レートの差を考慮して、書き込みゾーンが決定される。また、グ ループ・ランド記録方式のASMOにチャネルCh1、Ch2の同時 記録を行う場合、チャネルCh1のデータはグループに沿って、チャ ネルCh2のデータはランドに沿ってシーケンシャルに記録する。

PCTに基づいて公開される国際出願のパンフレット第一頁に掲載されたPCT加盟国を同定するために使用されるコード(参考情報)

アラブ首長国連邦 アンティグア・バーブーダ アルバニア AG AL アルメニア オーストリア オーストラリア マゼルバイジャン ボズニア・ヘルツェゴビナ AT ΑÜ パルバドス BEBF ベルギ ブルギナ・ファソ プルガリア B J B R B Y ブラジル ペラルーシ カナダ 中央アフリカ スイスコートジボアール カメルーン 中国 コスタ・リカ CN CR コステ・リ CU キューロス CY キプロス DE ドイツ DK デンマーク

くて・ノンヘル・

アルジェリア エストニア スペイン ES FI FR GB フィンランドフランス 英国 グレナダ ガーナ GM GN I D アイスランド イタリア 日本 ケニア キルギスタン

北朝鮮 韓国

ペッノへクン セントルシュア リヒテンシュタイン スリ・ラア リベリ LC リトアニア ルクセンブルグ ラトヴィア モーコー MA MC MD モルドヴァ マダガスカル マケドニア旧ユーゴスラヴィア マリ MN MR モーリタニア マラウイ メキシコ MW MX モザンピーニジェールオランダ ΝE ール ノールウェー ニュー・ジーランド ポーランド

ポルトガル

ロンア スーダン スウェーデン シンガポール スロヴェニア SG スロヴァキア シエラ・レオネ セネガル SNSZ スワジランド ΤĎ TG TJ TM タジキスタン トルクメニスタン トリニダッド・トバゴ タンザニア ウクライナ ウガンダ 米国 ウズベキスタン ウストナム ヴェトナム ユーゴースラヴィア 南アフリカ共和国 ジンパブエ ΥU

明細書

記録媒体へのアクセスを制御するアクセス制御装置および方法

5 技術分野

本発明は、複数チャンネルのデータを同時に記録/再生するため に、記録媒体へのアクセスを制御するアクセス制御装置およびその 方法に関する。

10 背景技術

15

近年、マイクロコンピュータやMPEG2(Moving Picture Experts Group phase 2)等の動画符号化/復号化LSI(Large Scale Integration)の発展に伴い、映像のデジタル化が飛躍的に進み、その結果として、20世紀から21世紀に向けて、テレビジョン放送がアナログからデジタルへ急激に変化しようとしている。また、BS(Broadcasting Satellite)、CS(Communications Satellite)等を利用した衛星放送では数100チャンネルのプログラムを用意し、視聴者の多様化に応えようとしている。

放送のデジタル化および多チャンネル化が進むにつれて、安価な 20 セットトップボックス (STB) やデジタルTV (Television) の 開発等とあいまって、家庭にもデジタルの映像データを大量に取り 込む時代が来ようとしており、記憶装置 (ストレージデバイス) に データを蓄積する機会が増えると考えられる。

このような大容量の映像データを蓄積することを主な目的として、 25 ハードディスクや光ディスク等の大容量ストレージデバイスの開発

15

25

が活発に行われている。例えば、MPEG2を用いた場合、2時間程度の映像データを数GBに圧縮して蓄積することができる。

このようなストレージデバイスでは、コンピュータの入出力システムとして求められるスループットの他に、新たにリアルタイム性が要求されることになる。そのような状況の中で、現在、STB、ストレージデバイス、プリンタ、およびTV等のディスプレイ装置を結ぶホームネットワークを実現するインタフェースとして最も期待されているインタフェースに、IEEE(Institute of Electrical and Electronic Engineers) 1394と呼ばれる高速のシリアルインタフェースがある。

IEEE1394では、音声や映像等のデータをリアルタイムで転送するために、同期(Isochronous)転送という独自の転送モードを持っており、一定の転送レートでデータを送ることを保証している。したがって、IEEE1394を介して映像データをストレージデバイスに記録したり、ストレージデバイスから映像データを再生したりする場合は、この同期転送に基づき、リアルタイム要求に応えなければならない。

また、多チャンネル化により、同時(正確には時系列)に複数の チャンネルのデータを取り込む状況が想定される。したがって、リ アルタイム要求を満たしつつ、どれだけ多くのチャンネルのデータ を効率よく同時に記録/再生できるかが鍵となる。

ところが、ストレージデバイスの場合、データ転送の他に、シーク待ち、回転待ち、ベリファイ、リトライ等の時間ファクタが存在する。シーク待ちは、ディスクヘッドが所望のトラックまで移動するための時間を表す。回転待ちは、ディスクヘッドの下部に所望の

セクタの先頭が現れるまでのディスクの回転時間を表す。ベリファイは、書き込みデータの確認処理を表し、リトライは、アクセスが 失敗した場合の再アクセスを表す。

これらの時間ファクタは、ある期限までに処理を終了してスケジュールを守るというリアルタイム処理の妨げとなっている。そこで、従来は、効率よくディスクをアクセスするために、ディスクスケジューリングによりデータのリード/ライトの実行の順序や、データの記録・読み出し場所を制御している。

従来のスケジューリングアルゴリズムとしては、次のようなものが挙げられる(A. L. N. Reddy and J. C. Wyllie, "I/O Issues in a Multimedia System", Computer, 27, Mar, pp. 69-74, 1994.)。

- (1) EDF (Earliest Deadline First): 終了期限 (deadline) が最も迫っている処理を優先する方法。
- (2) LSTF (Least Slack Time First): 時間の余裕が最も少 15 ない処理を優先する方法。
 - (3) SSTF (Shortest Seek Time First): シーク時間が最短の処理を優先する方法。
 - (4) SCAN:シーク方向が同じでかつシーク時間が最短の処理 を優先する方法。
- 20 (5) S C A N E D F : まず、終了期限を優先し、同じ期限の場合は、S C A N を採用する方法。

これらのアルゴリズムのうち、(1)と(2)は、時間の要素のみを考慮しており、ディスクアクセスの効率化(シーク時間の短縮)を考慮していない。逆に、(3)と(4)は、ディスクアクセスの効率化の要素のみを考慮しており、時間の要素を考慮していないた

め、リアルタイム処理に適さない。したがって、時間とディスクアクセスの効率化の両方を考慮している(5)のアルゴリズムが、現在では一般的に使用されている。

図1は、このようなEDFおよびSCANによるディスクスケジ

ューリングの概念を示している。ここでは、時分割で4つのチャン 5 ネルの映像データがディスク1内を流れると仮定している。4つの チャンネルCh1、Ch2、Ch3、およびCh4のうち、Ch1、 Ch2、およびCh3については、送られてきた映像データをディ スク1に書き込む処理(Write)が行われ、Ch4については、 ディスク1から映像データを読み出す処理(Read)が行われる。 従来のスケジューリングの用途としては再生(プレイバック)が 多く、書き込みの同時性はほとんど考慮されていない。したがって、 各チャンネルの映像データは、読み出し易いようにシーケンシャル に固まって集中しており、各チャンネルのアドレスポイントは分散 される場合が多い。ここでは、ディスク1上で各チャンネルのデー 15 タの書き込み/読み出し位置を表すアドレスポイントは、右端に示 すように、ディスク1の外周から内周に向かってCh1、Ch3、 Ch4、Ch2の順に分散されている。

Write処理の場合は、まず、送られてきた映像データを一時 20 ダブルバッファ(バッファメモリ)2の片方のバッファに蓄積する。 次に、次の映像データをダブルバッファ2の他方のバッファに蓄積 している間に、最初に蓄積された映像データをディスク1に書き込む処理を終了しなければならない。例えば、Ch1では、周期 (round) Tの間に、データW12がダブルバッファ2に蓄積され、25 データW11がダブルバッファ2からディスク1に書き込まれなけ

ればならない。Ch2とCh3についても同様である。

また、Read処理の場合は、まず、映像データをディスク1から読み出し、一時ダブルバッファ2の片方のバッファに蓄積する。次に、その蓄積された映像データを送り出している間に、次の映像データをディスク1から先読みして、ダブルバッファの他方のバッファに蓄積する処理を終了しなければならない。例えば、Ch4では、周期Tの間に、データR42をダブルバッファ2から送り出している間に、次のデータR43がディスク1からダブルバッファ2に読み出されなければならない。

- 10 図1では、時系列的にCh1、Ch2、Ch3、Ch4の順でディスクアクセスが要求されるため、終了期限も同じ順に設定される。したがって、EDFを採用した場合、ディスク1は、Ch1、Ch2、Ch3、Ch4、...の順にアクセスされる。
- 15 しかし、各チャンネルCh1~Ch4のアドレスポイントが異なる順に配置されているため、チャンネル間のシーク距離が長く、ヘッドが移動するのに時間がかかる。特に、Ch1とCh2のアドレスポイントは大きく離れており、Ch1の書き込みからCh2の書き込みまでに時間がかかる。
- 20 また、SCANを採用した場合、アクセス要求の順に関係なく、 ヘッドの位置からシーク相対距離が短い順に、Ch1、Ch3、C h4、Ch2のようにアクセスされ、ここでシーク方向が逆になっ て、さらにCh2、Ch4、Ch3、Ch1、...の順でアクセス される。この場合、アクセス要求の順序に対して、Ch1の書き込 みは、ある周期では最初に処理され、次の周期では最後に処理され

25

るため、Ch1の場合、アクセス時間間隔が空きすぎてアクセス要求を満たせなくなることがある。このような場合、アクセス要求を満たすためには、バッファ2をより大きくする必要がある。

これに対して、(5)のSCAN-EDFは、EDFとSCAN を混在させた方法であり、シーク時間とアクセス要求の順序の両方 を考慮したスケジューリングを行うことができる。

しかしながら、上述した従来のディスクスケジューリングには、 次のような問題がある。

従来のスケジューリングでは、ストレージデバイスが映像データ を一定レートで受け取り、一定レートで送り出すことを仮定している。例えば、図 2 は、6 つのチャンネル C h 1 ~ C h 6 の映像データが、それぞれ、一定の帯域(ビットレート)でストレージデバイスに入力される様子を示している。ここで、1トランスポンダは、衛星放送における1回線の容量に対応する。

15 このような仮定の下では、各チャンネルChl~Ch6の書き込み/読み出しの終了期限は周期的に訪れると考えられ、終了期限は 最初に決められた周期情報に基づいて設定される傾向にある。

ところが、デジタル放送等で流れる映像データは、図3に示すように、統計多重化されており、転送レートは必ずしも一定ではない。この場合、1トランスポンダのレートは一定だが、各チャンネルのMPEG2の符号化データの転送レートは画像の動きの激しさに応じて変化し、これにより効率の良い放送が実現される。

ところで、IEEE1394上の同期転送によりパケット転送を 行う場合、通常、パケット内に転送すべきデータを含ませる。しか し、このような可変レートで送られてくる映像データでは、レート

20

25

題がある。

が変わったりしてデータが揃わない場合に、データを含まないダミー・パケットを転送して、転送の時間保証を継続している(IEC (International Electrotechnical Commission) 18663およびIEEE1394-1995に準拠)。

5 図4は、このようなパケット転送の手順を示している。ここでは、 188バイトのトランスポート・パケット3に4バイトのタイム・ スタンプTが付加されて、192バイトのパケットが生成され、そ れが24バイト単位のデータ・ブロックに分割される。そして、4 つ(他の整数でもよい)のデータ・ブロックが1つのデータ・ブロ ック・パケット4にまとめられ、同期転送パケットとして転送され る。

データ・ブロック・パケット4には、IEEE1394のヘッダ Hとマルチメディアデータ用のCIP (Common Isochronous Packet) ヘッダとが付加される。CIPヘッダには、データ・ブロックの分割方法が定義されており、受信ノードは、この情報に基づいてトランスポート・パケット3を再構築することができる。

このような状況で従来のような終了期限を設定すると、同期転送パケットが全てデータ・ブロック・パケット4を含む場合の最大転送レートに合わせて、実際よりも厳しい(早い)終了期限を定義することとなり、より多数のチャンネルを処理できなくなるという問

15

20

また、上述した(1)~(5)のスケジューリングは、いずれもプレイバックを主な適用対象としており、ディスク上の書き込み場所を規定しておらず、個々の映像データはディスク上に分散して記録されていると仮定している。したがって、多数のチャンネルを処理する場合、長いシーク時間がかかることが多く、好ましくない。

また、現在のディスクは、高密度の特徴を活かして複数のゾーン (トラックの集合) に分割し、ディスクの回転制御方式として、 Z CAV (Zone Constant Angular Velocity) を採用することにより、同じ回転数でも外周のゾーンの転送レートを内周のゾーンより速くすることで、記憶容量を大きくしている。最内周の転送レートは、例えば、最外周のそれの 6 0 %程度である。

ところが、従来のスケジューリングでは、このような複数のゾーンの存在を考慮しておらず、ディスク上にはデータが内周と外周に一様に分布し、データ量も転送レートも、内周と外周で共に一定であると仮定している。このため、特に内周部分に転送レートの高いデータが集中して書き込まれた場合には処理効率が悪くなり、多数のチャンネルの処理に適さないという問題もあった。

ところで、最近、主に映像データの蓄積を目的とした光ディスクとしてASMO (Advanced Storage Management Optocal disc) が検討されている。ASMOは、磁界変調方式の光磁気ディスクであり、直径120mm の大きさで片面当たり最大6.1GB (ギガバイト)の容量を持つ。

図5にASMOの構成を示す。

同図に示すように、ASMOでは、ランド(山) 11とグループ (谷) 12の両方にデータを高密度記録するランド・グループ記録

方式により大容量化を図っている。ランド11とグループ12のピッチは0.6マイクロ・メートルとなっている。また、ディスクのデータ記録領域(recording area)13の厚さは0.6mmである。また、この例では、記録領域13は、22個の物理ゾーンに分割されている。すなわち、1つのディスクに22個の物理ゾーンが形成されている。1つの物理ゾーンは、数千トラックを有する。また、トラックはディスク上に螺旋状に形成されている。

また、さらに、ディスクをドライブ装置に固定するための仕組み (チャッキング機構)をCDやDVDと兼用できるようにするため、10 ディスクのデータが記録されていない中心部 (クランプ部) 17の厚さは1.2mmにしてある。

各物理ゾーンには、ディスクの径方向に所定数のトラックが設け -られている。そして、各トラックは、1以上のフレーム14に分割されている。フレーム14は、複数のセグメントに分割されており、通常、先頭のセグメントをアドレスセグメント(ADRS)15とし、それ以外のセグメントはデータセグメント16と呼ばれている。アドレスセグメント15とデータセグメント16には、図中で△で示されたクロックマーク17が設けられている。

1つのフレーム14の全データセグメント16には、例えば、2
20 KB(キロバイト)のデータとECC(Error Correcting Code)が記録される。また、アドレスセグメント15には、アドレス情報、チルトパターン、プリアンブル、リザーブ等が記録される。アドレスセグメント15では、これらの情報が、グルーブ12を形成する2つの壁の内、一方の壁のみにウォブル(Wobble)を施す、いわゆる、片側ウォブルで記録されている。

15

25

片側ウォブルアドレス (Singled Sided Wobbled Address) 18 は、データの位置を示す片方向(両方向も存在する)のウォブルアドレスである。ASMOにおいては、ディスクの1回転当たりのフレーム数は、 $16\sim73$ 個である。

また、ランド11とグループ12共に、ピット長は0.235マ イクロメートルである。

上述したように、ASMOは、物理的に22個のゾーンに分割されるが、これらの物理ゾーンは図6に示すように、外周側から内周側に、論理ゾーン(Logical Zone)N~論理ゾーンM+2)までの714個の論理ゾーンに分割される。 また、図6において、各論理ゾーンN~M+2の右隣にはバッファ内のデータ量の時間的変化を示している。同図に示す例は、ASMOの論理ゾーンN~論理ゾーンN+1をアクセスして、論理ゾーンN~論理ゾーンN+1からデータをバッファに読みだした後、今度は、最内周の論理ゾーンM+2からデータをバッファに読みだす例を示している。この場合、ヘッドが外周の論理ゾーンN+1から内周の論理ゾーンM+2までシーク動作する間、バッファ内に保持されているデータは外部装置に転送され、バッファ内のデータ量は次第に減少していく。

この論理ゾーンN+1をアクセスしてから、次に、論理ゾーンM 20 +2をアクセスするまでの許容時間は1秒以内でなければならない。 この1秒以内に、バッファから外部装置には1MB (メガバイト) のデータが転送される。

図7はASMOの論理ゾーンのデータ構造を示す図である。同図に示すように、ASMOにおいては、論理ゾーン20は、8MB(メガバイト)の記憶容量を有し、隣接する4MB(メガバイト)のラ

ンド11と4MB (メガバイト) のグループ12との対で構成されている。

論理ゾーン20は、図7に示すようにユーザエリア(図中、ハッ チングで示す)とスペアエリア(図中、黒塗りで示す)に分割され、 通常、データはユーザエリアにセクタ単位で先頭から順に記録され ていく。このとき、ユーザエリアに欠陥セクタが無ければ、データ はユーザエリアのみに記録される。しかしながら、ユーザエリアに 欠陥セクタがある場合には、該欠陥セクタに記録しようとしていた データはスペアエリアに記録される。このように、スペアエリアは、 ユーザエリアに欠陥セクタが存在する場合の交替処理用の予備セク 10 タとして利用される。 ところで、上記欠陥セクタの補償には、ス リッピング・リプレースメント(Slipping Replacement: SR)と リニアリプレースメント (Linear Replacement: LR) が利用され る。SRは、欠陥セクタを飛ばして、次のセクタにデータを順番に 記録していく方法である。この場合、スペアエリアには、記録デー 15 夕列の内、欠陥セクタの数分だけ後尾セクタがずれ込む形で記録さ れる。一方、LRは、欠陥セクタをスペアエリアで交替する方法で ある。

図7には、SRとLRの方法が模式的に示されている。(1)が 20 SRを示し、(2)~(4)がLRを示している。LRには3種類 の方法があり、

- (2)は同一論理ゾーン内のスペアエリアで欠陥セクタを交替する方法、
- (3) は前の論理ゾーン内のスペアエリアで欠陥セクタを交替す 25 る方法、

そして、

(4) は隣接する論理ゾーン内のスペアエリアで欠陥セクタを交替する方法を示している。

このように、ASMOは、論理ゾーンのグループとランドに交替 処理用の領域(スペアエリア)を設けることにより、例え、データ の交替処理が必要になった場合でも、アクセス時間が短くてすむよ うに構成されている。物理ゾーンは数百MB(メガバイト)、論理 ゾーンは8MB程度であり、1つの物理ゾーンに、論理ゾーンは3 0~50個ほど含まれる。

- 10 ところで、論理ゾーンの範囲は、図8に示すように、ヘッド本体を移動するシーク動作を行わずとも、対物レンズ30の駆動によるビーム偏向走査(光シーク)のみでピームをジャンプできる範囲(約200トラック)を基準にして設計されている。同図においては、対物レンズ30によるアクセス可能領域(欠陥ブロック31とその予備ブロック32との最大幅が200トラック)であることが示されている。この対物レンズ30による光シークの速度は、最大5ms程度である。ちなみに、ヘッド本体を移動するシーク動作により、上記光シークと同様な200トラックの走査を行った場合には、その2倍以上の速度を要する。
- 20 また、ASMOにおいては、論理ゾーンの中は、原則的にシーケンシャルにアクセスし、次のステップで、ヘッドが最大シーク距離 (最内周から最外周までの距離)まで移動しても、シームレスに音声・映像データを取り込んだり再生できることを保証している。上記最大シーク距離の移動によるアクセス待ち時間は1秒である。このため、この1秒間の間にリアルタムでの音声・映像データの取り

25

込み/再生を実現するために、1MB(メガバイト)のデータを保持できる内部バッファを設けるようにしている。

図9、10は、それぞれ、ASMOにおいて、シームレスな音声・映像データの取り込み及び再生を実現するための概念図である。図9は、ASMOに対するバッファリングされた音声・映像データの論理ゾーンN~N+2に対する書き込み操作を示している。また、図10は、ASMOの論理ゾーンN~N+2からバッファに、音声・映像データを読みだす操作を示している。

ところで、ASMOでは、単一チャンネルの記録・再生のみを考 10 慮しており、複数チャンネルの同時記録、同時再生、あるいは時差 再生(記録しながら再生する動作)などについては、まだ、考慮さ れていないのが現状である。

また、現在の3.5インチMO(Magneto Optival disc)は、回転制御方式として、ZCAV(Zone Constant Angular Velocity)を採用している。このため、ASMOに比べてシーク時間が短いものの、3.5インチMOの場合、内周の方が外周よりも転送速度が遅く(内周の転送速度は外周の転送速度の60%程度である)、多チャンネルの映像データについて、同時記録、同時再生を試みた場合、より高い処理性能が要求され、内周部で処理に対処しきれなくなるなどの問題があった。この問題は、HDD(Hard Disk Drive)においても同様である。

一方、ASMOの場合には、回転制御方式として、内周と外周の回転数を変化させることで、全体の転送速度を一定とするZCLV (Zone Constant Linear Velocity)を採用しているため、3. 5インチMOの場合のような問題は発生しないが、ゾーン間を跨がるア

クセスが生じた場合、回転数を変えるための制御時間が必要となり、 これが処理性能を妨げる要因になっている。

本発明の第1の目的は、複数チャンネルのデータの記録/再生に伴う記録媒体へのアクセスをリアルタイムで処理する場合に、より多くのチャンネルを効率良く処理するアクセス制御装置およびその方法を提供することである。また、本発明の第2の目的は、ランドとグループに記録する記録媒体において、複数チャンネルの同時記録・再生等を可能にすることである。

10 発明の開示

20

25

図1は、本発明のアクセス制御装置の原理図である。

本発明の第1の原理によれば、アクセス制御装置は、スケジューリング手段11および制御手段12を備え、記録媒体への複数のアクセス要求を処理する。

15 スケジューリング手段11は、データの転送レートの変化に応じてアクセス処理の終了期限を決定し、終了期限の早い順に複数のアクセス要求の実行スケジュールを設定する。制御手段12は、実行スケジュールに従ってそれらのアクセス要求の実行を制御する。

例えば、同期転送の場合、データの転送レートは挿入されるダミー・パケットの割合に応じて刻々と変化する。スケジューリング手段11は、その時々の転送レートに応じて動的に書き込み/読み出し処理の終了期限を決定し、終了期限の早い順に書き込み/読み出し処理を実行するようなスケジュールを設定する。そして、制御手段12は、設定されたスケジュールに従って、それらの書き込み/読み出し処理の実行を制御する。

15

25

このようなアクセス制御装置によれば、実際の転送レートに従って終了期限が決定され、それに基づいて柔軟なスケジューリングが行われる。このため、統計多重化された可変レートの映像データをリアルタイムで記録/再生する場合でも、各チャンネルの転送レートに合わせたスケジューリングが行われ、より多数のチャンネルの記録/再生が可能になる。

また、本発明の第2の原理によれば、アクセス制御装置は、制御 手段12および決定手段13を備え、ディスク型記録媒体への複数 のアクセス要求を処理する。

10 決定手段13は、記録媒体へデータを書き込む複数の書き込み要求に対して、それらの書き込み要求に対応する複数の書き込み位置が互いに近接するように、書き込み領域を決定する。制御手段12 は、各書き込み要求の書き込みデータを上記書き込み領域にシーケンシャルに書き込む制御を行う。

決定手段13は、互いに近接する複数の書き込み位置を含む書き 込み領域を決定し、制御手段12は、各書き込み要求の書き込みデ ータを、その書き込み領域内の複数の書き込み位置にシーケンシャ ルに書き込む制御を行う。これらの書き込み位置は、例えば、ディ スク型記録媒体上に設けられたゾーン内の連続アドレスに対応する。

20 このようなアクセス制御装置によれば、複数チャンネルの映像データの同時書き込みが要求された場合でも、それらのチャンネルのデータがまとめてシーケンシャルに書き込まれ、書き込みの際のシーク待ちや回転待ちが大幅に削減される。これにより、処理が効率化され、より多数のチャンネルの記録/再生が可能になる。

例えば、図1のスケジューリング手段11および決定手段13は、

20

後述する図2のMPU (マイクロプロセッサユニット) 31に対応 し、制御手段12は、MPU31、LSI32、ドライバ回路33、 およびバッファメモリ34に対応する。

また、本発明の第3の原理によれば、アクセス制御装置は、ZC AVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置を前提とする。そして、前記記録媒体上のゾーンの転送速度が平均化されるように、前記記録媒体から複数ゾーンを選択する選択手段と、前記複数チャンネルのデータが、該選択された複数のゾーンに分散・記録されるように制御する制御手段とを備える。前記選択手段は、例えば、外周ゾーンと内周ゾーンを対にして、複数のゾーンを選択する。

このようなアクセス制御装置によれば、記録媒体全体での転送速度(転送レート)が一定となるように複数のゾーンを交互にアクセスして、複数チャンネルのデータの同時記録の要求性能(総合要求性能)に対応して、各チャンネルのデータを記録媒体に正しく記録することができる。

また、本発明の第4の原理によれば、アクセス制御装置は、ZCAVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置を前提とし、該各チャンネルのデータの記録要求性能の総和である総合要求性能以上の転送速度平均を持つ複数のゾーンを、前記記録媒体から選択する選択手段と、該選択された複数のゾーンに前記複数チャンネルのデータが分散・記録されるように制御する制御手段とを備える。

このようなアクセス制御装置によれば、各チャンネルのデータの 25 要求性能の総和 (総合要求性能) に優るように複数のゾーンを選択

20

して、各チャンネルのデータを該複数のゾーンに分散・記録するので、複数チャンネルのデータを記録媒体に正しく記録することができる。

上記第3及び第4の原理のアクセス制御装置において、前記選択手段は、例えば、各ゾーン間のヘッドの移動時間を加味して、前記複数のゾーンを選択する。また、前記選択手段は、例えば、各ゾーン間のヘッドの移動時間に加え、前記複数チャンネル数も加味して、前記複数のゾーンを選択する。このようなゾーン選択により、より精密にゾーンを選択することが可能になる。

10 また、前記制御手段は、各チャンネルのデータとその記録ゾーンとが、1対1に対応するように制御する。このことにより、各チャンネルのデータの再生を高速化でき、また、データ削除後の領域を効率的に利用できる。

また、前記制御手段は、該各チャンネルのデータがブロック単位 で該各ゾーンに交互に記録されるように制御する。また、さらに、 前記制御手段は、各チャンネルのデータが、同一のゾーンに交互に 記録されるように制御する。

また、本発明の第5の原理のアクセス制御装置によれば、上記第3及び第4の原理のアクセス制御装置において、更に、あるゾーンから、そのゾーンに記録されているあるチャンネルのデータを削除する削除手段と、前記チャンネルのデータが削除された前記ゾーンの空き領域に、現在、最も外周のゾーンに記録されている別チャンネルのデータを移動するガーベジコレクション手段とを備える。

このようなアクセス制御装置によれば、転送速度の速い外周ゾー 25 ンを、効率的に利用でき、高速なチャンネルの記録に、常時、対処

することが可能になる。

また、本発明の第6の原理のアクセス制御装置によれば、上記第3及び第4の原理のアクセス制御装置において、更に、あるチャンネルのデータの再生要求を受け付けた場合、そのチャンネルのデータが記録されているゾーンから再生データを連続して読みだす読みだし手段を備える。

このようなアクセス制御装置によれば、チャンネルデータの高速 再生が可能になる。

また、本発明の第7の原理によれば、アクセス制御装置は、ZCLVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置を前提とし、複数チャンネルの同時記録要求を受け付けたとき、記録容量の多い外周ゾーンを優先的に選択する選択手段と、前記複数チャンネルのデータが、該選択されたゾーンに集中して記録されるように制御する制御手段とを備える。

このようなアクセス制御装置によれば、チャンネルデータの高速 記録が可能になる。

また、本発明の第8の原理によれば、アクセス制御装置は、ランド・グループ方式で記録が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置を前提とし、複数チャンネルの同時記録要求を受け付けたとき、各チャンネルのデータが1対応で記録されるランドまたはグループを決定する決定手段と、前記各チャンネルのデータが、該決定された対応するランドまたはグループに沿って分散・記録されるように制御する制御手段とを備える。

20

25

前記記録媒体が所定セクタ数のランドとグループを有する論理ゾーンに分割される記録媒体である場合、前記制御手段は、例えば、各チャンネルのデータが、論理ゾーン単位で、ランドとグループに交互に分散・記録されるように制御する。

このようなアクセス制御装置によれば、各チャンネルのデータへのアクセス効率を向上できる。また、同時記録した一方のチャンネルのデータを削除する処理も高速化でき、該削除が同時記録した他方のチャンネルのデータのアクセスに及ぼす影響も少なくできる。また、ガーベジコレクションの実行回数も削減できる。

また、本発明の第9の原理によれば、アクセス制御装置は、上記第8の原理のアクセス制御装置において、更に、あるチャンネルのデータの削除要求を受け付けた場合、そのチャンネルのデータを、それが記録されているランドまたはグループから削除する削除手段と、該ランドまたは該グループと対になっている他のランドまたは他のグループに記録されている別のチャンネルのデータを、空き領域のある論理ゾーンに移動させて再記録させるガーベジコレクション手段を備える。

このようなアクセス制御装置によれば、チャンネルデータの削除 を容易かつ高速にできると共に、不連続な空き領域を削減できる。

また、本発明の第10の原理によれば、アクセス制御装置は、上 記第8及び第9の原理のアクセス制御装置において、更に、あるチャンネルのデータの再生要求を受け付けた場合、そのチャンネルの データが記録されているランドまたはグループから再生データを連 続して読みだす読みだし手段を備える。

このようなアクセス制御装置によれば、チャンネルの再生を高速

にできる。

図面の簡単な説明

図1は、従来のディスクスケジューリングを示す図である。

5 図2は、一定レートの転送データを示す図である。

図3は、可変レートの転送データを示す図である。

図4は、同期転送を示す図である。

図5は、ASMOの構成を示す図である。

図6は、ASMOにおける論理ゾーンの構成を示す図である。

10 図7は、ASMOにおける欠陥管理の操作方法を説明する図である。

図8は、ASMOにおけるレンズ操作のみによるアクセス可能領域を説明する図である。

図9は、ASMOにおけるWrite操作を説明する図である。

15 図 1 0 は、A S M O における R e a d 操作を説明する図である。

図11は、本発明のアクセス制御装置の原理図である。

図12は、ストレージシステムの構成図である。

図13は、ディスクスケジューリングの原理フローチャートである。

20 図14は、第1のディスクスケジューリングを示す図である。

図15は、ディスクに記録されるデータのフォーマットを示す図である。

図16は、第2のディスクスケジューリングを示す図である。

図17は、スケジュールテーブルを示す図である。

25 図18は、書き込み処理のフローチャートである。

- 図19は、読み出し処理のフローチャートである。
- 図20は、書き込み/読み出し処理のフローチャートである。
- 図21は、第1の並べ替えアルゴリズムを示す図である。
- 図22は、第2の並べ替えアルゴリズムを示す図である。
- 5 図23は、第1のゾーン決定処理の原理フローチャートである。
 - 図24は、第2のゾーン決定処理の原理フローチャートである。
 - 図25は、複数ゾーンとその転送レートを示す図である。
 - 図26は、チャンネル数に基づく書き込み処理を示す図である。
- 図27は、チャンネル数に基づく書き込み処理のフローチャート 10 である。
 - 図28は、ゾーン対を用いた書き込み処理のフローチャートである。
 - 図29は、ゾーン対を用いた書き込み処理を示す図である。
 - 図30は、制御プログラムの格納場所を示す図である。
- 15 図 3 1 は、A S M O を 3 つの論理ゾーンに分割した状態を示す図 である。
 - 図32は、図31に示すASMOに1チャンネルのデータを記録 する方法を示す図であり、(a) は論理ゾーン、(b) はグループ、
 - (c) はランドに沿って記録する方法を示す図である。
- 20 図33は、図31に示すASMOに2チャンネルのデータを記録 する方法を示す図である。
 - 図34は、図31に示すASMOに2チャンネルのデータを同時 記録した場合の、再生、削除、ガーベジコクション、及びガーベジ コクション後の新たな2チャンネルの同時記録の方法を説明する図 であり、(a) は最初の2チャンネル同時記録、(b) はCh 2の削

除、(c) はCh1のガーベジコクション、(d) は該ガーベジコクション後のCh3、4の2チャンネル同時記録の方法を示す図である。

図35は、本発明におけるランド・グループ方式の記録媒体に対 する記録、再生、及び削除方法の原理を説明するフローチャートで ある。

図36は、ZCAV方式の回転制御方式のディスクのゾーン分割の構成及び転送レートを平均化するゾーン対の構成方法を示す図である。

10 図37は、図36のディスクに対する2チャンネルの同時記録に 係わる処理の方法を示す図であり、(a)はCh1、2の同時記録、 Ch2の削除、(b)はCh1のガーベジコクション、(c)は該ガ ーペジコクション後のCh3、4の同時記録を示す図である。 図 38は、内周と外周の転送速度を平均化してデータ記録を行う処理 15 手順を示すフローチャートである。

図39は、ディスクの空きゾーンを選択するアルゴリズムを説明するフローチャート(その1)である。

図40は、ディスクの空きゾーンを選択するアルゴリズムを説明するフローチャート(その2)である。

20 図41は、ストリームを管理するテーブルの構成例を示す図である。

図42は、ディスクの空きゾーンを管理するテーブルの構成例を示す図である。

図43は、図36のディスクの各ゾーンの構成を示す図である。

25 図44は、図39及び図40のフローチャートの処理におけるス

トリーム管理テーブル及び空きゾーン管理テーブルの格納リストの 状態遷移を示す図である。

図45は、図43のゾーン構成のディスクの初期状態を示す図である。

5 図46は、図43のゾーン構成のディスクに、図39及び図40 のフローチャートに示す処理を実行した場合の、該ディスクのスト リームデータの記録形態の遷移を示す図(その1)である。

図47は、図43のゾーン構成のディスクに、図39及び図40 のフローチャートに示す処理を実行した場合の、該ディスクのスト 10 リームデータの記録形態の遷移を示す図(その2)である。

図48は、図43のゾーン構成のディスクに、図39及び図40 のフローチャートに示す処理を実行した場合の、該ディスクのスト リームデータの記録形態の遷移を示す図(その3)である。

図49は、図43のゾーン構成のディスクに、図39及び図40 15 のフローチャートに示す処理を実行した場合の、該ディスクのスト リームデータの記録形態の遷移を示す図(その4)である。

図50は、図43のゾーン構成のディスクに、図39及び図40のフローチャートに示す処理を実行した場合の、該ディスクのストリームデータの記録形態の遷移を示す図(その5)である。

20 図 5 1 は、図 4 3 のゾーン構成のディスクに、図 3 9 及び図 4 0 のフローチャートに示す処理を実行した場合の、該ディスクのストリームデータの記録形態の遷移を示す図(その 6)である。

図52は、6つのゾーンに分割されたZCAV方式の回転制御方式のディスクの各ゾーンのバイト数/トラック、及び転送レートを示す図である。

15

図53は、図52に示すゾーン構成のディスクに、アクセス時間 及びチャンネル数を考慮しないで2チャンネルの同時記録を行う方 法を説明する図であり、(a) はゾーン1とゾーン2に分散・記録 する例、(b) はゾーン1のみに分散・記録する例、(c) はゾーン 2とゾーン6に分散・記録する例である。

図54は、図52に示すゾーン構成のディスクに、アクセス時間を考慮しないで2チャンネルの同時記録を行う方法を説明する図であり、(a) はゾーン2とゾーン3に分散・記録する例、(b) はゾーン1のみに分散・記録する例、(c) はゾーン5とゾーン6に分散・記録する例である。

図55は、図52に示すゾーン構成のディスクに、アクセス時間 及びチャンネル数を考慮して、2チャンネルの同時記録を行う方法 を説明する図であり、(a) はゾーン2とゾーン3に分散・記録す る例、(b) はゾーン1とゾーン2に分散・記録する例、(c) はゾ ーン5とゾーン6に分散・記録する例である。

図56は、総合要求性能に対して総合保持性能が優るように複数 ゾーンを選択して複数チャンネルの同時記録を行うアルゴリズムを 示すフローチャート(その1)である。

図57は、総合要求性能に対して総合保持性能が優るように複数 20 ゾーンを選択して複数チャンネルの同時記録を行うアルゴリズムを 示すフローチャート(その2)である。

図58は、総合要求性能に対して総合保持性能が優るように複数 ゾーンを選択して複数チャンネルの同時記録を行うアルゴリズムを 示すフローチャート(その3)である。

25 図59は、総合要求性能に対して総合保持性能が優るように複数

ゾーンを選択して複数チャンネルの同時記録を行うアルゴリズムを 示すフローチャート(その 4)である。

図60は、ZCLVの回転制御方式のディスクに複数チャンネル のデータを同時記録するアルゴリズムを示すフローチャートである。

5

10

15

20

25

発明を実施するための最良の実施形態

図11は、本発明のアクセス制御装置の原理図である。

本発明の第1の原理によれば、アクセス制御装置は、スケジューリング手段41および制御手段42を備え、記録媒体への複数のアクセス要求を処理する。

スケジューリング手段41は、データの転送レートの変化に応じてアクセス処理の終了期限を決定し、終了期限の早い順に複数のアクセス要求の実行スケジュールを設定する。制御手段42は、実行スケジュールに従ってそれらのアクセス要求の実行を制御する。

例えば、同期転送の場合、データの転送レートは挿入されるダミー・パケットの割合に応じて刻々と変化する。スケジューリング手段41は、その時々の転送レートに応じて動的に書き込み/読み出し処理の終了期限を決定し、終了期限の早い順に書き込み/読み出し処理を実行するようなスケジュールを設定する。そして、制御手段42は、設定されたスケジュールに従って、それらの書き込み/読み出し処理の実行を制御する。

このようなアクセス制御装置によれば、実際の転送レートに従って終了期限が決定され、それに基づいて柔軟なスケジューリングが行われる。このため、統計多重化された可変レートの映像データをリアルタイムで記録/再生する場合でも、各チャネルの転送レート

15

20

に合わせたスケジューリングが行われ、より多数のチャネルの記録 /再生が可能になる。

また、本発明の第2の原理によれば、アクセス制御装置は、制御 手段42および決定手段43を備え、ディスク型記録媒体への複数 のアクセス要求を処理する。

決定手段43は、記録媒体へデータを書き込む複数の書き込み要求に対して、それらの書き込み要求に対応する複数の書き込み位置が互いに近接するように、書き込み領域を決定する。制御手段42は、各書き込み要求の書き込みデータを上記書き込み領域にシーケンシャルに書き込む制御を行う。

決定手段43は、互いに近接する複数の書き込み位置を含む書き 込み領域を決定し、制御手段42は、各書き込み要求の書き込みデ ータを、その書き込み領域内の複数の書き込み位置にシーケンシャ ルに書き込む制御を行う。これらの書き込み位置は、例えば、ディ スク型記録媒体上に設けられたゾーン内の連続アドレスに対応する。

このようなアクセス制御装置によれば、複数チャネルの映像データの同時書き込みが要求された場合でも、それらのチャネルのデータがまとめてシーケンシャルに書き込まれ、書き込みの際のシーク待ちや回転待ちが大幅に削減される。これにより、処理が効率化され、より多数のチャネルの記録/再生が可能になる。 例えば、図11のスケジューリング手段41および決定手段43は、後述する図12のMPU(マイクロプロセッサユニット)61に対応し、制御手段42は、MPU61、LSI62、ドライバ回路63、およびバッファメモリ64に対応する。

25 以下、図面を参照しながら、本発明の実施の形態を詳細に説明す

る。

10

15

本発明においては、受け取った転送パケットからダミー・パケットを省き、有効なデータを一定のブロック単位でバッファメモリに一時蓄積する。このとき、ダミー・パケットが多いほど、有効なデータを蓄積するために多くの時間がかかることになる。そして、各チャネルの蓄積時間に対応して終了期限を随時設定し、その終了期限に従ってスケジューリングを行う。

このように、実際の転送レートに依存する蓄積時間に応じて終了 期限を柔軟に設定することで、スケジューリングの時間制約が穏や かになり、より多数のチャネル、またはより高速なチャネルを処理 できるようになる。

また、より厳しい条件(特に、より多数のチャネル、またはより 高速なチャネル)で書き込みが同時に起こる場合、より転送能力の あるディスクの外周ゾーンをアクセスポイントとして、データを集 中的に(時系列で連続的に)書き込むようにスケジューリングする。 これにより、転送レートとシーク待ちの両方の時間制約が軽減され、 より多数のチャネルまたはより高速なチャネルを処理できるように なる。

図12は、本発明の実施形態のアクセス制御装置を含むストレー20 ジシステムの構成図である。図12のストレージシステムは、ストレージデバイス51、STB52、およびデジタルTV53を備え、これらの各装置はIEEE1394回線54により互いに接続されている。STB52は、例えば、外部のネットワークからMPEGの映像データを受信し、それを同期転送によりストレージデバイス51に転送する。そして、デジタルTV53は、ストレージデバイ

15

20

ス25に格納された映像データを読み出して、画面に表示する。

ストレージデバイス51において、ディスクアクセスの制御を行う回路は、ディスクアクセス制御用MPU61(マイクロプロセッサユニット)、IEEE1394LSI62、ディスクドライバ63、およびバッファメモリ64を含み、これらの各装置はバス65により互いに接続されている。

LSI62は、回線64とストレージデバイス51の間の通信インタフェースとして動作する。バッファメモリ64は、例えば、64キロバイト(KB)の容量を有する16個の単位ブロックから構成され、回線64を介して送られてきた映像データまたは回線54へ送り出す映像データを一時的に蓄積する。

MPU61は、回線54から入力されるRead/Write命令を受け、ディスクスケジューリングのアルゴリズムに従って、ディスク66のアクセス実行順序と読み出し/書き込み場所を決定する。そして、その順序に従って、ディスク66を搭載したディスクドライブ(不図示)に、ドライバ回路63を介してアクセスする。

図13は、MPU61によるディスクスケジューリングの原理を 説明するフローチャートである。MPU61は、まず、複数チャネ ルのRead/Writeのリアルタイム命令に従って、バッファ メモリ64の、一定容量の単位プロックにデータを一時蓄積する(ス テップS1)。単位プロックのサイズは、通常、ディスクのトラッ クサイズに対応して決められ、64KB程度に設定される。

次に、バッファメモリ64の単位ブロックにデータを一時蓄積するのに要した時間に応じて、各チャネルの終了期限を決定する(ステップS2)。書き込みデータの一時蓄積の際には、受け取った転

15

25

送パケットのうち、データ・ブロック・パケットのデータのみを蓄 積し、ダミー・パケットは廃棄する。このため、ダミー・パケット の出現頻度に応じて処理時間が異なり、転送レートは可変になる。 次に、複数チャネルの中の最大転送レートに対応する周期毎に、S CAN-EDFに基づいてスケジューリングを行う(ステップS 3).

最大転送レートは、ダミー・パケットなしでデータ・ブロック・ パケットを連続転送した場合のレートに相当し、このとき、単位ブ ロック当たりのデータ転送時間は最短となる。ここで、すべてのチ ャネルが最大転送レートでデータを転送する場合を考えると、最短 のデータ転送時間毎に新たな終了期限が決定されることになる。そ こで、このような場合のスケジューリングミスを防ぐため、単位ブ ロック当たりの最短のデータ転送時間を周期として、定期的にスケ ジューリングを行う。

ここでは、SCAN-EDFのアルゴリズムに基づいて、終了期 限が迫っている処理を優先的にスケジューリングする。また、同じ 終了期限の処理が複数ある場合には、シーク距離が短いチャネルを 優先する。このように、スッテプS2で決めた終了期限をSCAN - EDFに適用することで、実際の処理状況に合わせて時間制約が より穏やかになる。 20

図14は、このようなディスクスケジューリングの例を示してい る。ここでは、4つのチャネルCh1、Ch2、Ch3、およびC h4のうち、Ch1、Ch2、およびCh3の3つのチャネルでは Write処理が行われ、Ch4ではRead処理が行われている。 パケットWは、書き込みデータを含むデータ・ブロック・パケッ

25

トを表し、パケットRは、読み出しデータを含むデータ・ブロック・パケットを表し、パケットDは、ダミー・パケットを表す。また、バッファメモリ64内では、各チャネルにそれぞれ3つの単位ブロック64aが割り当てられている。

5 Write処理においては、ダミー・パケットDを除く有効パケットWのデータが、バッファメモリ64の1つの単位プロック64 aに一時蓄積される。このとき、単位ブロック分のデータをバッファメモリ64に書き込むのに要した時間により、各チャネルの終了期限が設定される。

10 そして、「最大転送レート」、「終了期限情報」、および「有効パケットとダミー・パケットの種別を時系列的に示したバイナリデータ」が、「有効データ」と共にディスク66に記録される。これらのデータは、バッファメモリ64を介して、図15に示すようなフォーマットでディスク66に記録される。最大転送レートは、例え15 ば、1パケット当たりの有効データのバイト数で表される。

また、終了期限情報としては、例えば、単位プロック分のデータの一時蓄積に要した時間を記録してもよく、その間に受け取った有効パケットとダミー・パケットの数の合計を記録してもよい。図15では、後者の終了期限情報が用いられている。また、図15のバイナリデータとしては、有効パケットを論理"1"で表し、ダミー・パケットを論理"0"で表したバイナリシーケンスが用いられている。

これらの終了期限情報とバイナリデータは、有効データのRead 処理において利用される。このとき、記録されている終了期限情報を利用してRead 処理の終了期限が決定されるとともに、対応

25

するバイナリデータに従ってダミー・パケットが挿入される。

これにより、TV53のようなディスク66に対するデータのR e a d 処理を要求した受け取り側においても、STB52から直接 映像データを受け取る場合と同様のシーケンスで、LSI52を介して同期転送パケットを受け取ることができる。したがって、受け取り側のバッファメモリを必要以上に増やすことなく、リアルタイムの同期転送が可能になる。

あるいは、受け取り側で非同期(Asynchronous)転送が可能であれば、ダミー・パケットを挿入せずに有効パケットのみを送出してもよい。この場合、転送データは既にディスク66に格納されているので、受け取り側のペースで転送保証を行いながら、IEEE1394のもう1つの転送モードである非同期転送によりREAD処理を実行することができる。

ところで、図4に示したトランスポート・パケット3は192バイトの有効データを含んでおり、バッファメモリ64の単位ブロックサイズとしてディスクトラックレベルの64KB程度を採用した場合、約340個のパケット3に相当するデータがバッファメモリ64の単位プロックに蓄積される。したがって、パケット3から2つのデータ・プロック・パケット4を生成した場合、約680個のデータ・プロック・パケット4が一時蓄積されるのに要する時間から終了期限が決定される。

図14のスケジューリングの例では、説明を簡単にするため、バッファメモリ64の単位ブロック64aの容量を有効パケット4個分とし、4つの有効パケットが蓄積されるのに要した時間から終了期限が決定されるものとしている。ここで、#1~#10の各矢印

25

は、4つの有効パケットに対応するRead/Write処理を表し、矢印の番号は、スケジューリングされた処理の実行順序を表す。また、矢印の元は終了期限の決定タイミングを表し、矢印の先は決定された終了期限を表す。このスケジューリングの概要は、次のようになる。

#1:Ch4で4パケット分の有効データがディスク66から読み出され、バッファメモリ64に一時蓄積される。このとき、図15に示した他の情報も有効データと共に蓄積される。

10 #2:読みだした終了期限情報に従ってRead処理の終了期限が決定され、読みだしたバイナリデータ "1010101"に従って、蓄積された有効データがバッファメモリ64から同期転送で送り出される。このとき、バイナリデータの論理 "1"に対応して有効パケットRが送り出され、論理 "0"に対応してダミー・パケットDが送り出される。それと同時に、次の4パケット分の有効データがディスク66から読み出され、バッファメモリ64に一時蓄積される。

#3:#2の処理の間に、まず、Ch1とCh3で、4つの有効パケットWのデータのバッファメモリ64への一時蓄積が完了し、その一時蓄積時間から終了期限が決定される。このとき、図15に示した他の情報も有効データと共に蓄積される。

ここでは、Ch1とCh3で、共に、4つの有効パケットWが連続して送られてきたため、それらのバイナリデータは共に"111 1"となる。また、終了期限は上記4有効パケット分の転送時間に基づいて決められるため、Ch1とCh3の終了期限は同じ時刻と なる。そこで、現在のディスクヘッドの位置H0が参照され、その位置により近い(シーク距離がより短い)アドレスポイントを持つ ChlのWrite処理が優先的にスケジューリングされる。

#4:次に、Ch1と同じ終了期限を持つCh3のWrite処 5 理がスケジューリングされる。

#5:次に、Ch2で4つの有効パケットWのデータの一時蓄積が完了し、終了期限が決定される。ここでは、4つの有効パケットWの間に2つのダミー・パケットDが送られてきたため、バイナリデータは"101101"となり、終了期限は6パケット分の転送時間に基づいて決定される。

以下同様にして、各チャネルのRead/Write処理が終了期限の早い順にスケジューリングされる。この結果、#6はCh3、#7はCh4、#8はCh1、#9はCh3、#10はCh2となる。

15

20

25

10

このように、処理の実行順序は、バッファメモリ64への一時蓄積の終了順ではなく、一時蓄積に要した時間から決定された終了期限の早い順に設定される。したがって、複数のWrite処理をスケジューリングする際、必ずしも一時蓄積が終了した順にディスク66がアクセスされるとは限らない。

また、図14の例では、各チャネル毎に単位ブロック3個分のバッファ領域64aを持ち、終了期限の変動に応じて、ディスク66 との間の転送に2ブロック分を利用し、LSI62との間の転送に 1プロック分を利用している。このように、バッファメモリ64の 容量は限られているため、終了期限にも上限を設けておく必要があ る。

10

15

20

この例では、一時蓄積に要する時間は4~8パケットの転送時間の範囲である。そこで、最も長い8パケットの転送時間に基づいて終了期限が設定された直後に、最大転送レートでデータがバッファメモリ64に入力された場合を考えてみる。この場合、既に蓄積されている1ブロック分のデータがディスク66に書き込まれる間に、2ブロック分のデータがバッファメモリ64に蓄積されることになる。したがって、各チャネル毎に少なくとも3ブロック分のバッファ領域が必要であり、終了期限は8パケットの転送時間内に設定される必要がある。

言い換えれば、終了期限の上限は、バッファメモリ64の利用可能な領域に最大転送レートで有効データを蓄積するのに要する蓄積時間により決定される。ここでは、この蓄積時間は、最大転送レートの半分の転送レートの場合の単位ブロック当たりの一時蓄積時間(8パケットの転送時間)に一致しており、転送レートはそれより小さくならないものと仮定している。

また、終了期限情報として有効パケットおよびダミー・パケットの数の合計を用いた場合、これを時間または時刻へ変換することは容易である。ここでは、終了期限情報の範囲は4-8パケットであり、IEEE1394における1パケットの転送時間は 125μ sである。したがって、 $4\sim8$ パケットを転送時間に換算すると、 500μ s~1msとなり、終了期限は、開始時刻から 500μ s~1ms経過した時刻となる。開始時刻としては、バッファメモリ64への一時蓄積が完了した時刻が用いられる。

25 次に、図16は、同期転送パケットにダミー・パケットが含まれ

ない場合のディスクスケジューリングの例を示している。この場合は、ダミー・パケットがないため、各チャネルの処理の開始時刻および転送レートが同じであれば、それらの処理の終了期限は同じになる。そこで、SCAN-EDFのアルゴリズムに基づき、終了期限が同じ2つ以上の処理については、シーク方向が同じでシーク距離の短い順に実行順序が設定される。

図16の例では、Ch4の2回のRead処理(#1および#2)から始まって、Ch2のWrite処理(#3)に移り、シーク方向を変えてCh4(#4)、Ch3(#5)、Ch1(#6)の順に処理されるようなスケジュールが設定される。その後、#7はCh1、#8はCh3、#9はCh4、#10および#11はCh2、#12はCh4、#13はCh3、#14はCh1となる。

次に、図17から図22までを参照しながら、MPU51によるスケジューリング処理について詳細に説明する。MPU51は、実行予定の各チャネルの処理を登録したスケジュールテーブル(不図示)を保持しており、このテーブルを用いてディスクアクセスのスケジューリングを行う。

図17は、Nチャネルを対象に2N個(各チャネル当たり2個)の処理命令を受け付ける場合のスケジュールテーブルを示している。 図17のスケジュールテーブル70の各要素Order(I)(I=1,2,...,2N)は、終了期限T、Read/Write処理の識別情報R/W、チャネル番号C、およびディスク66上のブロックアドレスAを含み、実行予定の1つのRead/Write処理を表している。同図は、スケジュールテーブル70にm個の要素が登録された状態を示しており、それらのm個の要素は終了期限T

20

25

の早い順に並べられている。

また、Order(1) に含まれる各データの添え字iは、対応する処理の対象となるチャネルの番号を表し、Ci=i である。Order(m-1)、Order(m) に含まれる各データの添え字j、kについても同様である。また、WidWrite 処理を、Rj, Rk はRead 処理を示す。

図18は、Write処理のスケジューリングおよび実行のフローチャートである。同図のフローチャートで使用されている変数mは、スケジュールテーブル70に登録されている要素Order(I)の個数を示す。

MPU51は、まず、いずれかのチャネル k で単位ブロック分の書き込みデータがバッファメモリ64に一時蓄積されたかどうかを判定する(ステップS11)。一時蓄積が終了していなければステップS11の判定を繰り返す。

15 チャネル k で一時蓄積が終了すると、次に、その一時蓄積に要した時間に従ってチャネル k のW r i t e 処理の終了期限 T k を算出する (ステップ S 1 2)。一時蓄積時間は、チャネル k の転送レートによって異なるため、終了期限 T k もそれによって異なってくる。

チャネルkの転送レートは、ダミー・パケットの割合によって変化するが、単位ブロック2個分のデータを転送する間には大きく変化しないと考えられる。したがって、次の単位プロック分のデータの一時蓄積時間も同じ程度であり、既に蓄積されたデータをこの時間内にディスク66に書き込めばよいことになる。そこで、例えば、タイマから取得した現時刻に一時蓄積時間を加算して、終了期限Tkを算出する。

次に、未処理のm個のWrite 包理を終了期限の早い順に並べたスケジュールテーブル 70 の最下位に、チャネル k のWrite 包理を登録する(ステップ S13)。すなわち、変数m の値を"1"インクリメントした後、Order(m) に Tk を登録する。このとき、Order(m) には、同時に、Wk、Ck、およびAk も登録される。

次に、登録されたOrder(m)を含めて、m個の要素の終了期限Tを比較し、早い順に要素を並べ替えて(ステップS14)、ステップS11に戻り、ステップS11以降の処理を繰り返す。ステップS11~ステップS14の処理は、あるチャンネルの単位プロックのデータがバッファメモリ64に蓄積される毎に、スケジュールテーブル70に新たな要素を追加して、スケジュールテーブル70に登録された要素を終了期限の早いものから順に、ソートする処理である。これにより、スケジュールテーブル70には、常に、終了期限の早いものから順に、要素Order(1)、Order(2)、... が登録される。

ステップS11~S14の処理と並行して、ステップS15~ス テップS17のループ処理が、MPU51により実行される。

このループ処理において、まず、m=0かどうかを判定する(ス20 テップS15)。この判定は、スケジュールテーブル70に要素Order(I) が登録されているか判断する処理である。

m=0 でなければ、未処理のWrite処理が残っていると判断し、スケジュールテーブル70 を参照して、その先頭要素Order (1) に登録されたWrite処理の実行をドライバ回路63 に指示する (ステップ516)。これにより、ドライバ回路63 は、

20

25

バッファメモリ 6 4 に蓄積された O r d e r (1) に登録されたチャネル i のデータを、ディスク 6 6 上のアドレス A i の位置に書き込む。

次に、MPU61は、スケジュールテーブル70において、登録されているOrder(2)以下の要素の番号を1つずつ繰り上げる(ステップS17)。ここでは、I=2, 3,..., mについて、Order(I-1)=Order(I)の置き換えを実行し、変数mの値を"1"デクリメントする。そして、ステップS15以降の処理を繰り返す。

10 ステップS 1 5 においてm=0 であれば、Write 処理はすべて終了していると判断し、ステップS 1 1 に移行する。

また、図19は、Read処理のスケジューリングおよび実行を 説明するフローチャートである。各チャネルではバッファメモリ6 4の単位ブロック2個分のデータがドライバ回路63によりディス ク66から先読みされ、バッファメモリ64に一時蓄積される(ス テップS21)。今、チャネル k で最初のブロックのデータがバッ ファメモリ64からLSI62へ転送中であり、次のブロックのデータは先読みが終了したとする。

この時、MPU61は、まず、いずれかのチャネルで単位ブロック分の読み出しデータがバッファメモリ64から送り出されたかどうかを判定する(ステップS22)。送り出しが終了していなければステップS22の判定を繰り返す。

そして、ステップS22で、チャネルkのデータの送り出しが終了したと判定すると、既に、先読みされているチャネルkの次のブロックのデータの終了期限情報に従って、チャネルkのRead処

理の終了期限 Tk を算出する (ステップ S 2 3)。

ディスク66から読み出されたバイナリデータに従って読み出し データを転送する場合、転送時間は、書き込み時のバッファメモリ 64での一時蓄積時間を表す終了期限情報によって決まってくる。

そこで、例えば、タイマから取得した現時刻に終了期限情報に対応 する時間を加算して、終了期限Tkを算出する。ドライバ回路63 は、この終了期限Tkまでに、次の単位ブロック分のデータをディ スク66から先読みすればよい。

次に、図18のステップS13と同様にして、未処理のm個のR e a d 処理を含むスケジュールテーブル70の最下位に、チャネル k の R e a d 処理を登録する (ステップS24)。そして、図8のステップS14と同様にして、m個の要素を終了期限の早い順に並べ替えて (ステップS25)、ステップS22~S25の処理を繰り返す。

MPU61は、ステップS22~S25のループ処理と並行して、 ステップS26~S28のループ処理を実行する。

すなわち、まず、m=0かどうかを判定する(ステップS26)。 m=0でなければ、未処理のRead処理が残っていると判断し、スケジュールテーブル70を参照して、先頭要素Order(1) に登録されたRead処理の実行をドライバ回路63に指示する(ステップS27)。そして、ドライバ回路63は、ディスク66上のアドレスAiの位置からチャネルiのデータを読み出し、バッファメモリ64に格納する。

次に、MPU61は、図18のステップS17と同様にして、ス 25 ケジュールテープル70においてOrder(2)以下の要素の番

15

20

号を1つずつ繰り上げ (ステップS28)、再び、ステップS26 以降の処理を繰り返す。そして、ステップS26においてm=0で あれば、Read処理はすべて終了していると判断し、ステップS 22に移行する。

5 また、Write処理とRead処理が混在する場合は、図20に示すような処理が行われる。MPU31は、まず、いずれかのチャネルでバッファメモリ64へのアクセスが終了したかどうかを判定する(ステップS31)。アクセスが終了していなければステップS31の判定を繰り返す。

そして、ステップS31において、チャネルkのバッファメモリ64へのアクセスが終了したと判定すると、次に、終了したアクセスの種類がWrite処理に伴う一時蓄積とRead処理に伴う送り出しのいずれであるかを判定する(ステップS32)。アクセスが一時蓄積であれば、図18のステップS12と同様にして、一時蓄積時間から終了期限Tkを算出する(ステップS33)。一方、アクセスが送り出しであれば、図19のステップS23と同様にして、次のブロックのデータの終了期限情報から終了期限Tkを算出する(ステップS34)。 次に、図18のステップS13と同様にして、スケジュールテーブル70の最下位にチャネルkの処理を登録する(ステップS35)。このとき、Write処理の場合はWkが登録され、Read処理の場合はRkが登録される。

次に、図18のステップS14と同様にして、スケジュールテーブル70の要素を並べ替え(ステップS36)、ステップS31~ S36のループ処理を繰り また、上記ループ処理と並行して、ステップS37~S41のループ処理を実行する。すなわち、まず、

m=0かどうかを判定する(ステップS37)。

m=0でなければ、スケジュールテーブル70を参照して、先頭要素Order(1)に登録された処理の種類をチェックする(ステップS38)。そして、「W」が登録されていれば、Write処理の実行をドライバ回路63に指示し(ステップS39)、「R」が登録されていれば、Read処理の実行をドライバ回路63に指示する(ステップS40)。

次に、図180ステップS17と同様にして、スケジュールテーブル70においてOrder(2)以下の要素の番号を1つずつ繰り上げ(ステップS41)、ステップS37に戻る。そして、ステップS37においてm=0であれば、Read/Write処理はすべて終了していると判断し、ステップS31に移行する。

ところで、図18のステップS14、図19のステップS25、 および図20のステップS36においてスケジュールテーブル70 の要素を並べ替える場合、終了期限Tの比較方法に応じていくつか のアルゴリズムが考えられる。

例えば、図17において新たに登録された要素を1つ上の順位の要素と比較するアルゴリズムは、図21のようになる。このアルゴリズムでは、MPU61は、まず、新たに登録されたOrder(m)の終了期限Tk(m)をOrder(m-1)の終了期限Tj(m-1)と比較し、Tk(m)>Tj(m-1)であれば、並べ替えを終了する。

また、Tk (m) = Tj (m-1) であれば、現在のヘッドのプロックアドレスAh、Order(m)のプロックアドレスAk (m)、およびOrder(m-1) のプロックアドレスAj (m-1) の

20

25

関係をチェックする。そして、Ak (m) -Ah >Aj (m-1) -Ah であれば、Order(m) の方がOrder(m-1) よりもヘッドのシーク時間が長くなると判断して、並べ替えを終了する。

{Tk (m) = Tj (m-1) かつAk (m) - Ah ≦Aj (m - 1) - Ah }、またはTk (m) < Tj (m-1) であれば、O r der (m) とOrder (m-1) を入れ替える。そして、m の値を"1"デクリメントして、同様の処理を繰り返す。

多くの場合、新たに登録された処理の終了期限は既に登録されて 10 いる処理のそれよりも遅いことが期待できるので、このようなアル ゴリズムによれば、並べ替え処理の時間が最小限に押さえられる。

また、図17において新たに登録された要素を、二分探索手法を用いてスケジュールテーブル70に登録するアルゴリズムは、図22のようになる。このアルゴリズムでは、MPU61は、まず、Order(m)の終了期限Tk(m)をOrder(m/2)の終了期限Tj(m/2)と比較する。

そして、Tk (m) > Tj (m/2) であれば、次に、Orde r (m/2) とOrder (m) の間のさらに半分の順位の要素O rder (3m/4) を比較対象とし、Tk (m) をTj (3m/4) と比較する。-方、Tk (m) < Tj (m/2) であれば、次に、Tk (m) をTj (m/4) と比較する。

このような比較処理を繰り返して、Tk(m)が属する範囲を徐々に絞り込んでいき、最後に確定した順位にOrder(m)を挿入する。これにより、2のべき乗程度の回数で比較が終了し、並べ替えが比較的短時間で終了する。

15

20

25

次に、図23から図29までを参照しながら、複数のチャンネル でリアルタイムの書き込み要求が発生した場合に、ディスク66上 の適切な書き込み領域を割り当てるスケジューリング方法について 説明する。

前述したように、通常、ディスク66には1つ以上のトラックか らなる複数のゾーンが設けられている。ZCAV方式の場合、外周 のゾーンの記憶容量は内周のゾーンのそれよりも大きいため、外周 のゾーンの転送レートは内周のゾーンのそれよりも大きくなる。そ こで、このようなゾーンによる転送レートの違いを考慮し、状況に 応じて書き込み対象のゾーンを動的に変更することにする。 10

図23は、リアルタイムの複数の書き込み要求に対して、Wri t e 処理の数に応じてゾーンを決定する処理の第1の原理を説明す るフローチャートである。MPU61は、まず、複数チャネルのR ead/Writeのリアルタイム命令に従い、一定のブロック単 位でデータをバッファメモリ64に一時蓄積する(ステップS5 1)。上述したように、単位ブロックのサイズは、通常、64KB 程度である。

次に、リアルタイムのWrite命令の実行数が増えた場合には、 その実行数に従ってディスク66上の書き込みゾーンをより外周に 変更し (ステップS52)、Write命令の実行数が減った場合 には、その実行数に従って書き込みゾーンをより内周に変更する(ス テップS53)。

この方法では、Write命令の実行数とゾーンとがあらかじめ 対応付けられており、同時に実行するWrite処理の数に応じて 書き込みゾーンを移動することで,転送レートの最適化が図られる。

15

20

例えば、MPU61は、ステップS52においては、書き込みアドレスを実行数に対応する、より外周のゾーンに移動し、ステップS53においては、書き込みアドレスを実行数に対応する、より内周のゾーンに移動する。このように、Write処理の数が増えた場合に、より転送レートの高い外周のゾーンを利用することで、処理効率が向上する。

また、図24は、リアルタイムの複数の書き込み要求に対して、Write処理の転送レートに応じてゾーンを決定する処理の第2の原理を説明するフローチャートである。MPU61は、まず、複数チャネルのRead/Writeのリアルタイム命令に従い、一定のブロック単位でデータをバッファメモリ64に一時蓄積する(ステップS61)。

次に、リアルタイムのWrite命令の実行数が増えた場合には、 それらの命令の実行レートの合計に従ってディスク36上の書き込みゾーンをより外周に変更し(ステップS62)、Write命令の実行数が減った場合には、それらの命令の実行レートの合計に従って書き込みゾーンをより内周に変更する(ステップS63)。

この方法では、複数のWrite命令が要求する転送レートの総和と各ゾーンの転送レートとの関係を考慮してゾーンを移動することで、図23の方法よりさらに綿密な最適化が図られる。

MPU61は、ステップS62においては、例えば、複数のWrite命令が要求する転送レートの総和が現在のヘッド位置に対応するゾーンの基準転送レートを上回るならば、書き込みアドレスをより外周のゾーンに移動する。

25 また、ステップS63においては、例えば、転送レートの総和が

20

現在のゾーンの基準転送レートを下回り、かつ、より内周のゾーンの基準転送レートがその総和を上回るならば、書き込みアドレスをそれより内周のゾーンに移動する。このように、複数のWrite 命令が要求する転送レートの総和に応じて、より最適なゾーン領域に移動することで、ディスク66を効率的に使用して、ディスク66へのアクセス効率を向上することができる。

図 2 5 は、ディスク 6 6 上の複数のゾーンと各ゾーンの転送レートの例を示している。ディスク 3 6 は、6 つのゾーン Z 1 \sim Z 6 に分割され、ゾーン Z 1、Z 2、Z 3、Z 4、Z 5、Z 6 の容量は、それぞれ、1 トラック当たり 9 2 KB(キロバイト)、1 0 0 KB、1 0 8 KB、1 1 6 KB、1 2 4 KB、1 3 2 KBである。

ディスク66の回転数を10000rpm(6ms/回転)とすると、ゾーンZ1、Z2、Z3、Z4、Z5、Z6の転送レートは、それぞれ、15.4MB/s、16.8MB/s、18.1MB/s、19.5MB/s、20.9MB/s、22.3MB/sとなる。一般に、最内周のゾーンの転送レートは最外周のゾーンの60%程度である。

図26は、図23のゾーン決定処理に従って、図25のようなゾーンにデータを書き込む処理の例を示している。まず、Write 処理のチャネル数が1 (Ch1) の場合は、最内周のゾーンZ1が選択され、トラックの方向(円周方向)に沿ってCh1、Ch1、Ch1、Ch1、Ch1、Ch1、Ch1、Ch1、Ch1、Ch2、の場合は、ゾーンZ2が選択され、Ch1、Ch2、Ch1、Ch2、...

25 の順に、ゾーン Z 2 の連続アドレスにデータが書き込まれる。

10

15

20

チャネル数が3 (Ch1~Ch3) の場合は、ゾーンZ3が選択され、Ch1、Ch2、Ch3、... の順に、ゾーンZ3の連続アドレスにデータが書き込まれる。また、チャネル数が4 (Ch1~Ch4) の場合は、ゾーンZ4が選択され、Ch1、Ch2、Ch3、Ch4、... の順に、ゾーンZ4の連続アドレスにデータが書き込まれる。チャネル数が5 (Ch1~Ch5) の場合は、ゾーンZ5が選択され、Ch1、Ch2、Ch3、Ch4、Ch5、... の順に、ゾーンZ5の連続アドレスにデータが書き込まれる。また、チャネル数が6 (Ch1~Ch6) の場合は、ゾーンZ6が選択され、Ch1、Ch2、Ch3、Ch4、Ch5、Ch6、... の順に、ゾーンZ6の連続アドレスにデータが書き込まれる。

また、図24のゾーン決定処理に従ってデータを書き込む場合は、各ゾーン毎に基準転送レートが設定され、Write処理の転送レートの総和をこの基準転送レートと比較して、書き込みゾーンが決定される。各Write処理の転送レートは、例えば、バッファメモリ64における単位ブロック当たりの一時蓄積時間から計算される。

基準転送レートとしては、図25に示した各ゾーンの転送レート以下の値が用いられる。ここでは、シーク待ち、回転待ちの時間を考慮して、各ゾーンの転送レートの30%程度の値を用いることにし、ゾーンZ1、Z2、Z3、Z4、Z5、Z6の基準転送レートを、それぞれ、5.0MB/s、5.5MB/s、6.0MB/s、6.5MB/s、7.5MB/sとする。

まず、Write処理の転送レートの総和が 5.0 MB/s以下 25 の場合は、最内周のゾーン Z 1 が選択され、図 2 6 と同様にして、

20

ゾーン Z 1 の連続アドレスにデータが書き込まれる。また、転送レートの総和が 5.0 M B / s より大きく 5.5 M B / s 以下の場合は、ゾーン Z 2 の連続アドレスにデータが書き込まれる。

転送レートの総和が5.5 MB/sより大きく6.0 MB/s以5 下の場合は、ゾーン23の連続アドレスにデータが書き込まれ、それが6.0 MB/sより大きく6.5 MB/s以下の場合は、ゾーン24の連続アドレスにデータが書き込まれる。また、転送レートの総和が6.5 MB/sより大きく7.0 MB/s以下の場合は、ゾーン25の連続アドレスにデータが書き込まれ、それが7.0 MB/sより大きく7.5 MB/s以下の場合は、ゾーン26の連続アドレスにデータが書き込まれる。

このように、各チャネルのデータは、ディスク66上の同じゾーンまたは近接したゾーンに集中して、かつ、スケジューリングされた順序に従ってできる限りシーケンシャルに書き込まれる。これにより、ディスク66のシーク待ち、回転待ち等の時間を短縮することができる。

また、割り当てられたゾーンが実行時に一杯の場合 (空き領域がない場合) は、自動的により外側の隣接するゾーンが選択され、外側のゾーンがすべて一杯の場合は、内側のゾーンが選択される。

図27は、図23のゾーン決定処理に基づくWrite処理のフローチャートである。ストレージデバイス51は、まず、Nチャネルの同時Write命令を受け付けてそれらを実行し(ステップS71)、同時Write処理のチャネル数の増減があるかどうかをチェックする(ステップS72)。

25 チャネル数が増えた場合は、書き込みゾーンを1つ外側に移動し、

15

25

チャネル数 N を 1 だけインクリメントして(ステップ S 7 3)、 N チャネルの同時 W r i t e 処理をスケジューリングされた順序で実行する(ステップ S 7 4)。このとき、各チャネルのデータは、選択されたゾーンにシーケンシャルに書き込まれ、ステップ S 7 2 以降の処理が繰り返される。

ステップS 7 2 においてチャネル数が減った場合は、書き込みゾーンを内側に移動し、チャネル数 N を 1 だけデクリメントして(ステップS 7 5)、N = 0 となったかどうかをチェックする(ステップS 7 6)。N = 0 でなければ、ステップS 7 4 以降の処理を行う。

10 また、ステップS72においてチャネル数が変化していない場合は、書き込みゾーンを移動せずにステップS74以降の処理を行う。 そして、ステップS76においてN=0となれば、同時Write処理がすべて終了したと判断し、処理を終了する。

ところで、図25に示したような内周と外周の転送レートが異なるディスク66では、内周ゾーンに集中してデータを書き込むことが困難である。この場合、内周と外周のゾーンを対にして交互にアクセスすることで、ディスク全体で転送レートが平均化され、一定の転送レートが得られると考えられる。例えば、図12の6つのゾーンの平均転送レートは、18.8MB/sである。

20 図28は、このようなWrite処理のフローチャートである。 ストレージデバイス51は、まず、複数チャネルのWriteのリアルタイム命令に従い、一定のブロック単位でデータをバッファメモリ64に一時蓄積する(ステップS81)。

次に、ドライバ回路63は、ゾーン対の片方のゾーンに対して、 複数チャネルのWrite命令に対応する実行数分のブロックデー

15

20

25

タを連続して書き込み (ステップS82)、ゾーン対の他方のゾーンにヘッドを移動する (シークする) (ステップS83)。

次に、移動先のゾーンに対して、複数チャネルのWrite命令に対応する実行数分のブロックデータを連続して書き込み(ステップS84)、ゾーン対の他方のゾーンにヘッドを戻す(ステップS85)。

次に、書き込みデータが終了したかどうかを判定し(ステップS 8 6)、データが終了していなければ、ステップS 8 2 以降の処理を繰り返す。そして、ステップS 8 6 においてデータが終了すれば、処理を終了する。

この方法によれば、ゾーン対となる内周と外周のゾーン間をヘッドが交互に移動しながら、各ゾーンにシーケンシャルにデータが書き込まれる。言い換えれば、データはディスク36上の一部分に集中して書き込まれるのではなく、ゾーン単位で分散させながら書き込まれる。これにより、ディスク全体で転送レートが平均化されるため、処理効率が向上する。

図29は、図28の書き込み処理の例を示している。Write 処理のチャネル数を3 (Ch1~Ch3)とし、最内周のゾーンZ 1と最外周のゾーンZ6をゾーン対とすると、まず、ゾーンZ1に おいて、Ch1、Ch2、Ch3、...の順に連続アドレスにデー 夕が書き込まれ、次に、ゾーンZ6にシークして、Ch1、Ch2、 Ch3、...の順に連続アドレスにデータが書き込まれる。 この ような動作がデータの書き込みが終了するまで繰り返され、ディス クヘッドはゾーンZ1とゾーンZ6の間を往復しながら、3チャネ ルのデータの連続書き込みを行う。

15

20

25

以上説明したように、ディスクアクセスの制御は、主として、図12のMPU61により行われる。MPU61は、図30に示すように、マイクロプロセッサ71とメモリ72を含む。メモリ72は、例えば、ROM (read only memory)、RAM (random access memory) 等を含み、制御に用いられるプログラムとデータを格納する。マイクロプロセッサ71は、メモリ72を利用してプログラムを実行することにより、必要な処理を行う。

バス75に接続された媒体駆動装置73は、可搬記録媒体74を駆動し、その記録内容にアクセスする。可搬記録媒体74としては、メモリカード、フロッピーディスク、CD-ROM(Compact Disk Read Only Memory)、光ディスク、光磁気ディスク(Magneto-Optical disk)等、任意のコンピュータ読み取り可能な記録媒体が用いられる。この可搬記録媒体74に上述のプログラムとデータを格納しておき、必要に応じて、それらをMPU61のメモリ72にロードして使用することもできる。

さらに、MPU61は、LSI62を介して、外部のネットワークから上述のプログラムとデータを受け取り、それらをメモリ72にロードして使用することもできる。

本発明は、ホームネットワークにおける映像/音声データの処理だけでなく、データをリアルタイムで処理しなければならないような任意の用途に適用することができる。例えば、処理対象のデータをコンピュータシステムへ取り込む場合にも、同様の制御が可能である。また、アクセス対象としては、磁気ディスク、光ディスク、光磁気ディスクを始めとして、メモリカード等も含む任意の記録媒体を用いることができる。

15

本発明によれば、実際の書き込みデータの転送レートに従って終 了期限を決め、それに基づいてディスクアクセスのスケジューリン グを行うことで、多数のチャネルの記録/再生が可能になる。また、 リアルタイムの複数の書き込み要求に対して書き込み領域による転 送レートの違いを利用することで、処理が効率化され、さらに多数 のチャネルの記録/再生が可能になる。

図31から図33は、本発明を、記録媒体としてASMOに適用した実施形態の記録方式を説明する図である。尚、本発明は、ASMOに限定されるものではなく、ランド・グループ記録方式を採用している他の記憶媒体にも適用可能である。

図31から図33では、理解を容易にするために、論理ゾーンL Z1、LZ2、LZ3の3つの論理ゾーンにデータを記録する例を 示している。

図31に示すように、各論理ゾーンLZ1、LZ2、LZ3は、 隣接するグループ101とランド102を有し、欠陥セクタに対処 するために、グループ101とランド102のそれぞれに後続して、 交替セクタ104、105が設けられている。

図32は、1チャンネルのデータを論理ゾーンLZ1、LZ2、 LZ3にシーケンシャルに記録する方法を説明する図である。

20 同図(a)は、論理ゾーン単位で記録する例であり、論理ゾーン LZ1、LZ2、LZ3の順に、1~6の順序でデータが記録さ れる。すなわち、この場合、各論理ゾーンにおいて、グループ10 1、ランド102の順にデータが記録される。

同図 (b) は、グループ 1 0 1 のみに記録する例であり、論理ゾ 25 ーン L Z 1、 L Z 2、 L Z 3 の順に、それぞれのグループ 1 0 1 に、 データが順に記録される。同図(c)は、ランド102のみに記録する例であり、論理ゾーンLZ1、LZ2、LZ3の順に、それぞれのランド102に、データが順に記録される。

図33は、2チャンネルのデータを論理ゾーンLZ1、LZ2、 LZ3に同時記録する方法を説明する図である。

同図において、1 - 1~1 - 3 はチャンネルCh1のデータ、2 - 1~2 - 3 はチャンネルCh2のデータを示している。この場合、論理ゾーンL21、L22、L23の順に、グループ101とランド102に交互にデータが記録されるが、チャンネルCh1のデータは論理ゾーンL21、L22、L23のグループ101に記録され、チャンネルCh2のデータは論理ゾーンL21、L22、L23のランド102に記録される。このように、チャンネルCh1のデータとチャンネルCh2のデータを、グループ101とランド102に分けて記録することで、一方のチャンネルの記録データが削除された場合でも、他方のチャンネルのデータの再生に支障が及ぶことはない。また、記録データが削除された場所に、新たなチャンネルのデータを集中して高速に記録することができる。

図34は、チャンネルCh1, Ch2の2チャンネル同時記録を、 図33(a)に示す方法で行った後に、チャンネルCh2の記録削 20 除を行い、その後チャンネルCh1の記録データのガーベージコレ クションを実施する処理の例を示す図である。

まず、同図(a)に示すように、論理ゾーンLZ1、LZ2、L Z3のグループ101にチャンネルCh1のデータを、論理ゾーン LZ1、LZ2、LZ3のランド102にチャンネルCh2のデー タを同時記録したとする。この場合、ヘッドのシークは不要である。

10

15

次に、同図(b)に示すように、論理ゾーンLZ1、LZ2、LZ3のランド102からチャンネルCh2のデータを削除したとする。この場合、チャンネルCh1のデータは論理ゾーンLZ1、LZ2、LZ3のグループ101に連続して記録されているので、チャンネルCh1のデータの再生はスムーズに実行できる。また、論理ゾーンLZ1、LZ2、LZ3のランド102に、新たに、チャンネルCh2、のデータを記録するようにすることも可能となる。

また、上述のようにしてチャンネルCh2のデータを削除した後に、論理ゾーンLZ3以降に、新たに、2チャンネルの同時記録を実行したい場合には、同図(c)に示すようにして、チャンネルCh1のデータのガーベージコレクションを実施する。この場合、論理ゾーンLZ1のランド102に論理ゾーンLZ2のグループ101に論理ゾーンLZ3のチャンネルCh1のデータが移動され、論理ゾーンLZ2のグループ101に論理ゾーンLZ3のチャンネルCh1のデータが移動される。この結果、同図(c)に示すように、論理ゾーンLZ3のグループ101とランド102が共に空き領域となる。このことにより、同図(e)に示すように、論理ゾーンLZ3以降のグループ101とランド102に、それぞれ、チャンネルCh3、Ch4のデータを同時記録することが可能になる。

20 図33及び図34の動作を実現する本実施形態の処理手順を、図35のフローチャートを参照しながら説明する。

まず、記録、再生、または削除命令をスタック (プッシュ・アップ・スタック) に格納する (ステップS91)。

次に、スタックに命令があるか判定し(ステップS92)、命令 25 がなければ処理を終了する。 一方、ステップS92で、命令が存在すると判定した場合には、スタックから命令を取り出し、その命令が1chあるいは2chのいずれの記録命令、再生命令、または削除命令であるか判定する(ステップS93)。

5 そして、1 c h の記録命令であれば、論理ゾーン、グループ、またはランドに沿って記録する(ステップ S 9 4)。また、2 c h の記録命令であれば、一方のチャンネルをグループに沿って、他方のチャンネルをランドに沿って記録する(ステップ S 9 5)。ステップ S 9 4、S 9 5 の処理の後、ステップ S 9 2 に戻る。

10 また、ステップS93で命令が1chあるいは2chのいずれの 記録命令でもないと判定した場合には、次に、再生命令または削除 命令のいずれであるか判定する(ステップS96)。そして、再生 命令であれば、1chの再生を行い(ステップS97)、ステップ S92に戻る。

15 一方、ステップS96で削除命令と判定した場合には、次に、その削除命令が2ch記録の片方の削除であるか判定する(ステップS98)。すなわち、2ch同時記録した場合の片方のチャンネルの削除であるか判定する(図33参照)。

そして、2 c h 記録の片方の削除ではなく、1 c h 記録の削除の 20 命令であれば、指定された1 c h 記録を削除し(ステップS 9 9)、 ステップS 9 2 に戻る。すなわち、図 3 2 に示すような1 c h 記録 の削除でれば、論理ゾーン、グループ、またはランドから指定され たチャンネルの記録を削除する。

一方、ステップS 9 8 で 2 c h 同時記録した場合の片方のチャン 25 ネルの削除命令であれば、その片方のチャンネルの記録を論理ゾー

15

20

25

る。

ンのグループまたはランドから削除する (ステップS100)。この場合、論理ゾーンのグループまたはランドに空きが生じる。

次に、ディスク上に論理ゾーンの空き領域が十分にあるか判定する(ステップS101)。そして、空き領域が十分にあれば、ステップS92に戻るが、空き領域が不足していれば、次の2ch同時記録に備え、ステップS100で削除されなかったチャンネルの記録を、ステップS100でグループまたはランドに空きが生じた論理ゾーンにガーベージコレクションする(ステップS102)。

このガーベージコレクションは、図33(b),(c)に示す方法 10 により行う。これにより、空き領域となる論理ゾーンが増加する。 ステップS102の処理の後、ステップS92に戻る。

以上のようにして、2 chの同時記録において、グループ或いはランドの連続性をうまく利用して記録することで、後で、1 chの再生をスムーズに行える。また、片方のチャンネルの削除を行っても飛び空き領域を作ることなく、それに伴うガーベジコクションの実行回数も削減することができる。

次に、ZCAVにより回転制御されるディスクにおける内周と外 周の転送速度(転送レート)の違いを吸収する方法として、2チャ ンネルのデータを内周と外周に分散して記録する例を示す。図36 に示すように、内周と外周の転送速度が異なるZCAVによりディ スク110の回転制御を行うドライブでは、転送速度の遅い内周に 集中して記録することは困難となる、そこで、内周のゾーンと外周 のゾーンを対にして、これらのゾーンを交互にアクセスすることで、 転送速度が平均化され、ディスク110全体で一定レートが得られ WO 00/42515 PCT/JP99/05679

図36は、上述した図25のディスク66と同様な形式で、ディスク110を6つのゾーン1~6に分割した例であり、平均転送レートとして、18.8MB/sが得られる。

56

図37は、図36に示すゾーン分割構成のディスク110に、2 chの同時記録を適用した場合の処理を説明する図である。まず、 同図(a)に示すようにゾーン1とゾーン6を対にして、ゾーン6、 1に、それぞれ、チャンネルCh1、2のデータを同時記録したと する。この場合、トラック(円周)方向に各チャンネルのデータを 記録する。この場合、ヘッドのシークは、ゾーン6とゾーン1に対 し交互に行われる。

次に、同図(a)に示すように、ゾーン1からCh2の記録を削除したとする。このことにより、ゾーン1に、新たに、チャンネルCh2'のデータを集中して記録することが可能になる。また、内周の空き領域のみが増加して、2chの同時記録をする場所が少なくなってきた場合には、同図(b)に示すように、転送レートの高いゾーン6の有効利用を図るために、ゾーン6に記録されているCh1のデータをCh2のデータの削除により空きができたゾーン1に移動するガーベージコレクションを実施する。

15

そして、ゾーン6に空き領域を確保した上で、同図 (c) に示す 20 ように、ゾーン6とゾーン2を対にして、ゾーン6、2に、それぞ れ、チャンネルCh3、4の同時記録を行う。

図38は、図37に示す処理を実現するアルゴリズムを説明する フローチャートである。

まず、記録、再生、または削除命令をスタック(プッシュ・アッ 25 プ・スタック)に格納する (ステップS111)。 次に、スタックに命令があるか判定し(ステップS112)、命令がなければ処理を終了する。

一方、ステップS112で、命令が存在すると判定した場合には、スタックから命令を取り出し、その命令が1chあるいは2chのいずれの記録命令、再生命令、または削除命令であるか判定する(ステップS113)。

そして、1 c h の記録命令であれば、内周のゾーンを優先して指定されたチャンネルのデータを記録する(ステップS 1 1 4)。また、2 c h の記録命令であれば、一方のチャンネルを内周のゾーンに沿って、他方のチャンネルを外周のゾーンに沿って、交互に記録する(ステップS 1 1 5)。ステップS 1 1 4 、S 1 1 5 の処理の後、ステップS 1 1 2 に戻る。

10

15

20

また、ステップS193で命令が1chあるいは2chのいずれの記録命令でもないと判定した場合には、次に、再生命令または削除命令のいずれであるか判定する(ステップS116)。そして、再生命令であれば、1chの再生を行い(ステップS197)、ステップS112に戻る。

一方、ステップS116で削除命令を判定した場合には、次に、その削除命令が2ch記録の片方の削除であるか判定する(ステップS118)。すなわち、2ch同時記録した場合の片方のチャンネルの削除であるか判定する(図37(a)参照)。

そして、2ch記録の片方の削除ではなく、1ch記録の削除の命令であれば、指定された1ch記録を削除し(ステップS112に戻る。

25 一方、ステップS128で2ch同時記録した場合の片方のチャ

15

25

ンネルの削除命令であれば、その片方のチャンネルの記録を削除する (ステップS120)。この場合、内周または外周のゾーンに空き領域が生じる。

次に、記録が削除さたゾーンが内周側であるか判定する(ステップS121)。そして、内周側でなければ、ステップS112に戻るが、内周側であれば、次の2ch同時記録に備え、ステップS100で削除されなかった外周側のゾーンに記録されているデータを内周側のゾーンに移動するガーベージコレクションを実施する(ステップS122)。

10 このガーベージコレクションは、図37(b)に示す方法により 行う。これにより、外周側のゾーンの空き領域が増加する。ステップS122の処理の後、ステップS112に戻る。

以上のようにして、転送速度の遅い内周側のゾーンと転送速度の 速い外周側のゾーンとを対にして利用することにより、2チャンネ ル記録を高速化することができる。

図39及び図40は、図38の詳細フローチャートである。図3 9及び図40のフローチャートの説明に先立って、本フローチャートで使用する管理テーブルについて説明する。

本フローチャートでは、mチャンネルの映像データに対して、各 20 チャンネル毎のストリームデータの繋ぎを示すStreamという 情報を定義する。図41は、このStreamを管理するテーブル 120の構成例を示す図である。

このテーブル 1 2 0 は、m 個の S tream $(1) \sim (m)$ から構成される。S tream (i) は i チャンネルのストリームデータの情報である $(i=1, 2, \ldots m)$ 。各S tream (i) は、

10

15

20

25

データが記録されている先頭アドレス(Add)と連続アドレスに記録されているデータ量(Data)との組(Add,Data)がリスト構造で連結されたデータ構造となっており、このリストの最後にはストリームの終了を示す情報(END)が付加される。また、Stream(i)は、2ch記録の対象となっているかを示す"相手stream"という情報を有する。1ch記録の場合、相手streamの値は"0"に設定される。

また、図42はディスク110の各ゾーンの空き領域を管理するテーブル130の構成例を示す図である。この例では、ディスク110の内周と外周を共にn個のゾーンに分割し、内周のn個のゾーン(ゾーンn+1)と外周のn個のゾーン(ゾーンn+2~ゾーン2n)を個別に管理する。各ゾーン j (j = 1~2 n)は、その中での空き領域を示す情報(Empty[j])と記録された充填領域を示す情報(Full(j))を持つ。Empty[j]とFull[j]のいずれの情報も、Stream(i)と同様な連結リストで構成される。尚、Empty[j]のアドレスAddは対応ゾーン j の空き領域の先頭アドレスをしめし、Full[j]のアドレスAddは対応ゾーン j の空き領域の先頭アドレスを示す。また、Emptyのデータ量は記録データ量を示す。また、Empty[j]の初期値は(ゾーン j の先頭アドレス,ゾーン j のデータ量) → Endであり、Full「k」の初期値はEnd(記録データ量無し)である。

図43は、図36に示すディスク110のゾーン構成を管理する テーブル140を示す図である。このテーブル140は、図42に おいてn=3とした場合に相当し、各ゾーンについて、「バイト数 /トラック」、「トラック数」、「セクタ数」、及び「セクタアドレス」を管理している。ゾーン $1\sim6$ には、それぞれ、ゾーンno.(ゾーン番号)として"1"~"6"が割り当てられている。また、各ゾーン $1\sim6$ には1000個のトラックが設けられている。また、

1セクタは512B(バイト)であり、ゾーン1には、184k(184000)のセクタが設けられていいる。図43に示されているように、セクタ数は外周のゾーン程多くなり、ゾーン6では264k(264000)のセクタが設けられている。セクタアドレスは、ゾーン1の先頭セクタから順にシリアルに割り当てられている。図43には、各ゾーンの先頭セクタアドレスと最終セクタアドレスが示されており、ゾーン1の先頭セクタアドレスは"1"、ゾーン6の最終セクタアドレスは"1344000"となっている。

以下、図39及び図40のフローチャートの処理手順を、説明する。

15 尚、これらのフローチャートで示されているアドレスは、セクタ アドレスである。

まず、ディスク110の空きゾーンを管理するためにテーブル120、130を初期化する(ステップS131)。この初期化処理では、以下の(1)~(3)の処理を行う。

20 (1) テーブル120の初期化

5

10

25

まだ、映像データを記録していないので、Stream (1) \sim (m) に「END」を登録し、相手streamを"0" に初期化する(最初は、1ch記録を対象とする)。

(2) テーブル130の初期化

内周ゾーン(番号1~n)と外周ゾーン(番号n+1~2

25

- n)を定義し、これら2n個のゾーンのEmpty情報とFull 情報を初期化する。Emptyには、該当するゾーンの先頭アドレス、該ゾーンのデータ量を登録し、最後にEndを付加する。Fullには、Endだけを登録する。
- 5 (3) これから記録していく最初の内周ゾーンのゾーン番号を 示すパラメータ inner-zone を"1"に、これから記録していく最 初の外周ゾーンのゾーン番号を示すパラメータ outer-zone を"2 n"に設定する。また、Stream番号を"1"に設定する。

次に、命令の種類が、1 c h 記録なのか、2 c h 記録なのか、そ 10 れら以外なのか判断し(ステップS 1 3 2)、1 c h 記録であれば ステップS 1 3 3 に、2 c h 記録であればステップS 1 4 0 に、そ の他であればステップS 1 4 7 に進む。

次に、テーブル 1 3 0 において、内側のゾーン (inner-zone) か 5、各ゾーンの空き領域を示す E m p t y リストを検索し、データ 量が 0 より大きい E m p t y [I] (I = inner-zone~2 n + 1) が見つかれば (ステップ S 1 3 4)、その E m p t y [I] のリスト内容に従い、ゾーン I に 1 c h 記録を行う (ステップ S 1 3 5)。

ステップS135での記録の途中で、随時、Empty[I]に リストされている全ての領域に記録したか判断し(ステップS13

10

25

6)、全ての領域に記録すれば、テーブル120のStream(m2)にEmpty [I] のリストを追加する。これにより、Stream(m2)にStream番号m2のストリームデータのゾーンI上の記録領域が登録される。次に、Empty [I] のリストをEndのみとする。これにより、ゾーンIに空き領域がないことが、Empty [I] に登録される。また、Full[I] には、対象ゾーンIの全領域にデータが記録されたことを示すために、(ゾーンIの先頭アドレス、ゾーンIのデータ量)→Endのリストを登録する。そして、Iを"1"インクリメントし、対象ゾーンを1つ外周側に移す(ステップS137)。

次に、1chの記録が終了したか判断し(ステップS138)、 記録が終了していれば、ステップS139に進むが、まだ、Str eam番号m2のストリームデータの全記録を終了していなければ、 ステップS135に戻る。

 このようにして、1 c h 記録の場合には、S t r e a m 番号m 2
 のストリームデータの全ての記録が終了するまで、ステップS 1 3
 5~S 1 3 7 の処理を繰り返し、内周のゾーンから1ゾーンづつ外 周のゾーンに残りのストリームデータを記録していく。

そして、ステップS 1 3 8 で S t r e a m a b m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m a m

そして、次の内周ゾーンの書き込み起点を示す inner-zone に I を

設定し、ステップS132に戻る。

10

20

25

尚、ステップS139において、ステップS136でYesと判断された後、ステップS138でYesと判断された場合には、inner-zone に I を設定する処理のみが行われる。この場合、ステップS136でYesと判断された時点で、Stream番号m2のストリームデータ記録は全て終了しており、再び、ステップS135の処理は実行されることはないからである。

以上のようにして、記録されたStream番号m2のストリームデータのアドレス情報とデータ量をテーブル120のStream (m2) に登録し、テーブル130のEmpty[]とFull[]のリストを更新する。

一方、ステップS140では、2ch記録なので、内周ゾーンと外周ゾーンに分散して記録する。このため、外周用のStream番号m2を(m+1)に設定する。この実施形態の場合、外周ゾーンに記録されるチャンネルデータのStream番号は、内周ゾーンに記録される他チャンネルのStream番号よりも1つ小さくなる。続いて、2ch記録であるため、Stream番号mを"2"インクリメントする。また、2chの記録の場合には、データが記録される内周ゾーンと外周ゾーンとも、相手streamは互いに存在するので、Stream(m1)の相手streamにm2を、Stream(m2)の相手streamにm2を、Stream(m2)の相手streamにm2を、Stream番号m2のストリームデータは内周ゾーンに記録するので、ステップS141に進む(ステップS1

40).

10

S142に戻る。

以後、ステップS134以降の処理とステップS141以降の処理は、並列処理される。

ステップS141では、テーブル130のEmptyリストを参照して、外周のゾーン (outer-zone) から順次1ゾーンづつ内周側のゾーンへと、空き領域の有るゾーンJを探索する(ステップS141)。

そして、ステップS141で見つけたゾーンJのEmpty〔J〕の内容に従い、ゾーンJにStream番号m1のストリームデータを記録する(ステップS142)。ステップS142において記録をしている途中で、随時、Empty〔J〕に登録されたゾーンJの全ての領域に記録を終了したか判断し(ステップS143)、全ての領域に記録を終了したと判断した場合には、ステップS144に進み、まだ、全ての領域に記録を終了していないと判断した場合には、ステップS145に進む。

ステップS144では、Stream(m1)にEmpty[J]のリストを追加する。そして、Empty[J]のリストをEnd(データ量無し)とする。また、Full[J]には、ゾーンJの全ての領域に記録がなされたとして、(ゾーンJの先頭アドレス、

20 ゾーンJのデータ量)→Endのリストを登録する。そして、Jを "1"デクリメントして、対象ゾーンを1つ内周側のゾーンに移す。 次に、記録が終了したか判断し(ステップS145)、終了して いれば、ステップS146に進み、終了していなければ、ステップ

25 このようにして、1つのゾーンのみでは記録が終了しない場合に

は、Stream番号m1のストリームデータの全ての記録が終了するまで、ステップS142~S145の処理を繰り返しながら、外周側から内周側へとゾーンを1つづつ移動しながら、該ストリームデータを記録していく。

そして、ステップS145でStream番号m1のストリームデータの記録が全て終了したと判断すると、記録された最終アドレスまでのリストを、Stream(m1)に登録する。また、Empty[J]には、(最終アドレス+1、残りのデータ量)→Endのリストを登録し、Full[J]には、(ゾーンJの先頭アドレス、記録されたアドレスまでのデータ量)→Endのリストを登録する。そして、次の外間ゾーンへの書き込みの起点となるouter-zoneをJに設定し(ステップS146)、ステップS132に戻る。

尚、上述したステップS139と同様に、ステップS146においても、ステップS143でYesと判断された後、ステップS145でYesと判断された場合には、outer-zoneにJを設定する処理のみが行われる。この場合、ステップS146でYesと判断された時点で、Stream番号m1のストリームデータ記録は全て終了しており、再び、ステップS142の処理は実行されることはないからである。

以上のステップS141~S146の処理と並列して、ステップ S134~S139の処理が実行され、内周側のゾーンにもStr eam番号m2のストリームデータの記録がなされる。

ステップS147では、再生命令または削除命令のいずれである 25 か判断し、再生命令であれば、指定されたStream番号mxの

ストリームデータを、テーブル120のStream(mx)のリストを参照して再生し(ステップS148)、ステップS142に戻る。一方、削除命令であれば、指定されたStream番号mxのストリームデータを管理しているStream(mx)のリストに従い、関連する各ゾーンのEmptyにStream(mx)のリストを追加すると共に、関連する各ゾーンのFul1からStream(mx)の埋により、当該EmptyにStream番号mxのストリームデータの削除領域が追加され、当該Ful1からStream番号mェのストリームデータの削除領域の情報が削除される。

次に、削除指定されたS t r e a m (mx) に相手s t r e a m (= my) があるか調べ (ステップS 1 5 0)、相手s t r e a m が無ければ (myが "0" であれば)、ステップS 1 4 2 に戻る。

一方、相手streamがあると判断した場合は、my>mxであるか判断する (ステップS151)。この判断は、Stream番号myのストリームデータを外周から内周に移動すべきか判断する処理である。上述したように、本実施形態では、ステップS140の処理により、2ch記録する場合、外周ゾーンに記録されるストリームデータのStream番号は、内周ゾーンに記録されるストリームデータのStream番号は、内周ゾーンに記録されるストリームデータのStream番号よりも1つ小さくなるように設定される。

20

トを参照して、ディスク110に再書き込みする(ステップS152)。この再書き込みは、ステップS149でEmptyに登録された領域にStream番号myのストリームデータを書き込む処理である。

次に、Stream (my) のリストに従い、関連する各ゾーンのEmptyにStream (my) のリストを追加すると共に、 関連する各ゾーンのFullからStream (my) のリストを 削除する (ステップS153)。

この処理は、Stream番号myのストリームデータの記録領 10 域の移動に伴う、EmptyとFullの更新処理である。

続いて、Stream (my) のリストをStream (mx) のリストに置き換える。また、関連するEmptyからStream (my) のリストを削除する。さらに、関連するFullにStream (mx) のリストを追加する。また、ストリーム (mx) を初期化する (ステップS154)。

上述した図39及び図40のフローチャートの処理の流れの中で、2ch記録する場合、内周の空き領域を探索する処理と外周の空き領域を探索する処理と外周の空き領域を探索する処理は、それぞれ、ステップS134とステップS141に相当する。これらのステップの処理では、各ゾーンk(k=1~2n)の残りデータ量をEmpty[k]を検索して調べ、記録対象のゾーンを決定する。

次に、上述した図39及び図40のフローチャートの処理を、図43に示すゾーン構成のディスク110に適用した場合を例として取り上げながら、より具体的に説明する。

25 図44は、図41、42、及び43のテーブル120、130を

メモリ150上に実装した例を示す図である。メモリ150は、アドレス0~17までの初期化領域151とアドレス18以降の拡張領域152を備えており、初期化領域151にテーブル120とテーブル130が実装される。また、拡張領域152にStream (i) ($i=1\sim5$) の追加リストが格納される。

図44において、格納内容は、メモリ150上の各アドレスに記 * 憶されるリストを示している。このリストの要素は(記憶先頭アド レス、データ量、次格納アドレス)の3種類の情報の組からなる。 尚、Endは(0、0、0)で表現される。

メモリ150のアドレス0には(0、0、0)が格納される。また、メモリ150のアドレス1~5には、Stream(1)~(5)の各行で構成されるテーブル120が実装される。また、さらに、メモリ150のアドレス6~17にはEmpty(1)~(6)及びFull(1)~(6)の各行で構成されるテーブル130が実装される。

図39のフローチャートのステップS131の初期化処理により、テーブル120、130の内容は、図44の1に示す状態に初期化される。すなわち、テーブル120のStream(1)~(5)にはEnd(0、0、0)が登録される。また、テーブル130のEmpty(1)~(6)には、ゾーン1(Z1)~6(Z6)の(先頭アドレス、データ量、次格納アドレス)が設定される。尚、この場合、次格納アドレスは0となる。また、テーブル130のFull(1)~(6)には、(対応ゾーンの先頭アドレス、対応ゾーンの記録データ量、次格納アドレス)が設定される。この場合、記録データ量は"0"となる。また、次格納アドレスも0となる。

次に、図46に示すように、Stream(1)とStream (2)の2ch同時記録が行われたとする。Stream(1)は外周ゾーン6から、Stream(2)はは内周ゾーン1から記録される。尚、ここで、Stream(1)はStream番号1のストリームデータを、Stream(2)はStream番号2のストリームで表す。以下の説明においても、同様である。

図46では、ストリームデータ2とストリームデータ1を、それぞれ、ゾーン1とゾーン6に交互に記録し、まず、記憶容量に少ないゾーン1の領域全体にストリームデータ2が記録された状態を示している。この時点では、Stream(2)、Empty[2]およびFull[2]の格納内容は2に示すようになる。この結果、Stream(2)にEmpty[1]のリストが追加され、次格納アドレスとして拡張領域152のアドレス18が設定される。また、Empty[1]に空き領域無しを示すEndが設定され、Full[1]にゾーン1が全て記録済みであることを示す(1、184000、0)が設定される。

続いて、図47に示すように、ストリームデータ1がゾーン6全体に記録された後、続いてゾーン5に記録され、また、ストリームデータ2がゾーン2に記録されて2ch記録が終了したとする。この結果、ストリームデータ1、2の管理情報は、図44の3に示すようになる。

すなわち、

20

- Stream(1)にEmpty[6]のリストを加え、その次格納アドレスに拡張領域152のアドレス19を設定する。
- 25 ・ Empty [6] にEnd (0、0、0) を設定し、Emp

ty[6]にゾーン6に空き領域無しの情報を設定する。

・ 拡張領域152のアドレス18に、Stream(2)の記録終了を登録するために、(ゾーン2の先頭アドレス、該先頭アドレスから記録された最終アドレスまでのデータ量、次格納アレス)のリストを作成する。

すなわち、アドレス18に(184001、11600、0)の リストを作成する。

- ・ 前記ゾーン2の最終アドレスを基に、Empty [2]、Full [2]のリストを修正する。
- Empty[2]を(300001、184000、0)、Full[2]を(184001、11600、0)とする。
 - ・ 拡張領域152のアドレス19に、Stream(1)の記録終了を登録するために、(ゾーン5の先頭アドレス、該先頭アドレスから記録された最終アドレスまでのデータ量、次格納アドレス(=0))のリストを作成する。

すなわち、アドレス19に(832001、44000、0)の・ リストを作成する。

- 前記ゾーン6の最終アドレスを基に、Empty [5]、Full [5]のリストを修正する。
- 20 Empty [5] を (300001、876000、0)、 Full[5]を(832001、44000、0)とする。

続いて、図48に示すように、ゾーン1とゾーン2からStream (2)を削除したとする。この結果、データ管理情報は、図44の4に示すように変更される。

25 すなわち、

15

・ Empty[1]を、再び、全て空き領域とし、Full[1]を記録領域無しとする。

Empty[1]を(1、184000、0)、Full[1]を(1、0、0)とする。

5 ・ Empty [2] を空き領域とし、Full[1] を記録領域無しとする。

Empty[2]を(184001、2000002、0)、Full[2]を(184001、0、0)とする。

次に、図49に示すように、Stream(1)をStream

(2)が記憶されていた領域に移動するガーベージコレクションを
行ったとする。この結果、ストリームデータ管理情報は、図44の5
に示すように変更される。

すなわち、

・ Stream (1) を初期化した後、Empty [1] のリ 15 ストを加え、その次格納アドレスを拡張領域 1 5 2 のアドレス 2 0 に設定する。

Stream(1)を(1、184000、20)とする。

- Empty[1]の空き領域を無しとし、Full[1]を全て記録済みとする。
- 20 Empty[1]に(0、0、0)を設定し、Full[1] を(1、18400、0)とする。
 - 拡張領域152のアドレス20にStream(1)の記録 終了を登録するために、アドレス20に、(ゾーン2の先頭アドレス、該先頭アドレスから記録された最終アドレスまでのデータ量、
- 25 次格納アドレス (=0)) のリストを作成する。

アドレス 2 0 に (184001、116000、0) のリストを作成する。

- 前記ゾーン2の最終アドレスに基づき、Empty(2)とFull(2)のリストを修正する。
- 5 Empty [2]を(300001、84000、0)、Full [2]を(184001、11600、0)とする。
 - ・ Empty[6]を全て空き領域とし、Full[6]を記録領域なしとする。

Empty[6]を(1080001、256000、0)、
10 Full[6]を(1080001、0、0)とする。

Empty[5]を全て空き領域とし、Full[5]を記録領域なしとする。

Empty [5] を (832001、248000、0)、Full[5] を (832001、0、0)とする。

続いて、図50に示すように、Stream(3)とStream(4)の2ch同時記録をしたとする。このとき、Stream(3)は外周ゾーン6から、Stream(4)は内周ゾーン2から記録する。同図は、両Streamを交互に記録したとき、まず、ゾーン2の領域全体が記録された状態を示している。この結果、デクタ管理情報は、図44の6に示すようになる。

すなわち、

Stream(4)にEmpty(2)のリストを加え、次格納アドレスを拡張領域152のアドレス21に設定する。

Stream (4)を(300001、84000、21) 25 とする。 ・ Empty[2]の空き領域を無しと設定し、Full[6]を全て記録済みとする。

Empty[2]を(0、0、0)、Full[5]を(8 32001、0、0)とする。

5 次に、図51に示すように、Stream(3)がゾーン6の領域全体に記録された後、Stream(3)の残りのデータがゾーン5に、Stream(4)の残りのデータがゾーン2に記録されて、全記録が終了したとする。この結果、データ管理情報は、図44の7に示すようになる。

10 すなわち、

20

- Stream (3) にEmpty [6] のリストを加え、その次格納アドレスを拡張領域152のアドレス22に設定する。
- ・ Empty[6]の空き領域を無しとし、Full[6]を 全て記録済みとする。
- Empty [6] を (0、0、0)、Full[6]を (1 080001、256000、0)とする。
 - ・ 拡張領域 152 のアドレス 21 に S t r e a m (4) の記録終了を登録するために、アドレス 21 に(ゾーン 3 の先頭アドレス、該先頭アドレスから記録された最終アドレスまでのデータ量、次格納アドレス (=0)) のリストを作成する。

アドレス 2 1 に (3 8 4 0 0 1 、 2 1 6 0 0 0 、 0) を設定する。

 前記ゾーン3の最終アドレスに基づき、Empty〔3〕と Full〔3〕のリストを修正する。この場合、Empty〔3〕 は空き領域無しとなり、Full〔3〕は全て記録領域済みとする。

20

Empty(3)を(0、0、0)、Full(3)を(384001、216000、0)とする。

・ 拡張領域 1 5 2 のアドレス 2 2 に S t r e a m (3) の記録 終了を登録するために、アドレス 2 2 に (ゾーン 5 の先頭アドレス、 該先頭アドレスから記録された最終アドレスまでのデータ量、次格 納アドレス (=0)) のリストを作成する。

アドレス 2 2 に (8 3 2 0 0 1 、 4 4 0 0 0 、 0) を設定する。

前記ゾーン5の最終アドレスに基づき、Empty [5] と10 Full [5] のリストを修正する。

Empty [5] を (876001、204000、0)、Full[5] を (832001、44000、0)とする。

このように、本実施形態においては、Stream、Empty、及びFullの各テーブルにより、ディスクの各ゾーンの空き領域及び記録領域を管理し、かつ、各Streamのディスク上の記録領域も管理しながら、各チャンネルのストリームデータの記録、削除、ガーベジコレクションを管理する。

次に、内周のゾーンと外周のゾーンとの転送速度の違いを吸収する別の手法として、複数データの同時記録の要求性能の和(総合要求性能)に対して、各ゾーンの転送性能の和(総合保持性能)が少なくとも優れるように、複数ゾーンの組み合わせを選択し、選択された各ゾーンに、複数データを分散させて記録する実施形態について説明する。

この実施形態を、図52に示すゾーン1~6を有するディスク1 25 60を例にして説明する。ディスク160のゾーン1の1トラック のバイト数は70KB(キロバイト)であり、転送レート(転送速度)は17.5Mbpsである。その他のゾーンのトラック構成、転送レートは、図52に示す通りである。

ここで、以下に示す、ステップ1 (総合要求性能1) ~ 3 (総合 5 要求性能3) の記録要求があったとする。

ステップ1:MPEG2(6 Mbps)×3 チャンネル=18 Mbps ステップ2:MPEG2(6 Mbps)×2 チャンネル=12 Mbps ステップ3:MPEG2(6 Mbps)×4 チャンネル=24 Mbps まず、第1の実施例について説明する。この実施例では、ゾーン10 間の移動時間(シーク時間)を含むアクセス時間及び処理するチャンネル数は考慮しないで、総合保持性能を求め、それを上記総合要求性能と比較して、性能を達成できるゾーンを選択する。

この結果、以下の様に、ステップ1~3の記録方法を決定する。

ステップ1:ゾーン1とゾーン2の総合保持性能は18.75 M 15 bps であり、ステップ1の総合要求性能よりも高いので、ゾーン1 とゾーン2に分散させて記録する。

ステップ2:ゾーン1の転送レート(=17.5 Mbps)は、ステップ2の総合要求性能よりも高いので、ゾーン1に記録する。

ステップ3:ゾーン2とゾーン6の総合保持性能は25 Mbps で 20 あり、ステップ3の総合要求性能よりも高いので、ゾーン2とゾーン6に分散させて記録する。

図53は、上述した第1の実施例のステップ1~3の記録方法を 具体的に示す図である。

ステップ1の場合は、同図(a)に示すように、まず、ゾーン1 25 にCh1、Ch2、Ch3のブロックデータをシーケンシャルに記

15

録し、次に、ゾーン2に移動し、ゾーン2にCh1、Ch2、Ch3の次のブロックデータをシーケンシャルに記録する。そして、再び、ゾーン1に移動し、Ch1、Ch2、Ch3の次のブロックデータをシーケンシャルに記録する。このように、3チャンネルのブロックデータをゾーン1とゾーン2に交互に分散記録していく。

ステップ2の場合は、同図(b)に示すように、ゾーン1にCh 1、Ch2、Ch1、Ch2...の順序で、ブロックデータを記録 していく。

ステップ3の場合は、同図(c)に示すように、ステップS1と 10 同様にして、4チャンネルのブロックデータ(Ch1、Ch2、Ch3、Ch4)を、ゾーン2とゾーン6に交互に、シーケンシャル に分散・記録していく。

次に述べる第2の実施例は、ゾーン間の移動時間(シーク時間) を含むアクセス時間を考慮して総合保持性能を求め、それを上記各 ステップの総合要求性能と比較して、性能を達成できるゾーンを選 択する。この場合、

アクセス時間=100ms×ゾーン間距離と定義し、

ゾーン間距離=選択された2つのゾーン間の番号差

20 と定義する。

ゾーン間距離は、隣のゾーンに移動するときに往復で100ms(片道50ms)のアクセス時間を要するものと想定し、移動するゾーンが距離的に離れている程、ヘッドの移動距離に比例してアクセス時間が増加するものとして定義したものである。

25 この結果、以下のようにして、各ステップの記録方法を決定する。

ステップ1:18 Mbps (3 ch記録) の総合要求性能に対して、アクセス時間 (100 ms) を含めても総合保持性能 (= (20+22.5) \times 0.9/2) が該総合要求性能を上回るゾーン2とゾーン3を選択して、Ch1 \sim Ch3のブロックデータを、ゾーン2とゾーン3に交互に記録する。

ステップ2:12 M bps (2 c h 記録)の総合要求性能に対しては、ゾーン1の転送レート (=17.5 ms)だけで十分に対応できるので、C h 1 と C h 2 のブロックデータをゾーン1 のみに記録する。この場合、アクセス時間は 0 となる。

ステップ3:24 Mbps (4 c h 記録)の総合要求性能に対して、アクセス時間(100 ms)を含めても総合保持性能(=(27.5+30)×0.9/2)が該総合要求性能を上回るゾーン5とゾーン6を選択して、Ch1~Ch4のプロックデータを、ゾーン5とゾーン6に交互に記録する。

15 図 5 4 は、上述した第 2 の実施例のステップ 1 ~ 3 の記録方法を 具体的に示す図である。

ステップ1の場合は、同図(a)に示すように、まず、ゾーン2にCh1、Ch2、Ch3のブロックデータをシーケンシャルに記録し、次に、ゾーン3に50msで移動し、ゾーン2にCh1、Ch2、Ch3の次のブロックデータをシーケンシャルに記録する。そして、再び、ゾーン2に50msで移動し、Ch1、Ch2、Ch3の次のブロックデータをシーケンシャルに記録する。このように、3チャンネルのブロックデータをゾーン2とゾーン3に交互に、シーケンシャルに分散記録していく。

25 ステップ2の場合は、同図(b)に示すように、ゾーン1にCh

25

Ch2、Ch1、Ch2...の順序で、ブロックデータを記録していく。

ステップ3の場合は、同図(c)に示すように、ステップS1と同様にして、4 チャンネルのブロックデータ(C h 1、C h 2、C h 3、C h 4)を、ゾーン5 とゾーン6 の間を5 0 ms で移動しながら、ゾーン5 とゾーン6 に交互に、シーケンシャルに分散・記録していく。

次に述べる第3の実施例は、ゾーン間の移動時間(シーク時間)に加え、処理するチャンネル数も考慮して総合保持性能を求め、それを上記各ステップの総合要求性能と比較して、性能を達成できるゾーンを選択する。この実施例は、各チャンネルのデータはなるべく分散して記録した方が、単独再生や削除の場合に都合がよいという考えを基にしている。

この結果、以下の様に、ステップ1~3の記録方法を決定する。
ステップ1:18 Mbps (3 c h 記録)の総合要求性能に対して、アクセス時間(100 ms)を含めても総合保持性能(=(20+22.5)×0.9/2)が該総合要求性能を上回るゾーン2とゾーン3を選択して、Ch1~Ch3のブロックデータを、ゾーン2とゾーン3に交互に記録する。ここでは、3チャンネルなので、ゾーン2のCh1とCh2のデータを、ゾーン3にCh3のデータを記録する。

ステップ2:12 M bps (2 c h 記録)の総合要求性能に対しては、ゾーン1の転送レート(=17.5 ms)だけで十分に対応できるが、できる限り分散記録させるという観点から、ゾーン1にC h 1のデータを、ゾーン2にC h 2のデータを記録させる。

ステップ3:24Mbps (4 c h 記録) の総合要求性能に対して、アクセス時間 (100ms) を含めても総合保持性能 (= (27.5 + 30) × 0.9 / 2) が該総合要求性能を上回るゾーン5とゾーン6を選択して、Ch1~Ch4のプロックデータを、ゾーン5とゾーン6に交互に記録する。この場合は、4チャンネルの記録なので、ゾーン5にCh1とCh2のデータを、ゾーン6のCh3とCh4のデータを記録する。

図55は、上述した第3の実施例のステップ1~3の記録方法を 具体的に示す図である。

10 ステップ1の場合は、同図(a)に示すように、まず、ゾーン2にCh1、Ch2のブロックデータをシーケンシャルに記録し、次に、ゾーン3に50msで移動し、ゾーン2にCh3のブロックデータをシーケンシャル記録する。そして、再び、ゾーン2に50msで移動し、Ch1、Ch2の次のブロックデータをシーケンシャルに記録する。そして、再び、ゾーン3に50msで移動し、ゾーン3にCh3の次のブロックデータをシーケンシャルに記録する。以上のような動作を繰り返しながら、3チャンネルのブロックデータをゾーン2とゾーン3に交互に分散記録していく。

ステップ2の場合は、同図(b)に示すように、ゾーン1とゾー 20 ン2に、それぞれ、Ch1とCh2のブロックデータを交互に記録 していく。

ステップ3の場合は、同図(c)に示すように、一方の2チャンネルのブロックデータ(Ch1、Ch2)と他方の2チャンネルのブロックデータ(Ch3、Ch4)を、ゾーン5とゾーン6の間を50msで移動しながら、ゾーン5とゾーン6に交互に分散・記録

していく。

10

20

ところで、上記アクセス時間は、ヘッドの移動の途中では、移動するトラック間距離に比例すると考えられるが、移動の最初と移動の終了の際には、それぞれ、加速と減速が生じるので、アクセス時間には、厳密には非線形的なファクタが加わる。上記実施例では、ゾーン間の移動なので、数千トラック間の移動が常時行われ、アクセス時間はトラック間距離に比例すると考える。そこで、隣接するゾーン間の移動時間を往復100ms(片道50ms)とみなし、1秒間でみれば、転送速度の10%が無駄になると考えれば、このオーバヘッドにゾーン間の距離(ゾーン番号差)を乗算すれば、アクセス時間による転送速度の低下を算出できる。

よって、隣接ゾーン間の往復アクセス時間を ms 単位で表現すると、実行の総合保持性能は、下記の式(1)で表現できる。

実行総合保持性能= {(片方ゾーンの転送速度) + (他方ゾーン 15 の転送速度)} / 2 × {100%-{(ゾーン間距離) × (隣接ゾーン間の往復アクセス時間) / 10}%} ・・・(1)

第3の実施例において、ステップ1のように、処理するチャンネル数が奇数である場合には、2つのゾーンの内、どちらに、より多数のチャンネルを記録するかにより、上記式(1)の第一項が若干変わることになる。

次に、図56から図59のフローチャートを参照して、上述した図53に例示した第1実施例を実現するアルゴリズムを説明する。 本フローチャートでも、上述した実施形態と同様に、Stream、Empty、及びFullのリストを使用するものとする。

25 まず、Stream (1) ~ (m) を初期化する。尚、この実施

15

25

例では、ガーベージコレクションは行いものとし、相手streamは"0"とする。また、総合要求性能を求めるために使用する各チャンネルの要求速度 $Channel-rate(1)\sim(m)$ をMPEG2の要求性能(ここでは、6Mbpsとする)に設定する。また、さらに、 $Empty[1]\sim[2n]$ 及び $Full[1]\sim[2n]$ を初期設定する。また、各ゾーン $1\sim2n$ の転送速度を、 $Zone-rate[1]\sim[2n]$ に設定する。また、これから記録していく片方ゾーンを示す変数inzを"1"に、他方ゾーンを示す変数ouzを"2n"に設定する。この変数ouzに対するる"2n"の設定処理は、内周及び外周に含まれるゾーン数を偶数に設定する処理である。

上記初期化処理に続いて、命令の種類を判断する(ステップS162)。そして、1 ch記録または2 ch記録のいずれでもなければ、図58のステップS182に進む。図58のフローチャートに示すステップS182~S189の処理は、上述した図40のステップS147~S154の空きゾーンを選択する処理と同様であるので、ここでは、説明を省略する。

また、ステップS 162で1 c n 記録の命令であると判断すれば、図 59 のフローチャートのステップS 190 に進む。図 59 のフローチャートに示すステップS 190 ~ S 196 の処理は、上述した図 39 のステップS 133 ~ S 139 処理と同様であるので、ここでは、説明を省略する。

また、ステップS 1 6 2 で k c h 記録 (k > 1) の命令であれば、 k c h 記録に対する総合要求性能に見合う総合保持性能を持つ 2 つのゾーンを選択する処理を行う (ステップS 1 6 3)。

この選択処理では、以下の(1)、(2)の処理を行う。

- (1) kch記録に対する総合保持性能tcを求める。
 - (2) 内周側のゾーンからみて、その内周側のゾーンから外周側のゾーンに向かって、総合保持性能 tz を求め、 tz>tc の条件を満たす 2 つの該当ゾーンを探す。そして、該当ゾーンがみつかれば、contc"1"を設定する。
- 次に、contが"1"であるか判断する(ステップS164)。
 そして、cont=0ならば記録不可能と判断し、処理を停止する。
 一方、cont=1ならば、ステップS163で求められた2つのソーンI, Jを、それぞれ、選択された内周ゾーンinz, 外周ゾーンouzとする。また、最初に記録を実行するchannel(チャンネル)を"1"とする(ステップS165)。

次に、Emptyリストを検索して、内周のゾーンinzから、各ゾーンの空き領域を探索し、空き領域を有するゾーンを見つけ出す(ステップS166)。 続いて、ステップS166で見つけ出されたゾーンIのEmpty[I]のリストに従い、ゾーンIにc hannelの示すチャンネルのデータを1ブロック記録する。次に、Stream(channel)に、記録された最終アドレスまでの1ブロック分のデータのリストを登録する。さらに、Empty[I]に(最終アドレス+1,残りのデータ量)(End)のリストを登録し、Full[I]に(ゾーンIの先頭アドレス,記録データ量)(End)のリストを登録し、Full[I]に(ゾーンIの先頭アドレス,記

25

e 1の値を"1"インクリメントする(ステップS167)。

次に、channel>kであるか判断し(ステップS168)、channel>kでなければ、ステップS167に戻る。ステップS168の判断は、kチャンネルの1ブロックのデータの記録が終了したか判断する処理であり、ステップS168でchannel>kと判断するまで、ステップS167の処理を繰り返す。

そして、ステップS168でkチャンネルの記録が終了したと判断すると、channelを"1"に初期化し(ステップS169)、次に、Empty[I]のリスト領域の全てを記録したか判断する
10 (ステップS170)。そして、まだ、全て記録していなければ、ステップS172に進む。一方、全て記録していれば、Empty
[I]のリストをEnd(データ量無し)とする。また、Full
[I]のリストは、対象ゾーンの全領域が記録されたとして、(ゾーンIの先頭アドレス、ゾーンIのデータ量)(END)とする。
5 そして、Iを"1"インクリメントする(ステップS171)。

次に、記録が終了したか判断し(ステップS172)、記録が終了していれば次の内周ゾーンへのデータの記録の起点となるinner-zone を"I"とし(ステップS173)、ステップS162に戻る。一方、記録が終了していなければ、外周側のゾーンへの記録に移るために、Emptyリストを検索して、外周側のゾーンouzから空き領域の有るゾーン」を見つけ出す(ステップS174)。

続いて、Empty[J]のリストに従い、ゾーンJにchan nelの示すチャンネルのデータを1ブロック記録する。そして、 Stream(J)に、記録された最終アドレスまでの1ブロック

15

分のデータのリストを追加する。次に、Empty[J] には(最終アドレス+1、残りデータ量)(End)のリストを登録し、Full 1[J] には(ゾーンJの先頭アドレス、記録データ量)のリストを登録する。そして、channelの値を"1"インクリメントする(ステップS175)。

次に、channel>kであるか判断する(ステップS176)。 この判断は、ステップS168と同様にkチャンネルの1プロック のデータの記録が終了したか判断する処理であり、ステップS176でchannel>kと判断するまで、ステップS175の処理 を繰り返す。

そして、ステップS176でkチャンネルの記録が終了したと判断すると、channelを"1"に初期化し(ステップS177)、次に、Empty[J]のリスト領域の全でを記録したか判断し(ステップS178)、まだ、全て記録していなければ、ステップS180に進む。一方、全て記録していれば、Empty[J]のリストをEnd(データ量無し)とする。また、Full[J]のリストは、対象ゾーンの全領域が記録されたとして、(ゾーンJの先頭アドレス、ゾーンJのデータ量)(END)とする。そして、Jを"1"インクリメントする(ステップS179)。

- 20 次に、記録が終了したか判断し(ステップS180)、記録が終了していれば次の外周ゾーンへのデータの記録の起点となるouter-zone を "J"とし (ステップS181)、ステップS162に戻る。一方、記録が終了していなければ、ステップS166に戻る (片方のゾーンに再度、移る)。
- 25 以上説明した、図56から図59のフローチャートでは、選択さ

15

20

れた2つのゾーンにkチャンネルのブロックデータをまとめて、交互に記録する場合を示している。このフローチャートの中で、総合要求性能に対して、その性能を上回る総合保持性能を持つ2つのゾーンを選択する処理は、ステップS163に開示されている。ステップS163の処理は、第1の実施例の場合に対応しているが、第2の実施例に対応する場合には、前記式(1)に従って総合保持性能tzを求めればよい。また、第3の実施例に対応する場合には、要求チャンネル数kに応じて、ステップS166~S173の処理と、ステップS174~S181の処理を切り分けるようにすればよい。

次に、ZCLVに基づき回転制御を行うディスクに対して、複数 チャンネルのデータの同時記録を実行するディスクアクセス制御方 式において、ゾーン当たりの記録容量が多いゾーン(主に外周ゾー ン)を優先して、該複数チャンネルのデータを該ゾーン内に集中し て、交互に記録する実施形態について説明する。

図60は、この実施形態のアルゴリズムを説明するフローチャートである。

同図のフローチャートに示す処理は、上述した図 56 のフローチャートのステップ S162 で k c h 記録の命令であると判断された場合に実行される処理であり、図 56 から図 57 のフローチャートのステップ $S163\sim S181$ の処理を代替するものである。

したがって、図60のフローチャートに示す処理は、図56のステップS161の後、ステップS162でkch記録命令と判断されたとき呼び出され、処理終了後、図56のステップS162に戻るサブルーチンとして捉えることができる。

図60のフローチャートの説明を開始する。

まず、Emptyリストを探索し、外周側のゾーン(outer-zone)から内周側のゾーンに1ゾーンづつ移動しながら、空き領域を有するゾーンJを見つけ出す(ステップS201)。

次に、Empty[J]のリストに従い、ゾーンJの空き領域に channelの示すチャンネルのデータを1ブロック記録する。 次に、Stream(channel)にゾーンJに記録された該 1ブロック分のデータの最終アドレスまでのリストを追加する。 続いて、Empty[J]に、(該最終アドレス+1,残りのデータ 量)(End)のリストを登録し、FULL[J]に、(ゾーンJの 先頭アドレス、記録データ量)(End)のリストを登録する。 そして、channelの値を"1"インクリメントする(ステップ S202)。

続いて、channel>kであるか判断し (ステップS203)、channel>kでなければ、ステップS202に戻る。このようにして、ステップS203でchannel>k、すなわち、kチャンネルの1ブロックデータ記録が全て終了したと判断するまで、ステップS202の処理を繰り返す。

そして、ステップS203でkチャンネルの1プロックデータ記録が全て終了したと判断すると、channelを"1"に初期化し(ステップS204)、続いて、Empty[J]のリスト領域(ゾーンJの空き領域)を全て記録したか判断し(ステップS205)、まだ、全て記録していなければステップS207に進む。一方、全て記録していれば、Empty[J]にEndを登録する。また、FULL[J]に(ゾーンJの先頭アドレス、ゾーンJのデ

ータ量)(End)のリストを登録する。そして、Jを"1"デクリメントして対象ゾーンを1つ内周側に移す(ステップS206)。

次に、記録が終了したか判断し、まだ、記録が終了していなければ、ステップS 2 0 1 に戻り、1 ゾーンだけ内周側のゾーンへの記録に移る。一方、記録が終了していれば、次のデータの記録の起点となるゾーンを示す outer-zone を J に設定し(ステップS 2 0 7)、図 5 6 のステップS 1 6 2 に戻る。

以上述べた Z C L V の回転制御方式によるディスクの場合、どの ゾーンも転送速度が一定であるため、ゾーンを移すメリットはなく、 逆にゾーンを移動するとシーク時間等によるアクセス時間のロスが 大きい。したがって、この場合、複数ゾーンを使用せず、記録容量 の多い外周側のゾーンから、順次、内周側のゾーンに移動して、 k チャンネルのブロックデータを同一ゾーンにシーケンシャルに連続 して記録することが効果的である。

上述した図31から図60に示したディスクに対する処理を実現するプログラムは、図12に示すストレージシステムのディスクアクセス制御用MPU61によって実行される。すなわち、図30に示すマイクロプロセッサ71とメモリ72を有するMPU61によって実行される。この場合、MPU61が実行するプログラムは可搬記録媒体74に格納され、この可搬記録媒体74が媒体駆動装置73に装着されることにより、MPU61は、媒体駆動装置73をアクセスして可搬記録媒体74に格納されたプログラムをメモリ72にロードして実行する。

また、プログラムは、公衆回線、専用回線、インターネット等の 25 各種ネットワークを介してダウンロードすることも可能である。こ

10

15

のような形態の場合、例えば、情報提供業者がプログラムを管理して、プログラムが更新された場合、直ちに、該情報提供業者からダウンロードするようにすることも可能である。また、該情報提供業者が、プログラムの保守をネットワークを介して遠隔実行することも可能である。

以上、述べたように、本発明によれば、実際の書き込みデータの 転送レートに従って終了期限を決め、それに基づいてディスクアク セスのスケジューリングを行うことで、多数のチャネルの記録/再 生が可能になる。また、リアルタイムの複数の書き込み要求に対し て書き込み領域による転送レートの違いを利用することで、処理が 効率化され、さらに多数のチャネルの記録/再生が可能になる。

また、本発明では、ランド・グループ記録方式の記録媒体に対して2チャンネルの同時記録を行う場合、グループ及びランドの記録領域の連続性を利用して、一方のチャンネルのデータをグループに他方のチャンネルのデータをランドに沿って記録することで、記録を高速に実行できると共に、その後の各チャンネルの再生、削除なども高速に行うことができ、ガーベジコレクションの実行回数も削減できる。

また、ZCAVに基づく回転制御を行うディスクに対して、複数 チャンネルのデータを同時記録する際、総合要求性能(複数チャンネルの同時記録に対する各要求性能の総和)以上の総合保持性能(記録されるゾーンが持つ転送性能の平均)を有する複数ゾーンを選択し、該複数ゾーンに上記複数チャンネルのデータを分散・記録することで、複数チャンネルのデータの同時記録の高速実行や、その後 の各チャンネルの再生、削除などを容易に行うことができる。

また、さらに、ZCLVの回転制御方式によるディスクに対する 複数チャンネルの同時記録に対しては、複数ゾーンを使用せず、記 録容量の多い外周側のゾーンから、順次、内周側のゾーンに移動し て、各チャンネルのブロックデータを同一ゾーンにシーケンシャル に連続して記録することにより、高速な記録が可能となる。

産業上の利用可能性

本発明は、ホームネットワークにおける映像/音声データの処理 だけでなく、複数チャンネルのデータをリアルタイムで処理しなければならないような任意の用途に適用することができる。例えば、 処理対象のデータをコンピュータシステムへ取り込む場合にも、同様の制御が可能である。また、アクセス対象としては、磁気ディスク、光ディスク、光磁気ディスク等のディスク型記録媒体を始めと して、メモリカード等も含む任意の記録媒体を用いることができる。

10

請求の範囲

1. 記録媒体への複数のアクセス要求を処理するアクセス制御装置であって、 データの転送レートの変化に応じてアクセス処理の終了期限を決定し、該終了期限の早い順に前記複数のアクセス要求の実行スケジュールを設定するスケジューリング手段と、

前記実行スケジュールに従って前記複数のアクセス要求の実行を 制御する制御手段と

を備えることを特徴とするアクセス制御装置。

- 10 2. 前記スケジューリング手段は、前記記録媒体からデータを読み出す要求に対して、読み出しデータの書き込み時の終了期限に関する情報に基づいて、読み出し処理の終了期限を決定することを特徴とする請求項1記載のアクセス制御装置。
- 3. 前記制御手段は、前記記録媒体へのデータ書き込む要求を受け付けた場合、送られてきたデータのうちダミーデータを除く有効データのみ、書き込みデータとしてバッファリングするバッファ手段を含み、前記スケジューリング手段は、該バッファ手段が該有効データを所定領域にバッファリングするのに要する時間に基づいて、書き込み処理の終了期限を決定することを特徴とする請求項1記載のアクセス制御装置。
 - 4. 前記制御手段は、前記書き込み処理の終了期限に関する情報を、前記書き込みデータと共に記録媒体に書き込む制御を行うことを特徴とする請求項3記載のアクセス制御装置。
- 5. 前記制御手段は、前記記録媒体からデータを読み出す要求を 25 受け付けた際、読み出しデータの書き込み時におけるダミーデータ

と有効データの転送順序に従って、該読み出しデータにダミーデータを付加して送り出す制御を行うことを特徴とする請求項3記載のアクセス制御装置。

6. ディスク型記録媒体への複数のアクセス要求を処理するアク 5 セス制御装置であって、

前記記録媒体へデータを書き込む複数の書き込み要求に対して、 該複数の書き込み要求に対応する複数の書き込み位置が互いに近接 するように、書き込み領域を決定する決定手段と、

各書き込み要求で指定された書き込みデータを、前記書き込み領 10 域にシーケンシャルに書き込む制御を行う制御手段と

を備えることを特徴とするアクセス制御装置。

- 7. 前記決定手段は、前記書き込み要求の数及び前記複数の書き 込み要求の転送レートの総和のうち少なくとも一方に基づき、前記 書き込み領域を決定することを特徴とする請求項6記載のアクセス 制御装置。
- 8. 記録媒体への複数のアクセス要求を処理するアクセス制御方法であって、 データの転送レートの変化に応じてアクセス処理の終了期限を決定し、

前記終了期限の早い順に前記複数のアクセス要求の実行スケジュ 20 ールを設定し、

前記実行スケジュールに従って前記複数のアクセス要求の実行を 制御する

ことを特徴とするアクセス制御方法。

9. ディスク型記録媒体への複数のアクセス要求を処理するアク セス制御方法であって、

前記ディスク型記録媒体へデータを書き込む複数の書き込み要求 に対して、該複数の書き込み要求に対応する複数の書き込み位置が 互いに近接するように、書き込み領域を決定し、

各書き込み要求の書き込みデータを前記書き込み領域にシーケン シャルに書き込む制御を行う

ことを特徴とするアクセス制御方法。

- 10. 記録媒体への複数のアクセス要求を処理する処理装置のためのプログラムを記録したコンピュータ読み取り可能な記録媒体であって、
- 10 データの転送レートの変化に応じてアクセス処理の終了期限を決 定するステップと、

前記終了期限の早い順に前記複数のアクセス要求の実行スケジュ ールを設定するステップと、

前記実行スケジュールに従って前記複数のアクセス要求の実行を 15 制御するステップと

を含む処理を前記コンピュータに実行させるためのプログラムを 記録したコンピュータ読み取り可能な記録媒体。

11. ディスク型記録媒体への複数のアクセス要求を処理する処理装置のためのプログラムを記録したコンピュータ読み取り可能な記録媒体であって、

前記ディスク型記録媒体へデータを書き込む複数の書き込み要求 に対して、該複数の書き込み要求に対応する複数の書き込み位置が 互いに近接するように、書き込み領域を決定するステップと、

各書き込み要求の書き込みデータを前記書き込み領域にシーケン 25 シャルに書き込む制御を行うステップと を含む処理を前記コンピュータに実行させるためのプログラムを 記録したコンピュータ読み取り可能な記録媒体。

- 12. ZCAVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置であって、
- 5 前記記録媒体上のゾーンの転送速度が平均化されるように、前記 記録媒体から複数ゾーンを選択する選択手段と、

前記複数チャンネルのデータが、該選択された複数のゾーンに分 散・記録されるように制御する制御手段と、

を備えることを特徴とするアクセス制御装置。

10 13. ZCAVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置であって、

該各チャンネルのデータの記録要求性能の総和である総合要求性能以上の転送速度平均を持つ複数のゾーンを、前記記録媒体から選択する選択手段と、

15 該選択された複数のゾーンに前記複数チャンネルのデータが分 散・記録されるように制御する制御手段と、

を備えることを特徴とするアクセス制御装置。

- 14. ZCLVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置であって、
- 20 複数チャンネルの同時記録要求を受け付けたとき、記録容量の多 い外周ゾーンを優先的に選択する選択手段と、

前記複数チャンネルのデータが、該選択されたゾーンに集中して 記録されるように制御する制御手段と、

を備えることを特徴とするアクセス制御装置。

25 15. ランド・グループ方式で記録が行われる記録媒体に対する

複数チャンネルの同時記録を制御するアクセス制御装置であって、

複数チャンネルの同時記録要求を受け付けたとき、各チャンネル のデータが1対1対応で記録されるランドまたはグループを決定す る決定手段と、

5 前記各チャンネルのデータが、該決定された対応するランドまた はグループに沿って分散・記録されるように制御する制御手段と、 を備えることを特徴とするアクセス制御装置。

- 16. 前記記録媒体が所定セクタ数のランドとグループを有する 論理ゾーンに分割される記録媒体である場合、
- 10 前記制御手段は、各チャンネルのデータが、論理ゾーン単位で、 ランドとグループに交互に分散・記録されるように制御することを 特徴とする請求項26記載のアクセス制御装置。

17. 更に、

あるチャンネルのデータの削除要求を受け付けた場合、そのチャ 15 ンネルのデータを、それが記録されているランドまたはグループか ら削除する削除手段と、

該ランドまたは該グループと対になっている他のランドまたは他のグループに記録されている別のチャンネルのデータを、空き領域のある論理ゾーンに移動させて再記録させるガーベジコレクション手段を、

備えることを特徴とする請求項16記載のアクセス制御装置。

18. 更に、

20

25

あるチャンネルのデータの再生要求を受け付けた場合、そのチャンネルのデータが記録されているランドまたはグループから再生データを連続して読みだす読みだし手段を備えることを特徴とする請

求項15または16記載のアクセス制御装置。

19. ZCAVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御方法であって、

前記記録媒体上のゾーンの転送速度が平均化されるように、前記 記録媒体から複数ゾーンを選択し、

前記複数チャンネルのデータが、該選択された複数のゾーンに分 散・記録されるように制御する、

ことを特徴とするアクセス制御方法。

20. ZCAVに基づき回転制御が行われる記録媒体に対する複 10 数チャンネルの同時記録を制御するアクセス制御方法であって、

該各チャンネルのデータの記録要求性能の総和である総合要求性能以上の転送速度平均を持つ複数のゾーンを、前記記録媒体から選択し、

該選択された複数のゾーンに前記複数チャンネルのデータが分 15 散・記録されるように制御すること、

を特徴とするアクセス制御方法。

21. ZCLVに基づき回転制御が行われる記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御方法であって、

複数チャンネルの同時記録要求を受け付けたとき、記録容量の多 20 い外周ゾーンを優先的に選択し、

前記複数チャンネルのデータが、該選択されたゾーンに集中して 記録されるように制御する、

ことを特徴とするアクセス制御方法。

22. ランド・グループ方式で記録が行われる記録媒体に対する 25 複数チャンネルの同時記録を制御するアクセス制御方法であって、

複数チャンネルの同時記録要求を受け付けたとき、各チャンネル のデータが1対1対応で記録されるランドまたはグループを決定し、 前記各チャンネルのデータが、該決定された対応するランドまた はグループに沿って分散・記録されるように制御する、

- 5 ことを特徴とするアクセス制御方法。
 - 23. ZCAVに基づき回転制御が行われるディスク型記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置のためのプログラムを記録したコンピュータ読み取り可能な記録媒体であって、
- 10 前記ディスク型記録媒体上のゾーンの転送速度が平均化されるように、前記ディスク型記録媒体から複数ゾーンを選択するステップと、

前記複数チャンネルのデータが、該選択された複数のゾーンに分 散・記録されるように制御するステップ、

- 15 を含む処理を前記コンピュータに実行させるコンピュータ読み取り可能な記録媒体。
 - 24. ZCAVに基づき回転制御が行われるディスク型記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置のためのプログラムを記録したコンピュータ読み取り可能な記録媒体であって、

該各チャンネルのデータの記録要求性能の総和である総合要求性能以上の転送速度平均を持つ複数のゾーンを、前記ディスク型記録媒体から選択するステップと、

該選択された複数のゾーンに前記複数チャンネルのデータが分 25 散・記録されるように制御するステップ、

を含む処理を前記コンピュータに実行させるコンピュータ読み取り可能な記録媒体。

25. ZCLVに基づき回転制御が行われるディスク型記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置のためのプログラムを記録したコンピュータが読み取り可能な記録媒体であって、

複数チャンネルの同時記録要求を受け付けたとき、記録容量の多 い外周ゾーンを優先的に選択するステップと、

前記複数チャンネルのデータが、該選択されたゾーンに集中して 10 記録されるように制御するステップ、

を含む処理を前記コンピュータに実行させるコンピュータ読み取り可能な記録媒体。

26. ランド・グループ方式で記録が行われるディスク型記録媒体に対する複数チャンネルの同時記録を制御するアクセス制御装置のためのプログラムを記録したコンピュータが読み取り可能な記録 媒体であって、

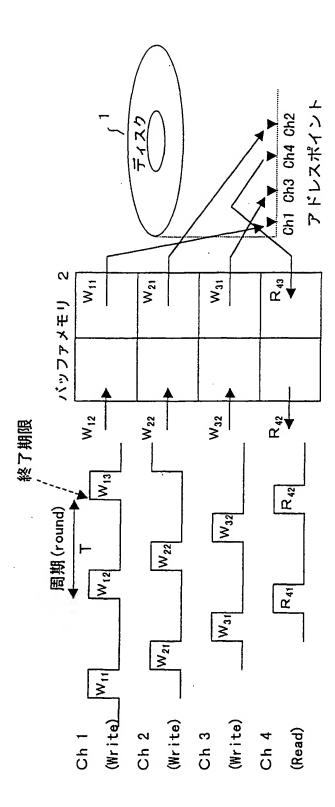
複数チャンネルの同時記録要求を受け付けたとき、各チャンネルのデータが1対1対応で記録されるランドまたはグループを決定するステップと、

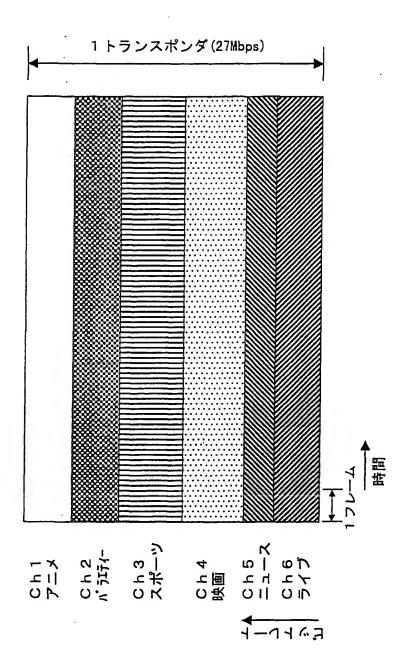
20 前記各チャンネルのデータが、該決定された対応するランドまた はグループに沿って分散・記録されるように制御するステップ、

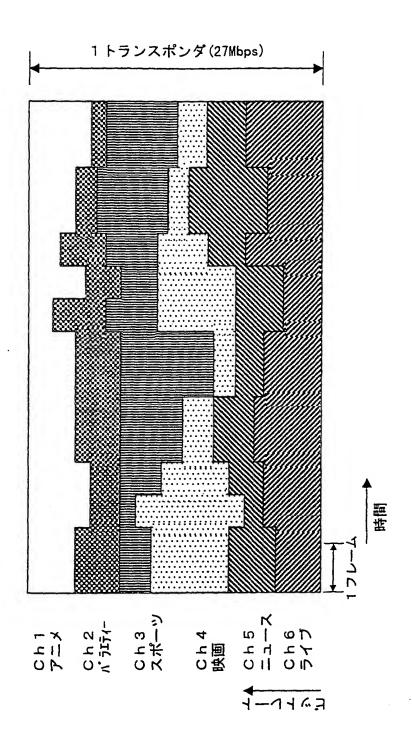
を含む処理を前記コンピュータに実行させるコンピュータ読み取り可能な記録媒体。

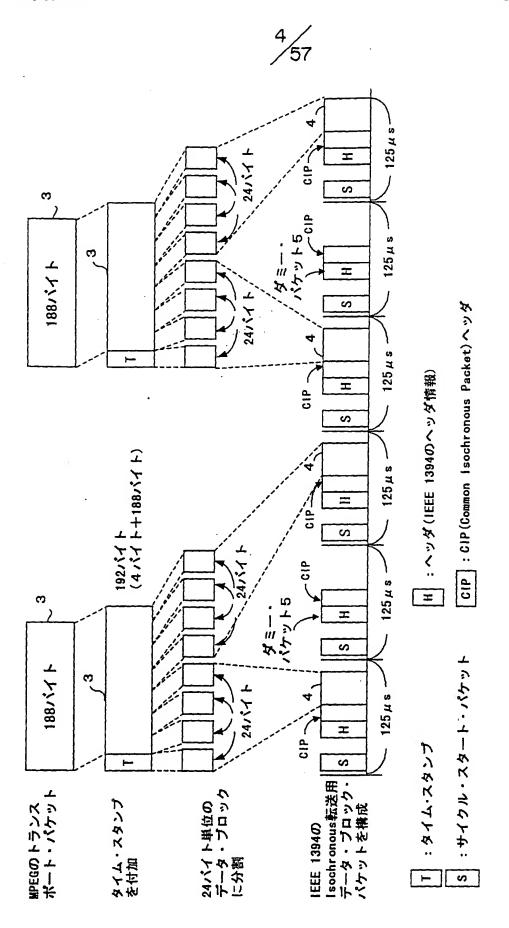
27. 前記ディスク型記録媒体が所定セクタ数のランドとグルー 15 プを有する論理ゾーンに分割されるディスク型記録媒体である場合、 各チャンネルのデータが、論理ゾーン単位で、ランドとグループ に交互に分散・記録されるように制御するステップを含む処理を前 記コンピュータに実行させる請求項26記載の記録媒体。

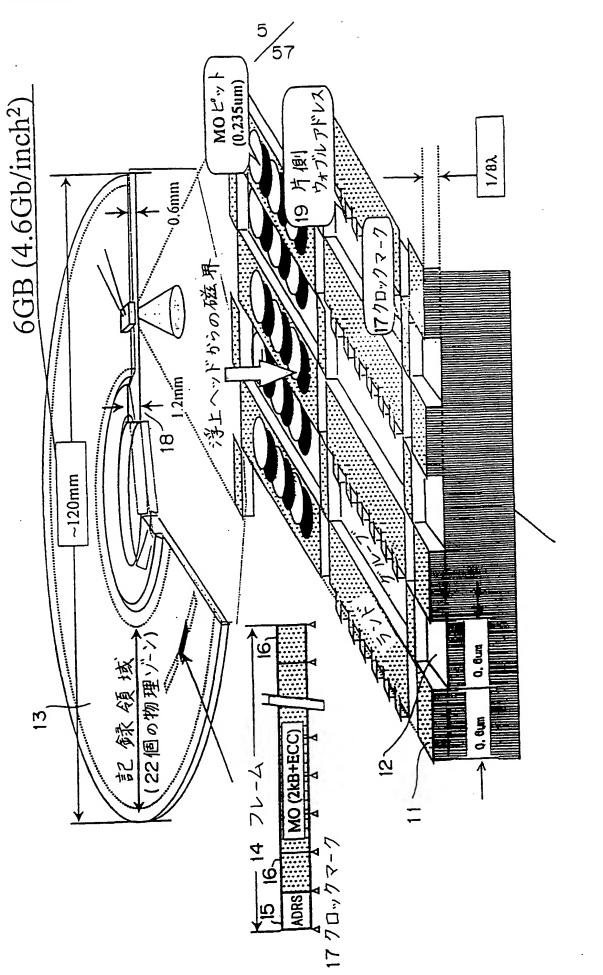




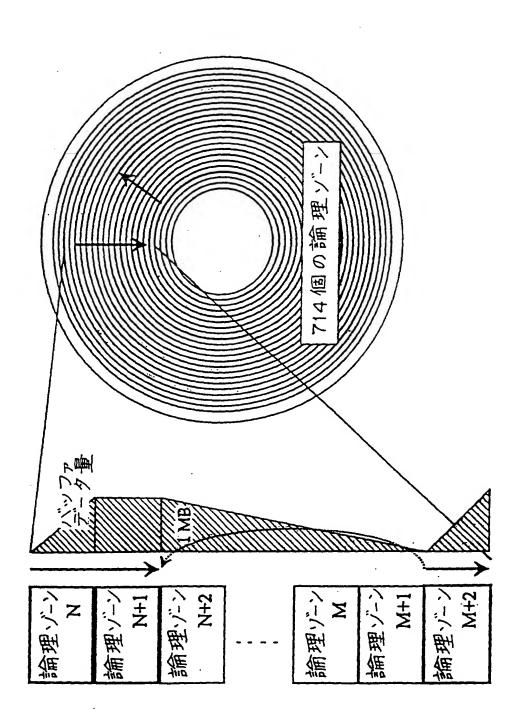




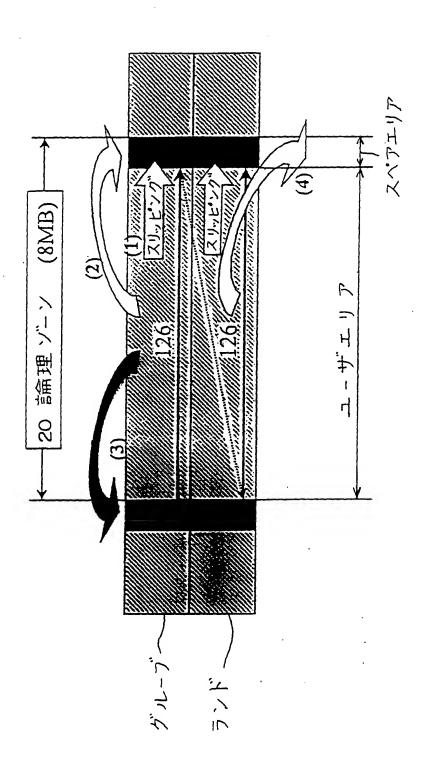


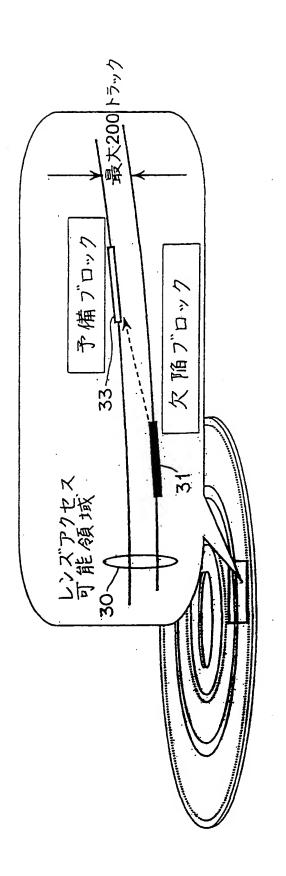


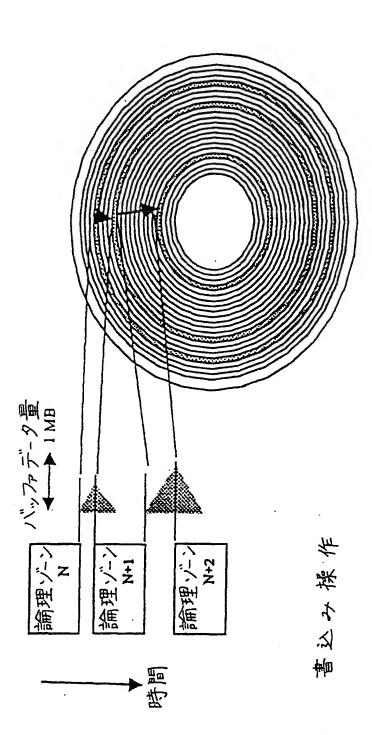
Ω **⊠** 6/ 57



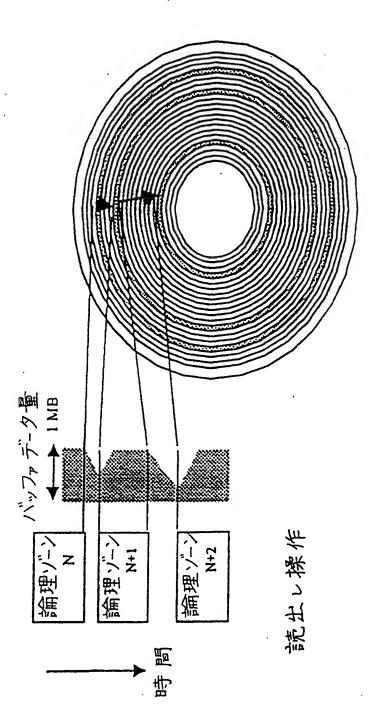
3 6

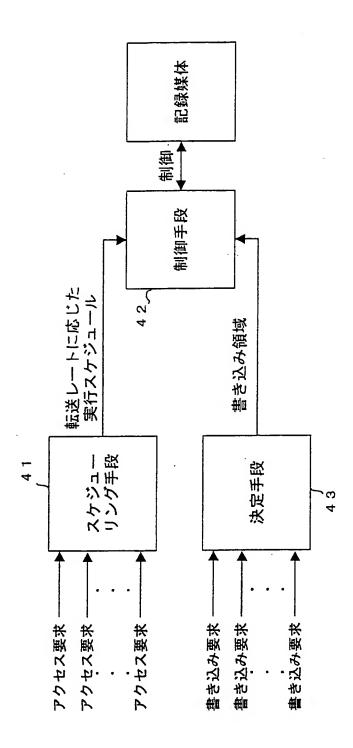


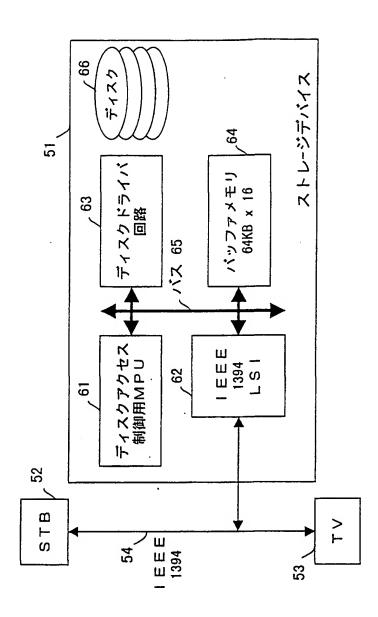




3 9







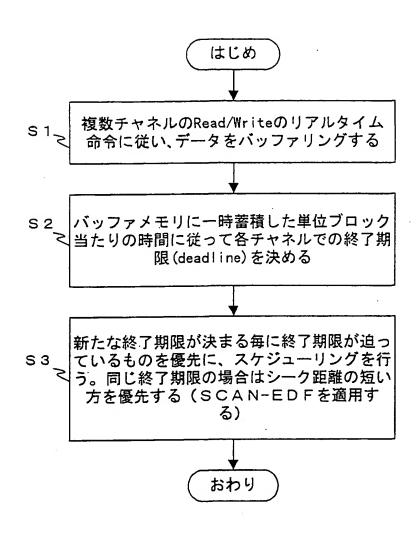
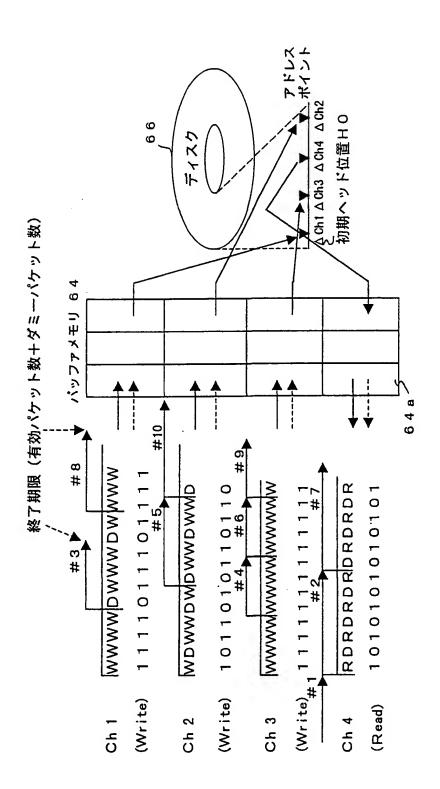
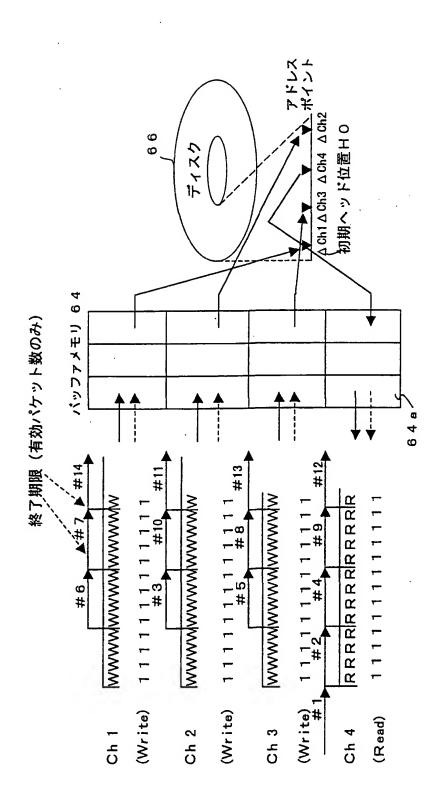


図13



15/ /57

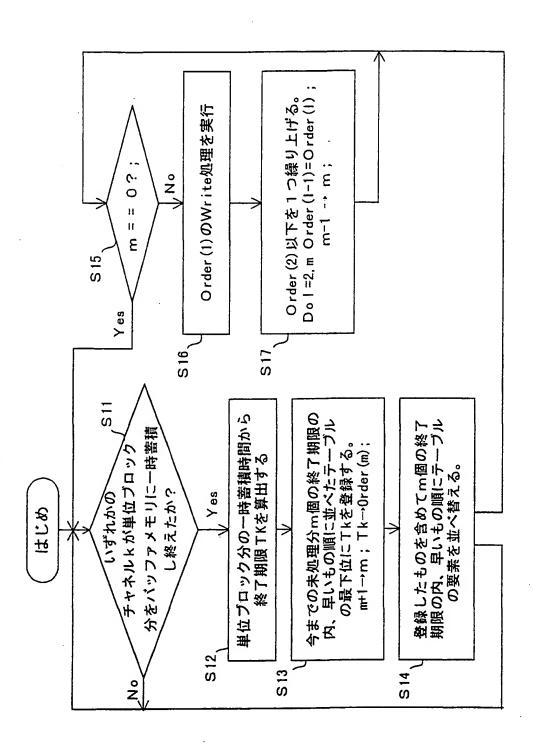
最大転送レート 終了期限 パイナリ 有 効 (バイト数/パケット数) 情報 データ データ

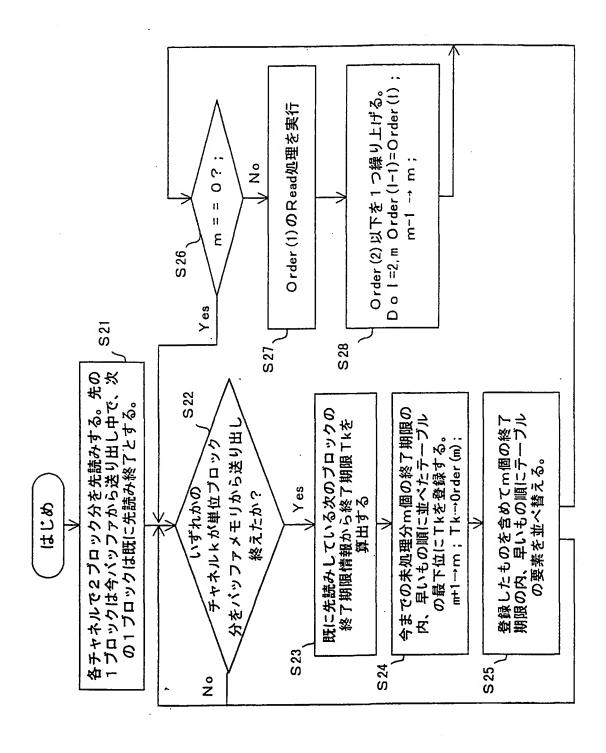


<u>70</u>

					•	
	処 理順番	終了期限T R/W チャネルC			ディスク上の プロックアドレスA	
	1	Τi	Wi	Ci	Αi	
	•	•	•	•		
	m-1	Тj	Rj	Сj	Αj	
登録 ——	m	Tk	Rk	Ck	Ak	
	•	•	•	•		
	2 N					
		0	rder (1):	= {T, R/W	. C. A}	

図17





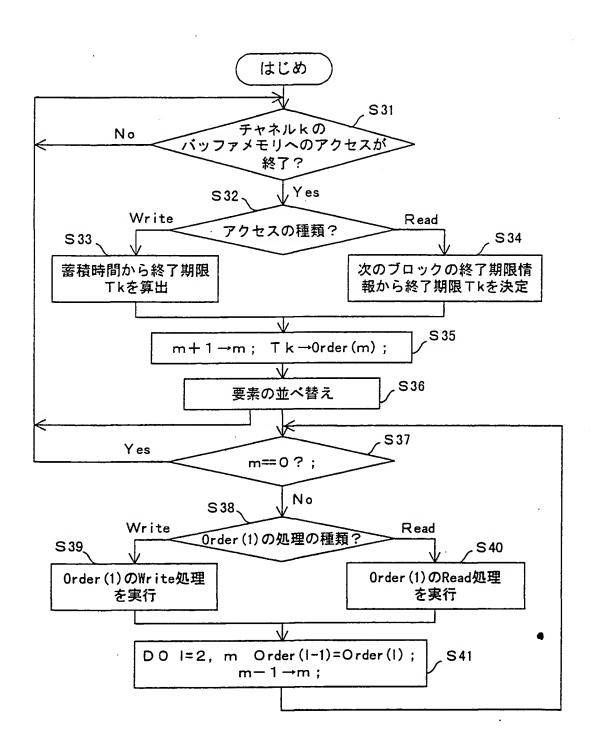


図20

図21

22/ /57

 $Tk(m)>Tj(m/2)? \rightarrow >Tj(3m/4)?$

以下続く 〈Tj(3m/4)?

 $Tk(m)\langle Tj(m/2)? \rightarrow \rangle Tj(m/4)?$

以下続く

<Tj(m/4)?

Order(m)を確定した順位に挿入;

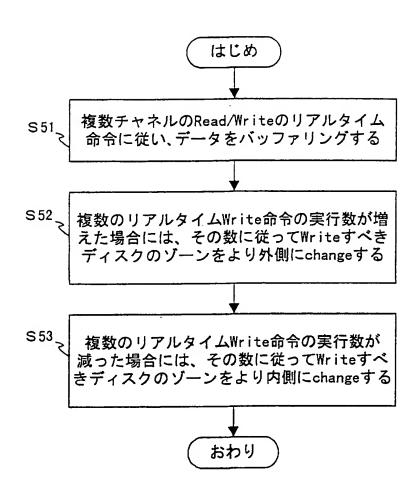


図23

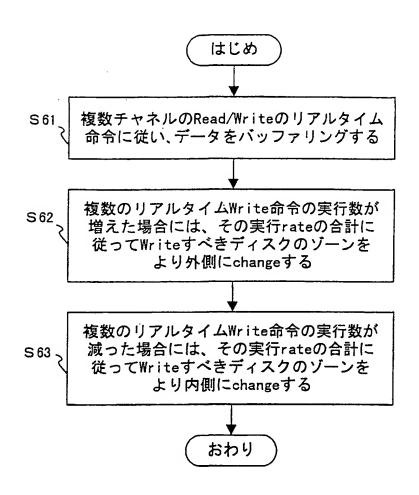


図24

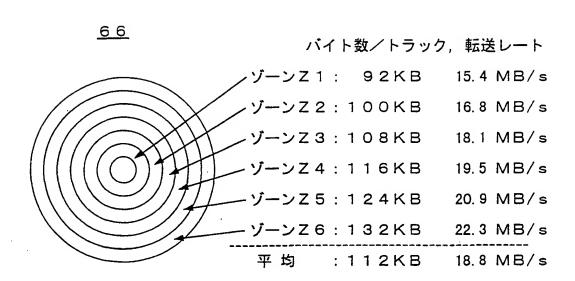


図25

チャネル	数	トラッ	ク(円周)方向			ゾーン
	Ch 1	Ch 1	Ch 1	Ch 1	Ch 1	Ch 1	Z 1
2	Ch 1	Ch 2	Ch 1	Ch 2	Ch 1	Ch 2	Z 2
3	Ch 1	Ch 2	Ch 3	Ch 1	Ch 2	Ch 3	Z 3
4	Ch 1	Ch 2	Ch 3	C.h 4	Ch 1	Ch 2	Z 4
5	Ch 1	Ch 2	Ch 3	Ch 4	Ch 5	Ch 1	Z 5
. 6.	Ch 1	Ch 2	Ch 3	C h 4	Ch 5	Ch 6	Z 6

図26

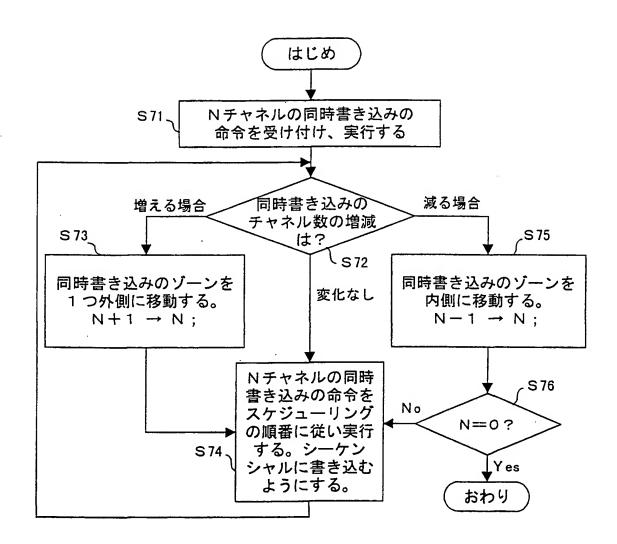


図27

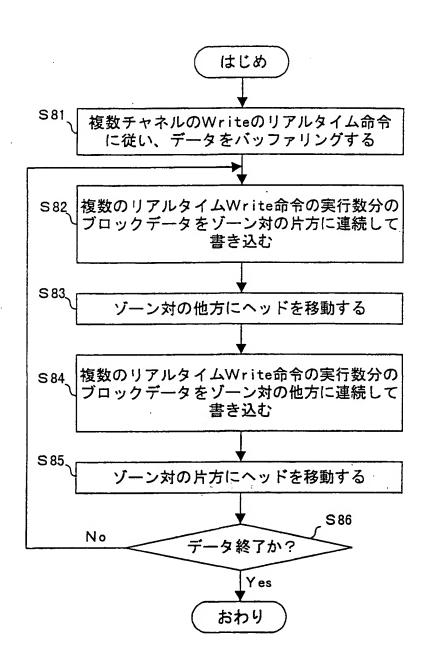


図28

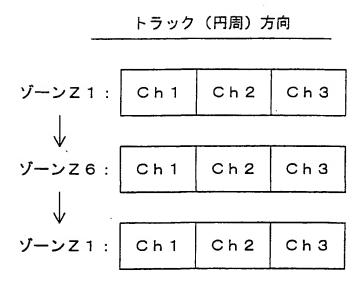


図29

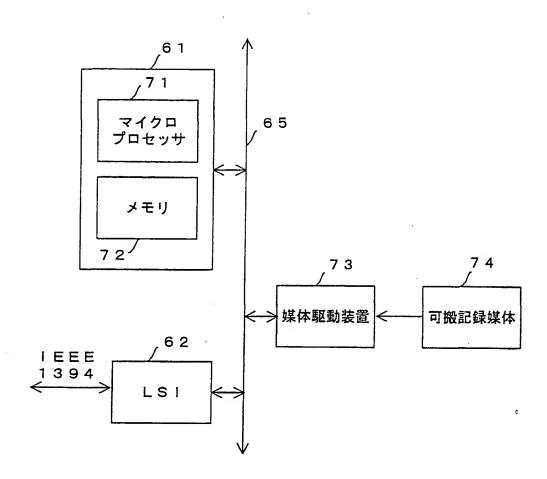
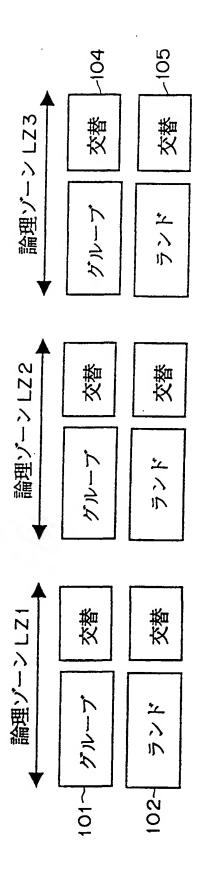


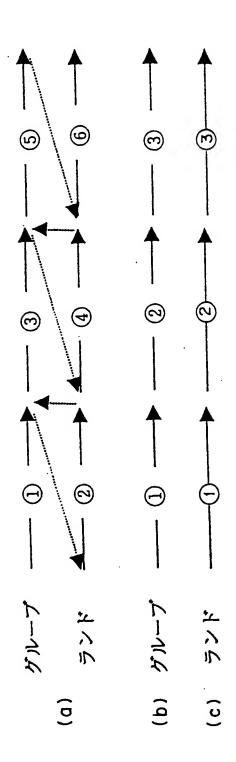
図30

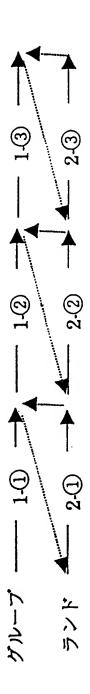
31/ 57

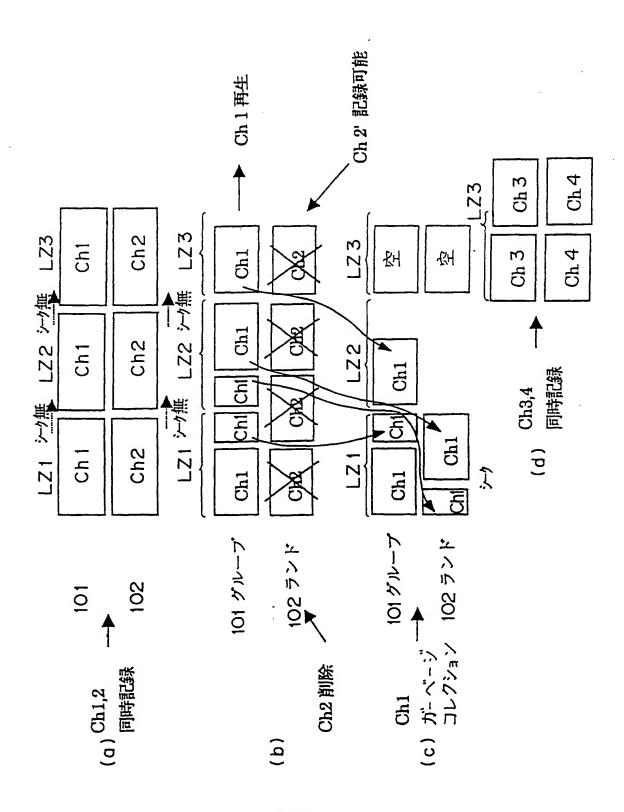


31











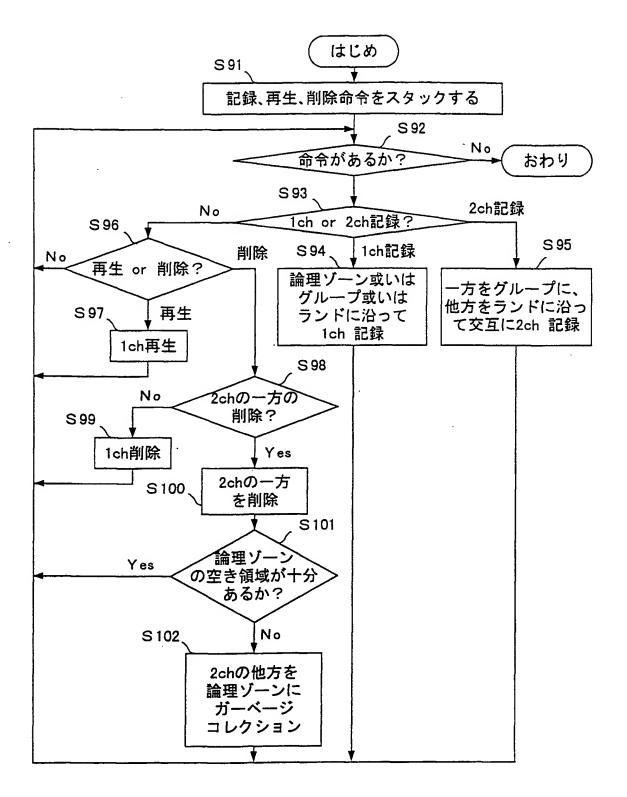
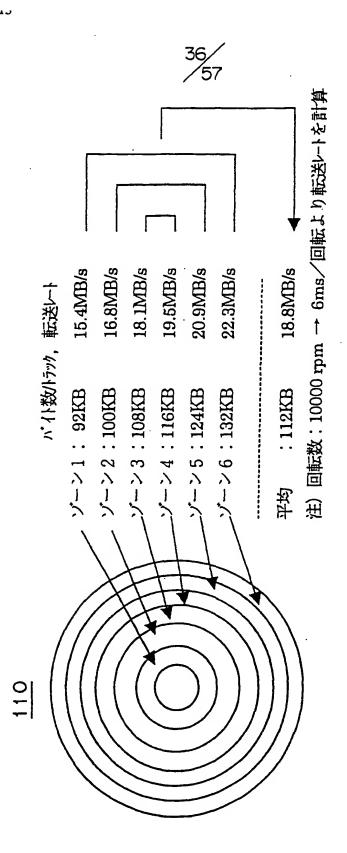
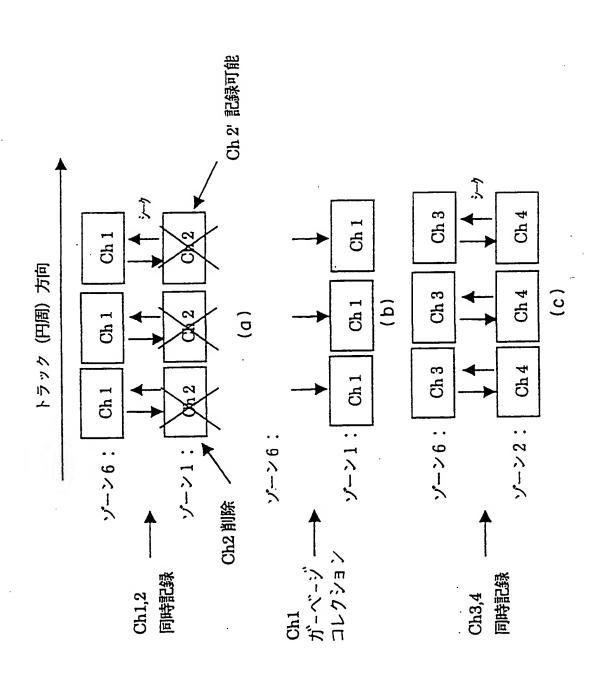


図35



3 36



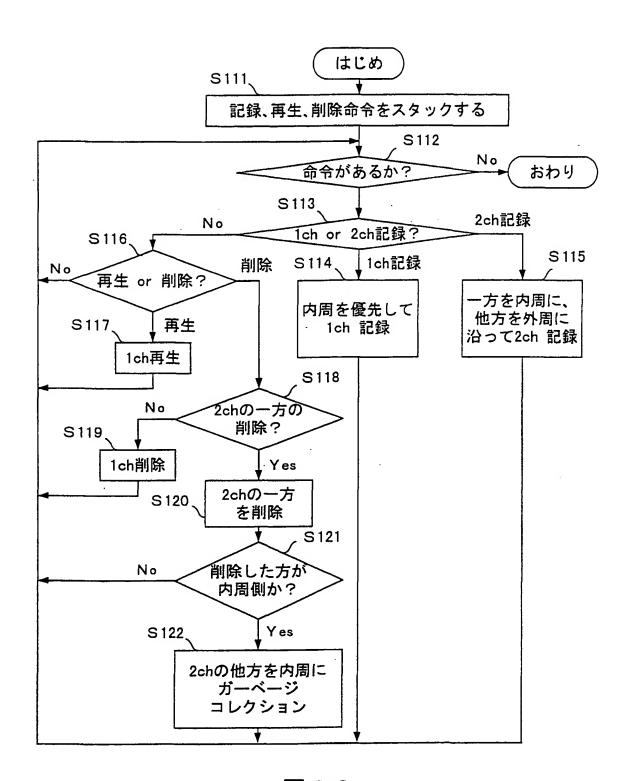


図38

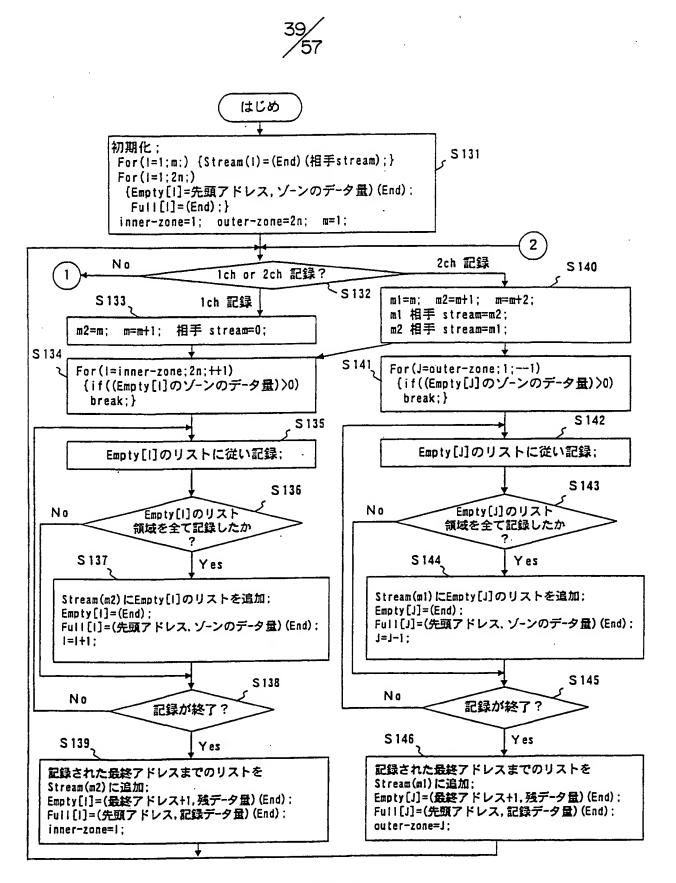


図39

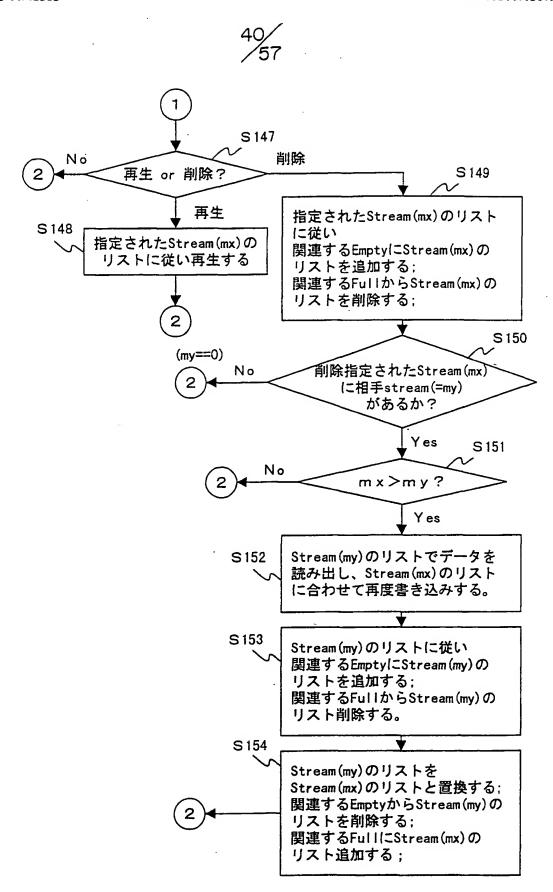


図40

120

ストリーム リスト	(先頭アドレス、データ量)→ 終了、2ch記録の相手stream
Stream(1)	(Add, Data) → (Add, Data) →···→ End. m?
·	
	•
Stream(m)	(Add, Data) → (Add, Data) →···→ End. m?

130

内/外	ゾ ーン	空/充リスト	(先頭アドレス、データ量)-	→ 終了: 以ト構造	
	1	Empty[1]	$(Add, Data) \rightarrow (Add, Data) \rightarrow \cdots \rightarrow End$		
		Full[1]	$(Add, Data) \rightarrow (Add, Data) \rightarrow \cdots \rightarrow End$		
内周					
	n	Empty[n]	(Add, Data) → End	(初期値)	
		Full[n]	End	(初期値)	
	n+1	Empty[n+1]	(Add, Data) → End	(初期値)	
		Full[n+1]	End	(初期値)	
外周	•				
	2 n	Empty[2n]	$(Add, Data) \rightarrow (Add, Data) \rightarrow \cdots \rightarrow End$		
		Full[2n]	(Add, Data) → (Add, Data	a) →···→ End	

ゾ ーンno.	バイト数/トラック	トラック数	セクタ数	セクタアト・レス
1	92 K B	1000	184k	1-184000
2	100KB	1000	200 k	184000-384000
3	108KB	1000	216 k	384001-600000
4	116KB	1000	232 k	600001-832000
5	124KB	1000	248 k	832001-1080000
6	132KB	1000	264 k	1080001-1344000

*: 512B/セレクタ

150

拾納方ドレス 情報の意味 拾納内容(記憶先頭アドレス・データ量、次接納アドレス) O					70. 150
1 Stream[1]			格納アドレス	情報の意味	格納内容(記憶先頭アドレス、データ量、次格納アドレス)
120			0	End	(0, 0, 0)
3 Stream[3]		1	1.	Stream[1]	$(0,0,0)^{3}$ (1080001, 264000, 19) $(1,184000,20)$
4 Stream[4] (0,0,0) (300001,84000,21) 5 Stream[5] (0,0,0) 6 Empty[1] (1,184000,0) (1,184000,0) (0,0,0) 7 Empty[2] (348001,200000,0) (300001,84000,0) (0,0,0) 8 Empty[3] (384001,216000,0) (0,0,0) (300001,84000,0) (0,0,0) 9 Empty[4] (600001,232000,0) 10 Empty[5] (382001,248000,0) (376001,204000,0) 11 Empty[6] (1080001,256000,0) (376001,204000,0) 12 Full[1] (1,0,0) (1,184000,0) (1,0,0) (1,0,0) (1,184000,0) 13 Full[2] (184001,0,0) (184001,116000,0) (184001,20000,0) 14 Full[3] (384001,0,0) (384001,216000,0) 15 Full[4] (600001,0,0) 16 Full[6] (1080001,0,0) (108001,256000,0) 17 Full[6] (1080001,0,0) (1080001,256000,0) 18 Z ₁ -Z ₂ (184001,0,0) (184001,116000,0) 19 Z ₈ -Z ₅ (832001,0,0) (184001,116000,0) 20 Z ₁ -Z ₂ (184001,0,0) (184001,116000,0) 21 Z ₂ -Z ₃ (384001,0,0) (184001,116000,0) 22 Z ₃ -Z ₅ (832001,0,0) (184001,116000,0) 23 Z ₂ -Z ₅ (832001,0,0) (184001,116000,0)	120-		2	Stream[2]	$(0,0,0)^{2}$ (1, 184000, 18) $(0,0,0)$
5 Stream[5]		$ \gamma $	3	Stream[3]	$(0, 0, 0)^{(7)}$ (1080001, 256000, 22)
6 Empty[1] ①(1, 184000, 0) → (0, 0, 0) → (1, 184000, 0) → (0, 0, 0) 7 Empty[2] ②(184001, 200000, 0) → (300001, 84000, 0) → (0, 0, 0) 8 Empty[3] ①(384001, 218000, 0) → (0, 0, 0) 9 Empty[4] ②(600001, 232000, 0) (1c) ②(832001, 248000, 0) → (376001, 204000, 0) (2c) → (832001, 248000, 0) → (376001, 204000, 0) 11 Empty[5] ③(1080001, 256000, 0) → (1080001, 256000, 0) 12 Full[1] ①(1, 0, 0) → (1, 184000, 0) → (1, 0, 0) → (1, 184000, 0) 13 Full[2] ③(184001, 1, 0) → (184001, 118000, 0) → (1, 184001, 0, 0) 14 Full[3] ③(384001, 0, 0) → (384001, 216000, 0) 15 Full[4] ③(600001, 0, 0) 16 Full[5] ③(832001, 0, 0) → (382001, 44000, 0) 17 Full[6] ③(180001, 0, 0) → (1080001, 256000, 0) 18 Z ₁ → Z ₂ (184001, 0, 0) → (184001, 116000, 0) 19 Z ₈ → Z ₅ (832001, 0, 0) → (184001, 116000, 0) 20 Z ₁ → Z ₂ (184001, 0, 0) → (184001, 116000, 0) 21 Z ₂ → Z ₃ (384001, 0, 0) → (184001, 116000, 0) 22 Z ₆ → Z ₅ (832001, 0, 0) → (184001, 116000, 0) 23 24 25 26			4	Stream[4]	(0, 0, 0) ⁽⁵⁾ (300001, 84000, 21)
7	151		5	Stream[5]	⁽¹⁾ (0, 0, 0)
130		1	6	Empty[1]	$(1, 184000, 0) \xrightarrow{2} (0, 0, 0) \xrightarrow{4} (1, 184000, 0) \xrightarrow{5} (0, 0, 0)$
初期			7 ·	Empty[2]	$(184001, 200000, 0) \xrightarrow{(3)} (300001, 84000, 0) \xrightarrow{(4)} (184001, 200000, 0) \xrightarrow{(3)} (300001, 84000, 0) \xrightarrow{(6)} (0, 0, 0)$
130 Empty [5] (000001, 248000, 0 ³ (878001, 204000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1080001, 258000, 0) (1			8	Empty[3]	$(384001, 216000, 0) \xrightarrow{(0, 0, 0)}$
10 Empty[5] (832001, 248000, 0) (876001, 204000, 0) (876001, 204000, 0) (832001, 248000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 2040000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 2040000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876001, 204000, 0) (876			9	Empty[4]	⁽¹⁾ (600001, 232000, 0)
11		化領	10	Empty[5]	(832001, 248000, $0 \xrightarrow{(3)}$ (875001, 204000, 0) (832001, 248000, 0) (876001, 204000, 0)
130		- J	11	Empty[6]	$ \begin{array}{c} 0 \\ 0 \\ 0 \\ 0 \\ 0 \\ 0 \end{array} $ (0, 0, 0) $\xrightarrow{(5)}$ (1080001, 256000, 0) $\xrightarrow{(0)}$ (0, 0, 0)
13 Full[2] $\frac{1}{8}$ $\frac{1}{184001}$ $\frac{1}{184$	130	\prec	12	Ful 1 [1]	$\overset{\text{(1)}}{(1,0,0)} \overset{\text{(2)}}{\to} (1,184000,0) \overset{\text{(4)}}{\to} (1,0,0) \overset{\text{(5)}}{\to} (1,184000,0)$
15 Full[4] $(600001, 0, 0)$ 16 Full[5] $(832001, 0, 0)^{3} + (832001, 44000, 0)$ 17 Full[6] $(1080001, 0, 0)^{3} + (1080001, 256000, 0)$ 18 $(1080001, 0, 0)^{3} + (1080001, 1256000, 0)$ 19 $(1080001, 0, 0)^{3} + (1080001, 116000, 0)$ 20 $(184001, 0, 0)^{3} + (184001, 116000, 0)$ 21 $(184001, 0, 0)^{3} + (184001, 116000, 0)$ 22 $(184001, 0, 0)^{3} + (184001, 116000, 0)$ 23 $(184001, 0, 0)^{3} + (184001, 116000, 0)$ 24 $(184001, 0, 0)^{3} + (184001, 116000, 0)$ 25 $(184001, 0, 0)^{3} + (184001, 116000, 0)$	150		13	Full[2]	$ \begin{array}{c} \stackrel{\text{(184001, 0, 0)}}{\longrightarrow} (184001, 116000, 0) \xrightarrow{\textcircled{4}} (184001, 0, 0) \\ \stackrel{\text{(5)}}{\longrightarrow} (184001, 11600) \xrightarrow{\textcircled{6}} (184001, 200000, 0) \end{array} $
152			14	Full[3]	$(384001, 0, 0) \xrightarrow{(7)} (384001, 216000, 0)$
16 Full[5] (5) \rightarrow (832001, 0, 0) (1080001, 256000, 0) 17 Full[6] (1080001, 0, 0) \rightarrow (1080001, 256000, 0) \rightarrow (1080001, 256000, 0) 18 $Z_1 \rightarrow Z_2$ (184001, 0, 0) \rightarrow (184001, 116000, 0) 19 $Z_8 \rightarrow Z_5$ (832001, 0, 0) \rightarrow (184001, 116000, 0) 20 $Z_1 \rightarrow Z_2$ (184001, 0, 0) \rightarrow (184001, 116000, 0) 21 $Z_2 \rightarrow Z_3$ (384001, 0, 0) \rightarrow (384001, 216000, 0) 22 $Z_8 \rightarrow Z_5$ (832001, 0, 0) \rightarrow (832001, 44000, 0) 23 24 25 26 26 26 27 27 27 27 27			15	Full[4]	¹⁾ (600001, 0, 0)
17			16	Full[5]	(832001, 0, 0) ^{√2} (832001, 44000, 0)
152			17	Full[6]	$ \begin{array}{c} $
152 20 Z ₁ →Z ₂ (184001, 0, 0) (184001, 116000, 0) 21 Z ₂ →Z ₃ (384001, 0, 0) (384001, 216000, 0) 22 Z ₈ →Z ₅ (832001, 0, 0) (832001, 44000, 0) 23 24 25 26 26 26 27 27 28 28 28 28 28 28			18	$Z_1 \rightarrow Z_2$	(184001, 0, 0) (184001, 116000, 0)
20 Z ₁ →Z ₂ (184001, 0, 0) → (184001, 116000, 0) 注	152		19	Z ₆ →Z ₅	
 ・ は ・ は<th></th><td>20</td><td>$Z_1 \rightarrow Z_2$</td><td></td>			20	$Z_1 \rightarrow Z_2$	
23 24 25 26		蓝	21	$Z_2 \rightarrow Z_3$	
23 24 25 26		領	- 22	Z ₆ →Z ₅	(832001, 0, 0) ⁷ (832001, 44000, 0)
25 26	1	域	23		
26	.		24		
		· [25		
27			26		
	L		27		

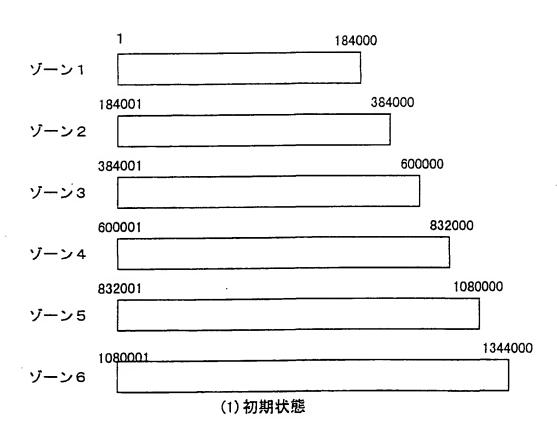


図45

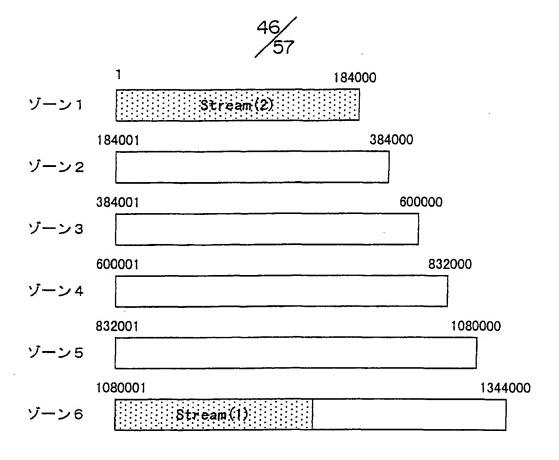
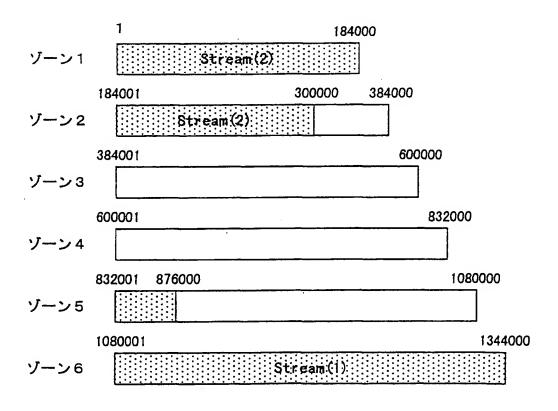


図46



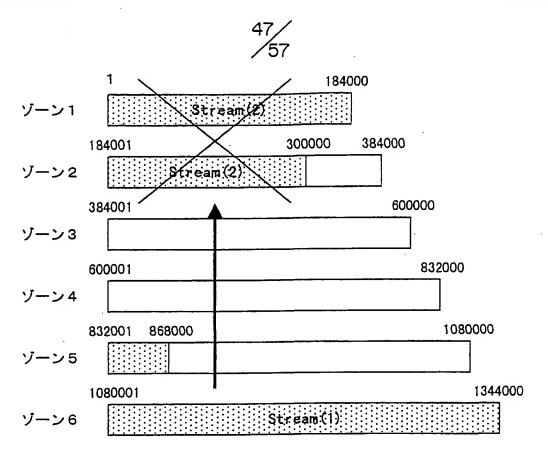
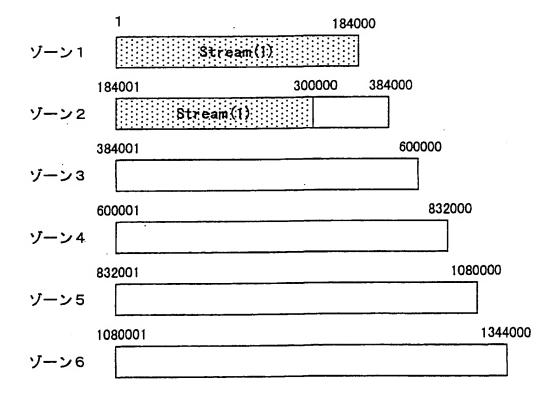
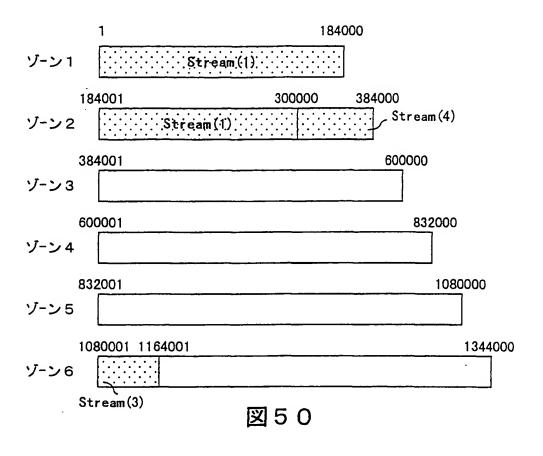


図48



48/



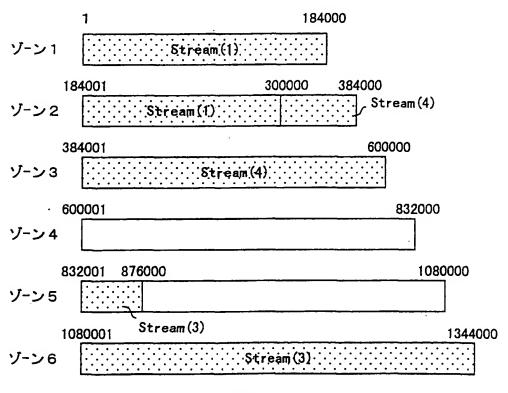


図51

160

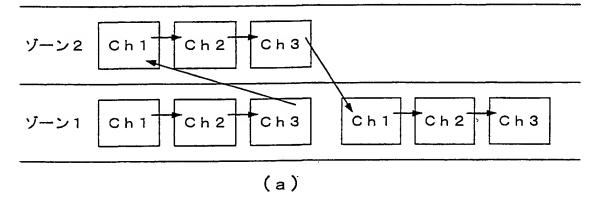
バイト数/トラック、転送レート

ゾーン1: 70KB 17.54 Mbps ゾーン2: 80KB 20 Mbps ゾーン3: 90KB 22.5 Mbps ゾーン4:100KB 25 Mbps ゾーン5:110KB 27.5 Mbps ゾーン6:120KB 30 Mbps

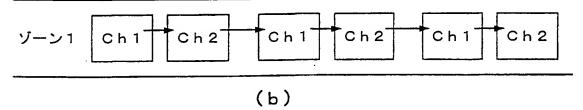
図52

50/ 57

ステップ1:ゾーン1とゾーン2に分散させて記録← (17.5+20)/2>18



ステップ2:ゾーン1に記録←17.5>12



ステップ3:ゾーン2とゾーン6に分散させて記録←(20+30)/2>24

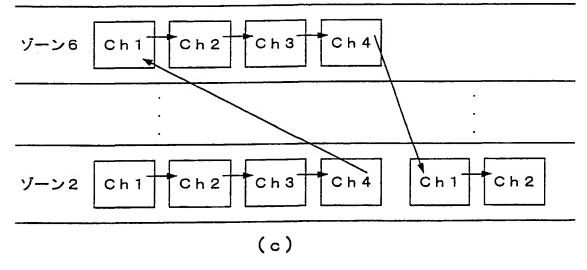
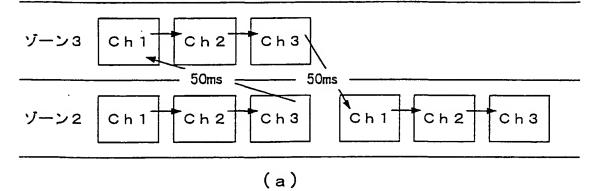
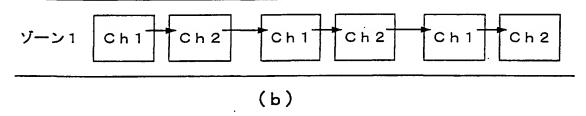


図53

ステップ1:ゾーン2とゾーン3に分散させて記録← (20+22.5)×0.9/2>18



ステップ2:ゾーン1に記録←17.5>12



ステップ3:ゾーン5とゾーン6に分散させて記録←(27.5+30)×0.9/2>24

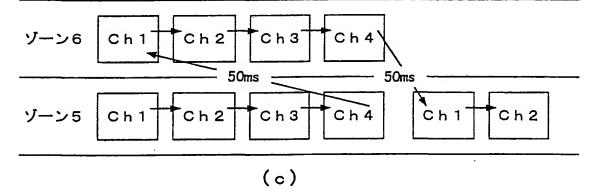
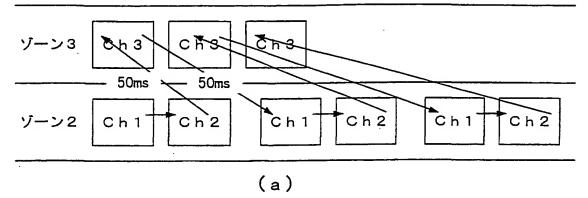


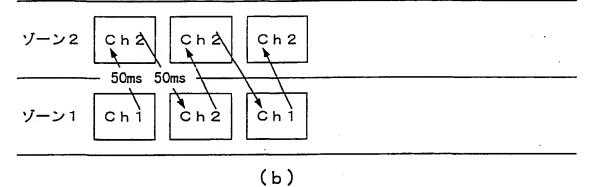
図54

52/ 57

ステップ1:ゾーン2とゾーン3に分散させて記録← (20+2/3+22.5×1/3)×0.9>18 1chと2chを交互に分散させる



ステップ2:ゾーン1とゾーン2に記録←17.5/2+20/2)×0.9>12



ステップ3:ゾーン5とゾーン6に分散させて記録←(27.5×2/4+30×2/4)×0.9>24 2chずつを交互に分散させる

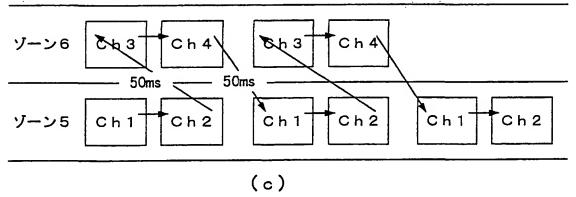


図55

53/ /57

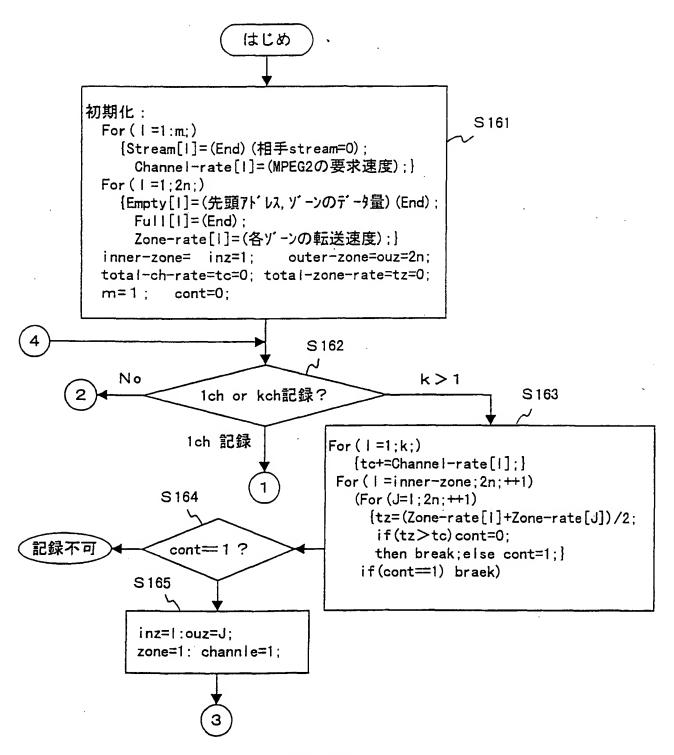


図56

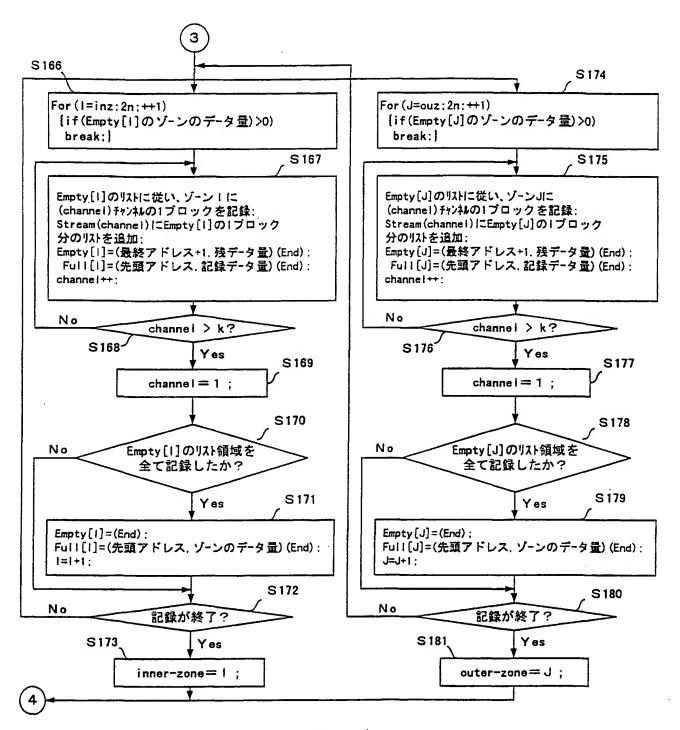


図57

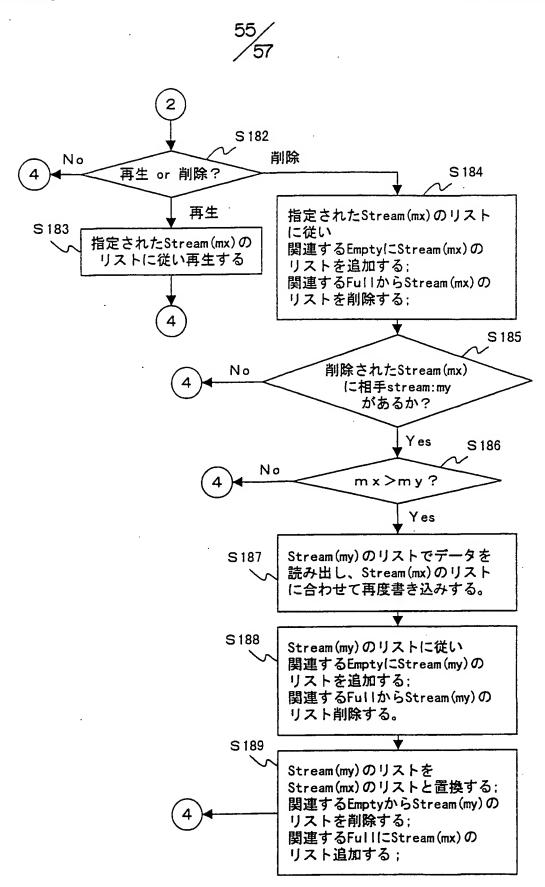


図58

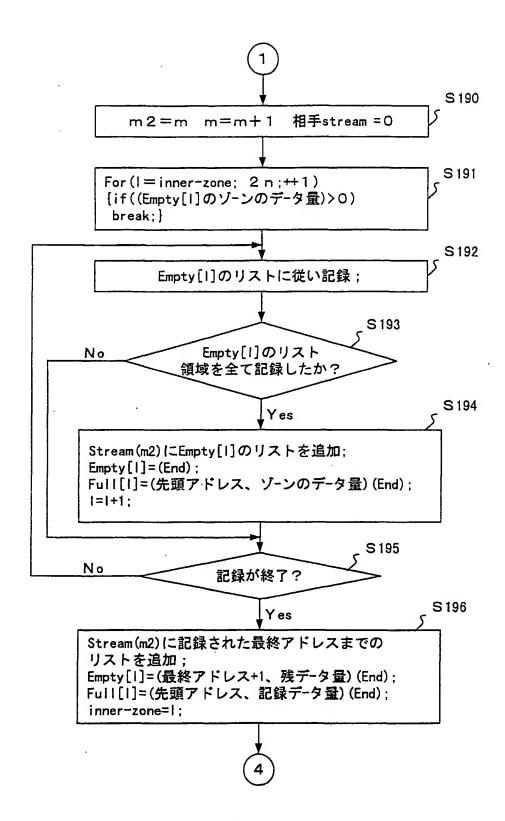


図59

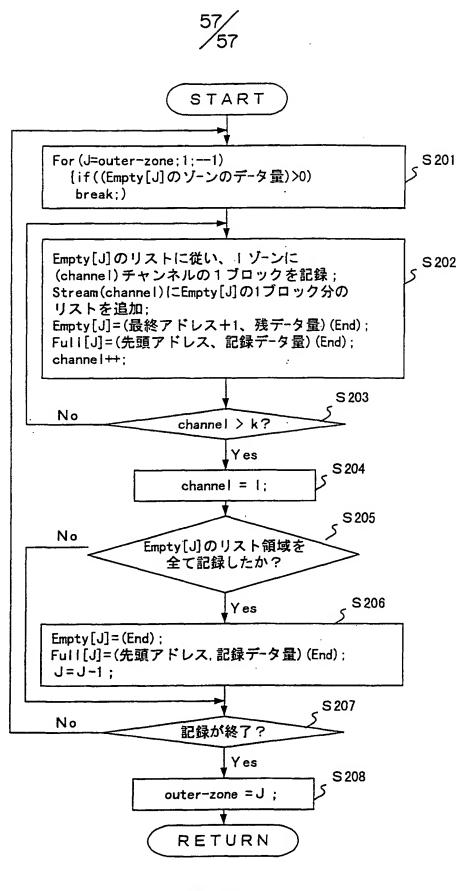


図60

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP99/05679

Nikkei Electronics, 07 November, 1994, (07.11.94), 1,8,10 2-7,9,11-27	A 07 4 6 6	IFICATION OF OUR TOTAL ATTENTO				
According to International Patent Classification (IPC) or to both national classification and IPC B. FIELDS SEARCHED Minimum documentation searched (classification system followed by classification symbols) Int. Cl. G06213/10, 340, 3/06, 302, B04N5/85, G11B20/10 Documentation searched other than minimum documentation to the exteat that such documents are included in the fields searched Jitsuyo Shinan Koho 1926-1996 Toroku Jitsuyo Shinan Koho 1994-1999 Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) Electronic data base consulted uring the international search (name of data base and, where practicable, search terms used) Electronic data base consulted uring the international search (name of data base and, where practicable, search terms used) Electronic data base consulted uring the international search (name of data base and, where practicable, search terms used) Electronic data base consulted uring the international practication of the international practication of the international practication of the international filing data base of the search consulted sear		FIGATION OF SUBJECT MATTER C1 ⁷ G06F13/10, 340, 3/06, 302	, н04N5/85, G11B2O/10			
Minimum documentation searched (classification system followed by classification symbols) Int. Cl			•			
Minimum documentation searched (classification system followed by classification symbols) Int.Cl ⁷ G06F13/10, 340, 3/06, 302, H04N5/85, G11B20/10 Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1971-1999 Toroku Jitsuyo Shinan Koho 1994-1999 Kokai Jitsuyo Shinan Koho 1971-1999 Jitsuyo Shinan Koho 1994-1999 Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) C. DOCUMENTS CONSIDERED TO BE RELEVANT Category* Citation of document, with indication, where appropriate, of the relevant passages X Nikkei Electronics, 07 November, 1994, (07,11,94), A "Searching for the HDD Control System Suitable for Multi-media", p.159-178 A US, 5717641, A (victor Company of Japan, Limited), 10 February, 1998 (10,02,98) & JP, 9-46691, A & EP, 759677, A X JP, 9-30566, A (Hitachi, Ltd.), A 22 December, 1997 (22,12,97) (Family: none) 1-11,13-18,20-22,24-27 X JP, 99879, A (Hitachi, Ltd.), A 04 April, 1997 (04.04.97) (Family: none) 1-12,14-19,21-23,25-27 Y EP, 798710, A (Toshiha Corporation), A 01 October, 1997 (01.10.97) & JP, 10-214455, A (Hitachi, Ltd.), JP, 10-214455, A (Hitachi, Ltd.), Further documents are listed in the continuation of Box C. Special casegories of clied documents: considered the formation of the considered by some consideration and the special reason (cs.) specified) Comment referring to an oral disclosure, use, exhibition or other reasons Produced the first of the minemational ling date or priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) Date of the actual completion of the international search 11 January, 2000 (11.01.00) Date of the actual completion of the international search 11 January, 2000 (11.01.00) Date of the actual completion of the international search 11 January, 2000 (11.01.00) Date of the actual completion of the international search 11 January, 2000 (11.01.0	According to International Patent Classification (IPC) or to both national classification and IPC					
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1926-1936 Toroku Jitsuyo Shinan Koho 1934-1939 Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) C. DOCUMENTS CONSIDERED TO BE RELEVANT Category* Citation of document, with indication, where appropriate, of the relevant passages X Nikkei Electronics, 07 November, 1994, (07.11.94), A "Searching for the HDD Control System Suitable for Multi-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) E JP, 9-46691, A EP, 759677, A X JP, 9-330566, A (Hitachi, Ltd.), A 22 December, 1997 (22.12.97) (Family: none) Liniber System Sys	B. FIELDS	SEARCHED				
Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched Jitsuyo Shinan Koho 1924-1996 Toroku Jitsuyo Shinan Koho 1994-1999 (Kokai Jitsuyo Shinan Koho 1994-1999) Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) C. DOCUMENTS CONSIDERED TO BE RELEVANT Category* Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. X Nikkel Electronics, 07 November, 1994, (07.11.94), "Searching for the HDD Control System Suitable for Multi-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) & JP, 9-46691, A & EP, 759677, A X JP, 9-30566, A (Hitachi, Ltd.), 12,19,23 1-11,13-18,20-22,24-27 X JP, 9-91879, A (Hitachi, Ltd.), 13,0,24 1-22,14-19,21-23,25-27 Y EP, 798710, A (Toshiba Corporation), A 01 October, 1997 (01.09.7) (Family: none) 1-12,13-18,20,24 1-22,14-19,21-23,25-27 Y JP, 10-214455, A (Hitachi, Ltd.), 14,21,25 1-31,15-20,22-24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 14,21,25 1-31,15-20,22-27,25-27 Y Further documents are listed in the continuation of Box C. See patent family annex. "To considered to lot of particular relevance restrict documents by Jubiked on or after the international filing date or prioricy date and not in conflict with the application but ited to condidered how of a particular relevance restrict document by Jubiked on or after the international filing date or prioricy date calmed on the conflict with the application that of another claston or other respective areas of cited documents: second to especial reason (as specified) or which is cited to establish the publication date of another claston or other respecial reason (as specified) or which is cited to establish the publication date of another claston or other respecial reason (as specified) or which is cited to establish the publication date of another claston or other respecial reason (as specif						
Sitistic Shinan Koho 1926-1996 Toroku Jitsuyo Shinan Koho 1994-1999 Sitistic Shinan Koho 1994-1999 Sitistic Shinan Koho 1994-1999 Sitistic Shinan Koho 1996-1999 Sitistic	±111 .	CI GUBF13/10, 340, 3/00, 302	, 10403,03, 011220,10			
Sitistic Shinan Koho 1926-1996 Toroku Jitsuyo Shinan Koho 1994-1999 Sitistic Shinan Koho 1994-1999 Sitistic Shinan Koho 1994-1999 Sitistic Shinan Koho 1996-1999 Sitistic						
Electronic data base consulted during the international search (name of data base and, where practicable, search terms used) C. DOCUMENTS CONSIDERED TO BE RELEVANT Category* Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. X Nikkei Electronics, 07 November, 1994, (07.11.94), A "Searching for the HDD Control System Suitable for 2-7,9,11-27 Multi-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) & JP, 9-36591, A & EP, 759677, A X JP, 9-346691, A & EP, 759677, A X JP, 9-91879, A (Hitachi, Ltd.), A 22 December, 1997 (22.12.97) (Family: none) I 12,19,23 I 11,13-18,20-22,24-27 X JP, 9-91879, A (Hitachi, Ltd.), A 04 April, 1997 (04.04.97) (Family: none) Ferriter document sare listed in the continuation of Box C. Y JP, 10-214455, A (Hitachi, Ltd.), Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of abox comment of particular relevance the claimed observable document in them alone document of particular relevance the claimed observable document in them alone document of part	Documentat Tits	on searched other than minimum documentation to the		in the fields searched (Oho 1994-1999		
C. DOCUMENTS CONSIDERED TO BE RELEVANT Category* Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. X Nikkei Blectronics, 07 November, 1994, (07.11.94), 1,8,10 "Searching for the HDD Control System Suitable for Wulti-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) & JP, 9-46691, A & EP, 759677, A X JP, 9-330566, A (Hitachi, Ltd.), 22 December, 1997 (22.12.97) (Family: none) 1-11,13-18,20-22,24-2-7 X JP, 9-91879, A (Hitachi, Ltd.), 21,20,24 A 04 April, 1997 (04.04.97) (Family: none) 1-12,14-19,21-23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 A 01 October, 1997 (01.10.97) & JP, 9-259537, A & US, 5914928, A 1-12,14-19,21-24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 32-20,24-24,26,27 Y Special categories of cited documents: document but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date but later than the priority date claimed invention cannot be considered nowl or cannot be considered to involve an inventive step when the document is taken alone divide on or	Koka	i Jitsuyo Shinan Koho 1971-1999	-			
C. DOCUMENTS CONSIDERED TO BE RELEVANT Category* Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. X Nikkei Blectronics, 07 November, 1994, (07.11.94), 1,8,10 "Searching for the HDD Control System Suitable for Wulti-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) & JP, 9-46691, A & EP, 759677, A X JP, 9-330566, A (Hitachi, Ltd.), 22 December, 1997 (22.12.97) (Family: none) 1-11,13-18,20-22,24-2-7 X JP, 9-91879, A (Hitachi, Ltd.), 21,20,24 A 04 April, 1997 (04.04.97) (Family: none) 1-12,14-19,21-23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 A 01 October, 1997 (01.10.97) & JP, 9-259537, A & US, 5914928, A 1-12,14-19,21-24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 32-20,24-24,26,27 Y Special categories of cited documents: document but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date or priority date column but published on or after the international filing date but later than the priority date claimed invention cannot be considered nowl or cannot be considered to involve an inventive step when the document is taken alone divide on or	Electronic d	ata base consulted during the international search (nam	ne of data base and, where practicable, sea	arch terms used)		
Category* Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. X Nikkei Electronics, 07 November, 1994, (07.11.94), 1,8,10 Bearching for the HDD Control System Suitable for Multi-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) 27, 9-46691, A EP, 759677, A X JP, 9-330566, A (Hitachi, Ltd.), 22 December, 1997 (22.12.97) (Family: none) 12.19,23 1-11,13-18,20-22,24-27 X JP, 9-91879, A (Hitachi, Ltd.), 313,20,24 1-12,14-19,21-23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 31,15-20,22-24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 32,25 32,25-27 Further documents are listed in the continuation of Box C. See patent family annex. 32,25-27 Further document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance, the publication but cited to understand the principle or theory underlying the invention document or particular relevance; the claimed invention cannot be considered to be of particular relevance, the claimed invention cannot be considered to involve an inventive step when the document is taken alone and the principle or theory underlying the invention document or particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is taken alone and the principle or theory underlying the invention document or		· ·	•	,		
Category* Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. X Nikkei Electronics, 07 November, 1994, (07.11.94), 1,8,10 Bearching for the HDD Control System Suitable for Multi-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) 27, 9-46691, A EP, 759677, A X JP, 9-330566, A (Hitachi, Ltd.), 22 December, 1997 (22.12.97) (Family: none) 12.19,23 1-11,13-18,20-22,24-27 X JP, 9-91879, A (Hitachi, Ltd.), 313,20,24 1-12,14-19,21-23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 31,15-20,22-24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 32,25 32,25-27 Further documents are listed in the continuation of Box C. See patent family annex. 32,25-27 Further document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance, the publication but cited to understand the principle or theory underlying the invention document or particular relevance; the claimed invention cannot be considered to be of particular relevance, the claimed invention cannot be considered to involve an inventive step when the document is taken alone and the principle or theory underlying the invention document or particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is taken alone and the principle or theory underlying the invention document or						
Category* Citation of document, with indication, where appropriate, of the relevant passages Relevant to claim No. X Nikkei Electronics, 07 November, 1994, (07.11.94), 1,8,10 Bearching for the HDD Control System Suitable for Multi-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10 February, 1998 (10.02.98) 27, 9-46691, A EP, 759677, A X JP, 9-330566, A (Hitachi, Ltd.), 22 December, 1997 (22.12.97) (Family: none) 12.19,23 1-11,13-18,20-22,24-27 X JP, 9-91879, A (Hitachi, Ltd.), 313,20,24 1-12,14-19,21-23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 31,15-20,22-24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 32,25 32,25-27 Further documents are listed in the continuation of Box C. See patent family annex. 32,25-27 Further document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance ariler document but published on or after the international filing date or originate to be of particular relevance, the publication but cited to understand the principle or theory underlying the invention document or particular relevance; the claimed invention cannot be considered to be of particular relevance, the claimed invention cannot be considered to involve an inventive step when the document is taken alone and the principle or theory underlying the invention document or particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is taken alone and the principle or theory underlying the invention document or						
Nikkei Electronics, 07 November, 1994, (07.11.94), 1,8,10 2-7,9,11-27		MENTS CONSIDERED TO BE RELEVANT				
"Searching for the HDD Control System Suitable for Multi-media", p.169-178 A US, 5717641, A (Victor Company of Japan, Limited), 10-27 10 February, 1998 (10.02.98) 2 Jp, 9-46691, A EP, 759677, A X JP, 9-330566, A (Hitachi, Ltd.), 12,19,23 A 22 December, 1997 (22.12.97) (Family: none) 1-11,13-18,20-22,24-27 X JP, 9-91879, A (Hitachi, Ltd.), 13,20,24 A 04 April, 1997 (04.04.97) (Family: none) 1-12,14-19,21-23,25-27 Y EP, 798710, A (Toshiba Corporation), 14,21,25 A 01 October, 1997 (01.10.97) 1-13,15-20,22-24,26,27 Y JP, 10-214455, A (Hitachi, Ltd.), 14,21,25 Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Further documents are listed in the continuation of Box C. Special categories of cited documents: document but published on or after the international filing date or priority date and not in conflict with the application but cited to considered to involve an inventive sequence of counset or the standard document is appeared to involve an inventive sequence to considered to involve an inventive sequence of considered to involve an inventive sequence to considered to involve an inventive seq	Category*	· · · · · · · · · · · · · · · · · · ·	· - 			
10 February, 1998 (10.02.98) & JP, 9-46691, A & EP, 759677, A		"Searching for the HDD Contro	r, 1994, (07.11.94), ol System Suitable for			
A 22 December, 1997 (22.12.97) (Family: none) X JP, 9-91879, A (Hitachi, Ltd.), A 04 April, 1997 (04.04.97) (Family: none) EP, 798710, A (Toshiba Corporation), A 01 October, 1997 (01.10.97) A 01 October, 1997 (01.10.97) A JP, 9-259537, A & US, 5914928, A Y JP, 10-214455, A (Hitachi, Ltd.), Further documents are listed in the continuation of Box C. Y Special categories of cited documents: document defining the general state of the art which is not considered to be of particular relevance; and the considered to receive the considered to involve an inventive step when the document is taken alone document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is taken alone document means P document upblished prior to the international filing date but later than the priority date claimed Onte of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Telephone No. Telephone No.	A	10 February, 1998 (10.02.98)	-	1-27		
A O4 April, 1997 (04.04.97) (Family: none) EP, 798710, A (Toshiba Corporation), A O1 October, 1997 (01.10.97) & JP, 9-259537, A & US, 5914928, A Ty JP, 10-214455, A (Hitachi, Ltd.), Further documents are listed in the continuation of Box C. Special categories of cited documents: 'A" document defining the general state of the art which is not considered to be of particular relevance: E" decument which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) O" document referring to an oral disclosure, use, exhibition or other mans P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Telephone No.		JP, 9-330566, A (Hitachi, Ltd. 22 December, 1997 (22.12.97)), (Family: none)	1-11,13-18,20-		
A				1-12,14-19,21-		
A	Y	EP, 798710, A (Toshiba Corporat	tion),	14,21,25		
Y JP, 10-214455, A (Hitachi, Ltd.), See patent family annex. To Special categories of cited documents: document defining the general state of the art which is not considered to be of particular relevance earlier document but published on or after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considere	A	01 October, 1997 (01.10.97)		1-13,15-20,22-		
Further documents are listed in the continuation of Box C. Special categories of cited documents: 'A" Special categories of cited documents: 'A" document defining the general state of the art which is not considered to be of particular relevance: 'E" earlier document but published on or after the international filing date 'E" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) 'O" document referring to an oral disclosure, use, exhibition or other means 'P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) See patent family annex. "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone of particular relevance; the claimed document is combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family Date of the actual completion of the international search 11 January, 2000 (11.01.00) Date of mailing of the international search report 25 January, 2000 (25.01.00) Authorized officer Telephone No.		& JP, 9-259537, A & US, 5914	928, A	24,26,27		
Further documents are listed in the continuation of Box C. Special categories of cited documents: 'A" Special categories of cited documents: 'A" document defining the general state of the art which is not considered to be of particular relevance: 'E" earlier document but published on or after the international filing date 'E" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) 'O" document referring to an oral disclosure, use, exhibition or other means 'P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) See patent family annex. "T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone of particular relevance; the claimed document is combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family Date of the actual completion of the international search 11 January, 2000 (11.01.00) Date of mailing of the international search report 25 January, 2000 (25.01.00) Authorized officer Telephone No.			,			
Special categories of cited documents: An document defining the general state of the art which is not considered to be of particular relevance En earlier document but published on or after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone document referring to an oral disclosure, use, exhibition or other means document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Telephone No.				14,21,25		
document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date "C" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified) "O" document referring to an oral disclosure, use, exhibition or other means "P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Telephone No.	Further	documents are listed in the continuation of Box C.	-			
cited to establish the publication date of another citation or other special reason (as specified) document referring to an oral disclosure, use, exhibition or other means PP document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Telephone No. "Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family Authorized officer Telephone No.	"A" document defining the general state of the art which is not considered to be of particular relevance "E" earlier document but published on or after the international filing date		priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive			
document referring to an oral disclosure, use, exhibition or other means P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Facsimile No. Combined with one or more other such documents, such combination being obvious to a person skilled in the art document member of the same patent family Date of mailing of the international search report 25 January, 2000 (25.01.00) Authorized officer Telephone No.	cited to	establish the publication date of another citation or other	"Y" document of particular relevance; the	claimed invention cannot be		
P" document published prior to the international filing date but later than the priority date claimed Date of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Facsimile No. "&" document member of the same patent family document member of the same patent family Authorized of mailing of the international search report 25 January, 2000 (25.01.00) Authorized officer Telephone No.	"O" docume		combined with one or more other such	documents, such		
Date of the actual completion of the international search 11 January, 2000 (11.01.00) Name and mailing address of the ISA/ Japanese Patent Office Facsimile No. Date of mailing of the international search report 25 January, 2000 (25.01.00) Authorized officer Telephone No.	"P" document published prior to the international filing date but later "&" document member of the same patent family					
Japanese Patent Office Facsimile No. Telephone No.	Date of the actual completion of the international search Date of mailing of the international search report					
Japanese Patent Office Facsimile No. Telephone No.				·		
	V		Authorized officer			
DOTTICE A (210 () (T. L. 1002)	Facsimile No. Telephone No.					
OFFIT PC 1/15A/210 (SECONG SNEET) (JULY 1992)	orm PCT/IS	GA/210 (second sheet) (July 1992)	1			

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP99/05679

	Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT				
ategory*	Citation of document, with indication, where appropriate, of the relevant pa	Assages Relevant to claim No			
A	11 August, 1998 (11.08.98) (Family: none)	1-13,15-20,22 24,26,27			
X	EP, 701251, A (Canon Inc.),	15,18,22,26			
Y	13 March, 1996 (13.03.96)	16,27			
A	& JP, 8-203142, A & US, 5818811, A	1-14,17, 19-21,23-25			
Y	EP, 827139, A (Sharp Corporation), 04 March, 1998 (04.03.98),	15,16,18, 22,26,27			
A	& JP, 10-124879	1-14,17, 19-21,23-25			
	•				
	·				

発明の属する分野の分類(国際特許分類(IPC)) Int Cl' G06F13/10, 340, 3/06, 302, H04N5/85, G11B20/10

調査を行った分野

調査を行った最小限資料(国際特許分類(IPC))

Int Cl' GO 6F 13/10, 340, 3/06, 302, HO 4N 5/85, G1 1B 20/10

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新築公報

1926-1996年

日本国公開実用新案公報 1971-1999年

日本国登録実用新案公報 1994-1999年

日本国実用新案登録公報 1996-1999年

国際調査で使用した電子データベース(データベースの名称、調査に使用した用語)

C 関連すると認められる文献

し、				
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号		
X A	日経エレクトロニクス、1994年11月7日号、7. 11月. 1994(07. 11. 94)「マルチメディアに適したHDDの 制御方式を探る」p. 169-178	1, 8, 10 2-7, 9, 11-27		
A	US, 5717641, A (日本ビクター株式会社) 10. 2 月. 1998 (10. 02. 98) & JP, 9-46691, A& EP, 759677, A	1-27		
X A	JP, 9-330566, A (株式会社日立製作所) 22.12 月.1997 (22.12.97) (ファミリーなし)	12, 19, 23 1-11, 13-18, 20-22, 24-27		

|X| C欄の続きにも文献が列挙されている。

┃ ┃ パテントファミリーに関する別紙を参照。

- * 引用文献のカテゴリー
- 「A」特に関連のある文献ではなく、一般的技術水準を示す もの
- 「E」国際出願日前の出願または特許であるが、国際出願日 以後に公表されたもの
- 「L」優先権主張に疑義を提起する文献又は他の文献の発行 日若しくは他の特別な理由を確立するために引用する 文献 (理由を付す)
- 「〇」口頭による開示、使用、展示等に言及する文献
- 「P」国際出願日前で、かつ優先権の主張の基礎となる出願

- の日の後に公表された文献
- 「T」国際出願日又は優先日後に公表された文献であって て出願と矛盾するものではなく、発明の原理又は理 論の理解のために引用するもの
- 「X」特に関連のある文献であって、当該文献のみで発明 の新規性又は進歩性がないと考えられるもの
- 「Y」特に関連のある文献であって、当該文献と他の1以 上の文献との、当業者にとって自明である組合せに よって進歩性がないと考えられるもの
- 「&」同一パテントファミリー文献

国際調査報告の発送日 国際調査を完了した日 2 5.01.00 11.01.00 国際調査機関の名称及びあて先 特許庁審査官(権限のある職員) 5 R 9298 日本国特許庁 (ISA/JP) 重田 尚郎 郵便番号100-8915 電話番号 03-3581-1101 內線 3565 東京都千代田区霞が関三丁目4番3号

国際調査報告

0 (443.)				
C (続き). 引用文献の	関連すると認められる文献 関連する			
カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	請求の範囲の番号		
X A	JP, 9-91879, A (株式会社日立製作所) 4. 4月. 1997 (04. 04. 97) (ファミリーなし)	13, 20, 24 1-12, 14-19, 21-23, 25-27		
Y A	EP, 798710, A (株式会社東芝) 1. 10月. 1997 (01. 10. 97) & JP, 9-259537, A&US, 59 14928, A	14, 21, 25 1-13, 15-20, 22-24, 26, 27		
Y A	JP, 10-214455, A (株式会社日立製作所) 11. 8 月. 1998(11. 08. 98)(ファミリーなし)	14, 21, 25 1-13, 15-20, 22-24, 26, 27		
X Y A	EP, 701251, A (キャノン株式会社) 13. 3月. 19 96 (13. 03. 96) &JP, 8-203142, A&US, 5818811, A	15, 18, 22, 26 16, 27 1-14, 17, 19-21, 23-25		
Y	EP, 827139, A (シャープ株式会社) 4.3月.199 8 (04.03.98) & JP, 10-124879	15, 16, 18, 22, 26, 27		
A	•	1-14, 17, 19-21, 23-25		
	·			
		·		